

HC16P100B1-16PIN-引脚图

HC16P100B1_16PIN		
MCLR/VPP/PORTB5	1	16
CCP2/PORTB3/AN11/TX	2	15
CCP1/INT0/PORTB2/AN10/RX	3	14
T0CKI/T1CKI/LOSCI/PORTB1/AN9	4	13
LOSCO/PORTB0/AN8	5	12
PORTA7/AN7/TX/PWM0	6	11
PORTA6/AN6/RX/PWM0	7	10
GND	8	9
		OSCO/PORTB6/AN14/PWM01
		OSCI/CLKI/PORTB7/AN15/PWM0
		VDD
		PORTA0/AN0/PGC/RX/FLT
		PORTA1/AN1/PGD/TX
		PORTA2/AN2/PCK/PFGOUT/V _{REF}
		PORTA3/AN3/TX/CCP1
		PORTA4/AN4/RX/CCP2

HC16P100B1-16PIN-转接板接线图

注：因 VPP 位置，烧录时需将芯片向下移 1 行

