

HC18P110A0-8PIN-引脚图

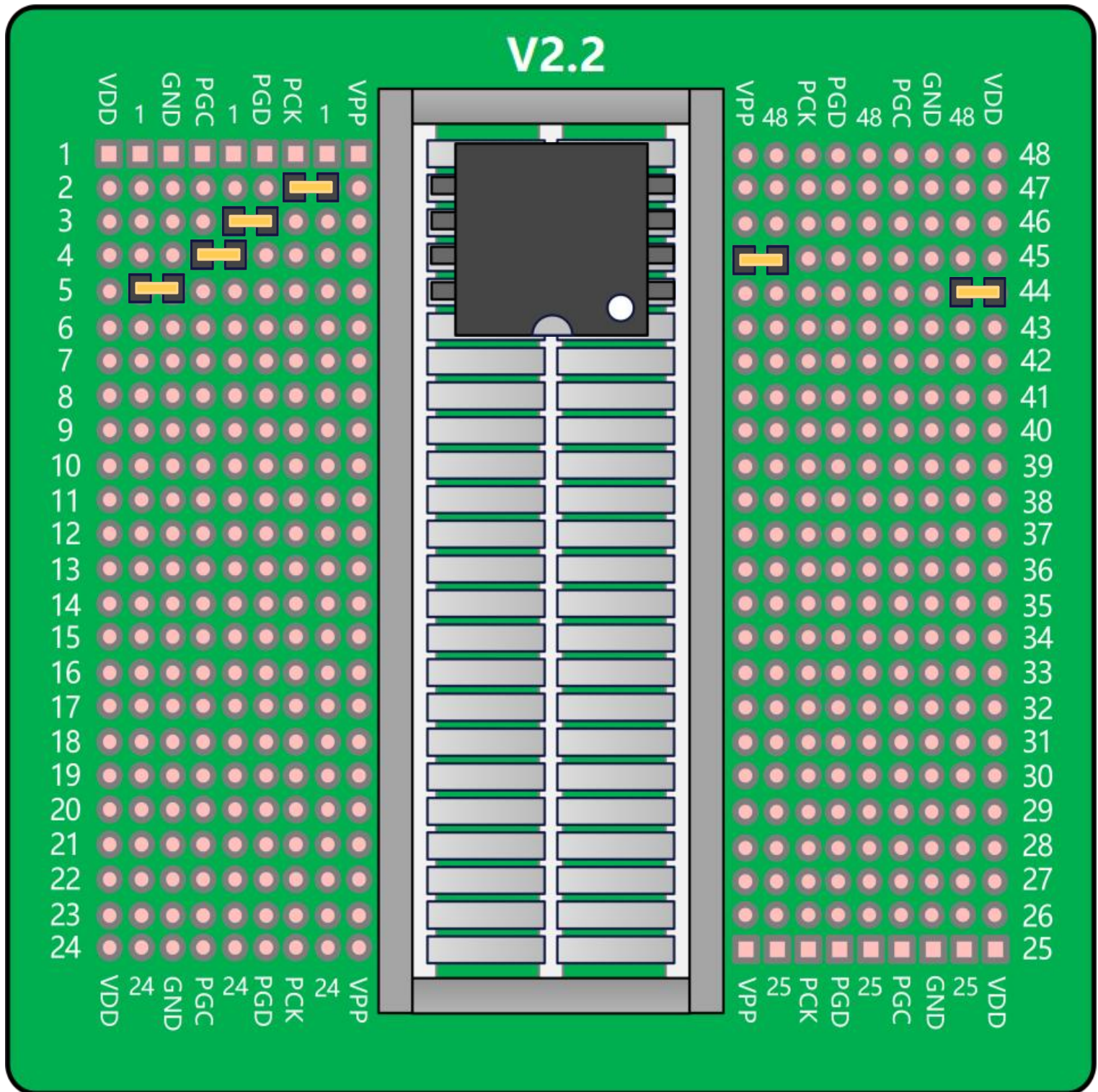
HC18P110A0_8PIN			
VDD	1	8	VSS
MCLRB/VPP/PORTB5	2	7	PORTA0/AN0/PGC
CCP1/PORTB2	3	6	PORTA1/AN1/PGD
V_{ref}/AN4/PORTA4	4	5	PORTA2/AN2/PCK

HC18P110A0-10PIN-引脚图

HC18P110A0_10PIN			
VDD	1	10	VSS
OSCO/PORTB6	2	9	PORTA0/AN0/PGC
T1G/MCLRB/PORTB5/VPP	3	8	PORTA1/AN1/PGD
PORTB3/CCP2	4	7	PORTA2/AN2/PCK
PORTB2/CCP1	5	6	PORTA4/AN4/V_{ref}

HC18P110A0-8PIN-转接板接线图

注：因 VPP 位置，烧录时需将芯片向下移 1 行



HC18P110A0-10PIN-转接板接线图

注：因 VPP 位置，烧录时需将芯片向下移 1 行

