

简介

OTP 烧录上位机

- 支持 Win XP, Win 7, Win 8, Win 10
- 支持加载*.hc, *.pro, *.hex, *.bin 四种格式文件
- 支持保存*.hc, *.hex, *.bin 三种格式文件
- 支持烧录文件与烧录器绑定功能
- 支持烧录文件下载次数限制功能
- 支持在线升级功能
- 支持在线读取烧录良率功能

OTP 烧录下位机 HC-PM18-V5

- 采用 USB2.0 接口, 即插即用
- 支持全系列 Holychip OTP 芯片
- 支持脱机烧录和机台烧录
- 支持查空、烧录、校验功能
- 支持脱机读取芯片特征码
- 支持滚码烧录
- 支持烧录次数限制



HC-PM18-V5 产品实物图

目录

1 软件安装.....	5
2 硬件连接.....	5
3 工厂模式.....	6
3.1 打开烧录文件	6
3.2 下载烧录文件	7
3.3 手动烧录	8
3.4 读取芯片特征码	8
3.5 机台烧录	11
4 研发模式.....	12
4.1 选择芯片型号	12
4.2 打开文件	12
4.3 配置 OPTION	13
4.4 配置滚码	13
4.5 配置校准	14
4.6 烧录保护	14
4.7 编程选项设置	15
4.8 保存文件	15
4.9 下载烧录	15
5 软件&固件更新	16
5.1 软件更新	16
5.2 固件更新	16
6 烧录转接板.....	17
6.1 SQ013L-6PIN	18
6.2 SQ013L-8PIN	19
6.3 SQ015L-6PIN	20
6.4 SQ015L-8PIN	21
6.5 SQ015L-14PIN	22
6.6 SQ015L-16PIN	23
6.7 SQ2711L-SOT23-6	24
6.8 SQ2711L-DIP8/SOP8/MSOP8/TSSOP8	25
6.9 SQ2711L-MSOP10	26
6.10 SQ2711L-DIP14/SOP14	27
6.11 SQ2711L-DIP16/SOP16	28
6.12 HC16P013A0-6PIN	29
6.13 HC16P013A0-8PIN	30
6.14 HC18P010L-8PIN	31
6.15 HC18P010L-14PIN	32
6.16 HC18P010L-16PIN	33

6. 17	HC18E020L-8PIN	34
6. 18	HC18P020L-8PIN	35
6. 19	HC18P020L-14PIN	36
6. 20	HC18P020L-16PIN	37
6. 21	HC18P023L-SOP18/DIP18	38
6. 22	HC18P023L-SOP20	39
6. 23	HC18P110L-8PIN	40
6. 24	HC18P110L-14PIN	41
6. 25	HC18P110A0-8PIN	42
6. 26	HC18P110A0-10PIN	43
6. 27	HC18P110B0-14PIN	44
6. 28	HC18P110B0-16PIN	45
6. 29	HC18P111L-16PIN	46
6. 30	HC18P121L-8PIN	47
6. 31	HC18P122L-16PIN	48
6. 32	HC18P123L-20PIN	49
6. 33	HC18P132L-16PIN	50
6. 34	HC18P133L-20PIN	51
6. 35	HC18P133L-QFN20	52
6. 36	HC18P133L-24PIN	53
6. 37	HC18P134L-28PIN	54
6. 38	HC18P232L-16PIN	55
6. 39	HC18P233L-24PIN	56
6. 40	HC18P234L-28PIN	57
6. 41	HC18P235L-LQFP48	58
6. 42	HC16P015A0-8PIN	59
6. 43	HC16P015B0-16PIN	60
6. 44	HC16P015B0-14PIN	61
6. 45	HC16P100B1-16PIN	62
6. 46	HC16P122A1-8PIN	63
6. 47	HC16P122B1-14PIN	64
6. 48	HC16P122B1-16PIN-SOP16_T	65
6. 49	HC16P122B1-16PIN-S16B_T	66
6. 50	HC18P018A0-6PIN	67
6. 51	HC18P018A0-8PIN	68
6. 52	HC18P127L-8PIN	69
6. 53	HC18P127L-16PIN	70
6. 54	SQ511B-6PIN	71
6. 55	SQL5810-10PIN	72
6. 56	SQL5811-10PIN	73
6. 57	SQL5820-10PIN	74
6. 58	SQL5822-20PIN	75
6. 59	HC18P015B0-8PIN-14PIN-16PIN	76
6. 60	HC18P015A0-6PIN	77
6. 61	HC18P015A0-8PIN	78
6. 62	HC15P013A0-8PIN	79

6.63	HC15P013A0-6PIN	80
6.64	HC15P121B1-8PIN	81
6.65	HC15P121B1-14PIN	82
6.66	HC15P121B1-16PIN	83
6.67	HC15P121B1-S16B	84
6.68	HC18P115B0-SOP14	85
6.69	HC18P115B0-SOP16	86
6.70	HC15P121E2-SOP14	87
6.71	HC15P013A1-8PIN	88
6.72	HC15P013A1-6PIN	89
7	版本说明	90

1 软件安装

请参考《TL0001_驱动安装手册》和《TL0201_OTP 烧录_HC-PM18-V5_安装手册》。

2 硬件连接

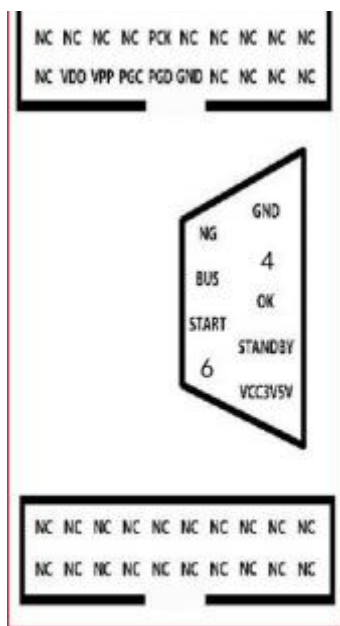


图 2-1 HC-PM18-V5 硬件引脚图

配件:

一根带屏蔽的 USB A 型公口转 USB B 型公口数据线

一个 15V 直流电源适配器

烧录引脚:

VDD, VPP, PGC, PGD, GND, PCK。

机台引脚:

NG,BUS,START,GND,OK,STANDBY,VCC3V5V。

3 工厂模式

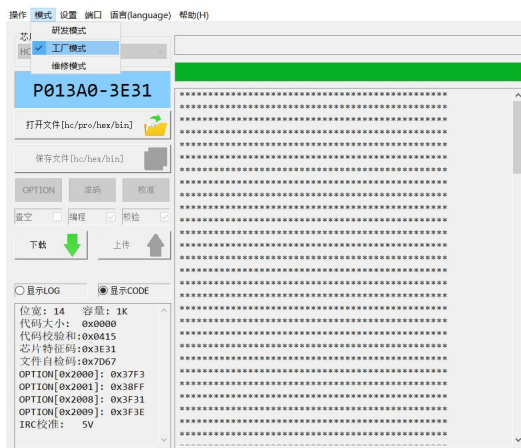


图 3-1 工厂模式软件主界面

3.1 打开烧录文件



图 3.1-1 点击“打开文件[hc/pro/hex/bin]”加载配置好的烧录文件

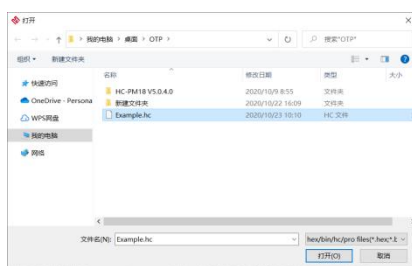


图 3.1-2 打开文件对话框，选择需要加载的烧录文件，点击“打开(O)”按钮

P013A0-3E31

图 3.1-3 确认芯片型号及芯片特征码

位宽: 14 容量: 1K
代码大小: 0x0000
代码校验和: 0x0415
芯片特征码: 0x3E31
文件自检码: 0x7D67
OPTION[0x2000]: 0x37F3
OPTION[0x2001]: 0x38FF
OPTION[0x2008]: 0x3F31
OPTION[0x2009]: 0x3F3E
IRC校准: 5V

图 3.1-4 查看烧录文件信息

3.2 下载烧录文件

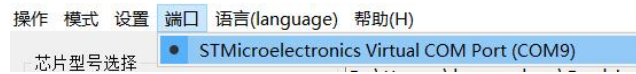


图 3.2-1 HC-PM18-V5 通过 USB 线与电脑相连，“端口”菜单栏选择确认设备端口



图 3.2-2 软件主界面点击“下载”按钮，开始下载烧录文件

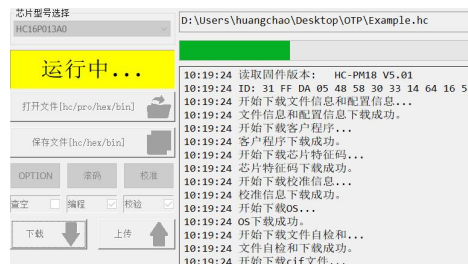


图 3.2-3 烧录文件下载中，请耐心等待

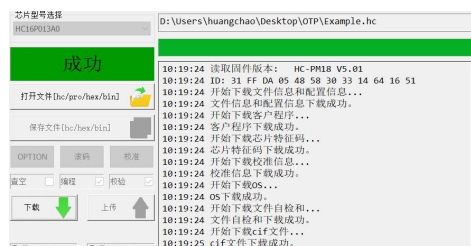


图 3.2-4 烧录文件下载成功



图 3.2-5 HC-PM18-V5 显示屏确认芯片型号及芯片特征码

3.3 手动烧录

1、参考《2 硬件连接》，将 HC-PM18-V5 与 OTP 芯片的烧录引脚通过杜邦线相连，或者直接通过烧录转接板相连。

2、通过 15V 直流电源适配器给 HC-PM18-V5 上电。

3、按下 HC-PM18-V5 正面的白色按键，等待烧录完成。

4、烧录成功，LED 指示灯为绿，蜂鸣器鸣叫一声，显示屏显示“PASS”。

3、烧录失败，LED 指示灯为红，蜂鸣器鸣叫两声，显示屏显示烧录错误提示信息。

显示	含义	问题
PASS	烧录成功	
Self Check Err.0	自检错误	没有下载程序，或者电路自检失败。
CP Err.1	放置错误	没有放置芯片，或者芯片损坏。
BlankCheck Err.2	查空错误	芯片不是空片。
Pro Code Err.3	烧录错误	code 烧录失败。
Verify Err.4	校验错误	Verify 失败。
Calibrate Err.5	校准错误	校准失败，或者和上一次校准结果差别过大。
	+CheckLVDBoard	检查 LVD 校准板
	+PCK Not Below	芯片 VDD 或 PCK 接触不良
Pro OPTION Err.6	配置错误	配置字烧录或校验失败。
OS Err.7	开短路错误	芯片管脚开短路，或者封装选择错误。
Rolling Err.8	滚码错误	滚码数据溢出。
READ_FLASH Err.9	硬件错误	载入烧录文件失败。
CHIP_ID Err.C	CHIP_ID 错误	芯片型号检查失败。
OPER_NUM Err.F	烧录限制错误	超过烧录限制次数。
Power Err.P	电源错误	未接 15V 电源，或者电源检查电路错误。

表 3.3-1 HC-PM18-V5 烧录错误提示信息

3.4 读取芯片特征码

进入 Read Checksum 模式的方法：

1、长按后上电，烧录器检测到长按后屏幕显示“Please release the button”并同时开始倒数 3s，见图 3.4-1

2、3s 倒数结束前松开按钮，屏幕显示“Press button to read checksum”并同时开始倒数，见图 3.4-2

3、3s 倒数结束前短按按钮，烧录器会进入 Read Checksum 模式，见图 3.4-3

4、进入到 Read Checksum 模式后，短按按钮，读取 CRC 并显示在屏幕上。见图 3.4-4



图 3.4-1 Please release the button



图 3.4-2 Press button to read checksum

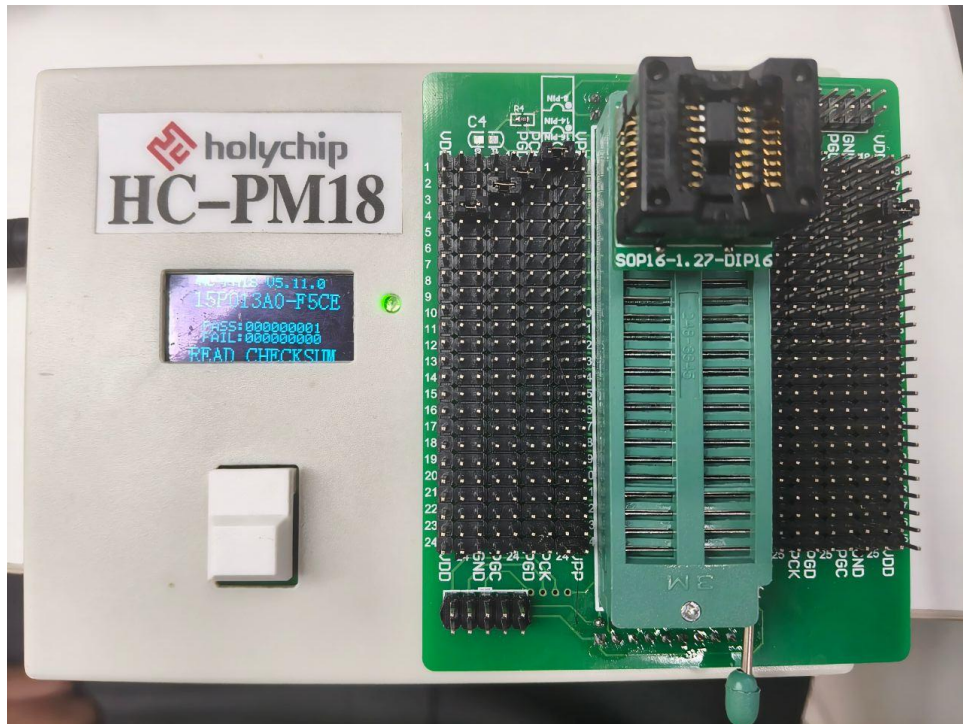


图 3.4-3 checksum 模式



图 3.4-4 读取 CRC 并显示

3.5 机台烧录

烧录信号	有效电平	烧录器接口	金创图机台	美力科机台	卢氏机台
VDD	3.3V\5V	PIN1	PIN1	PIN1	PIN9
GND	GND	PIN5	PIN2	PIN2	PIN5
BUSY	“H”	PIN8	PIN3	PIN5	PIN1
OK	“H”	PIN3	PIN4	PIN4	PIN3
NG	“H”	PIN9	PIN5	PIN3	PIN2
START	“L”	PIN7	PIN9	PIN9	PIN4

表 3.5-1 HC-PM18-V5 常用机台烧录引脚对照表，其它机台请参考《2 硬件连接》机台引脚图

4 研发模式

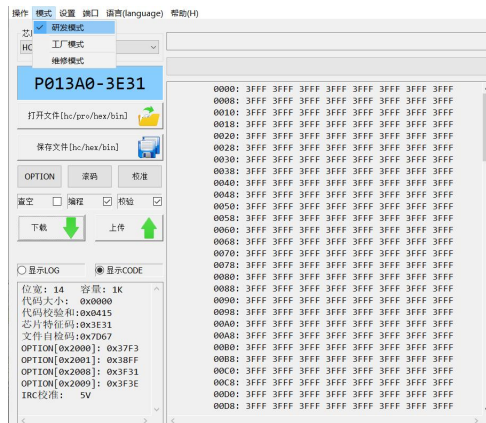


图 4-1 研发模式软件主界面

4.1 选择芯片型号

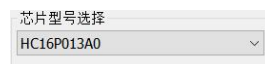


图 4.1-1 选择芯片型号

4.2 打开文件



图 4.2-1 打开文件[hc/pro/hex/bin]

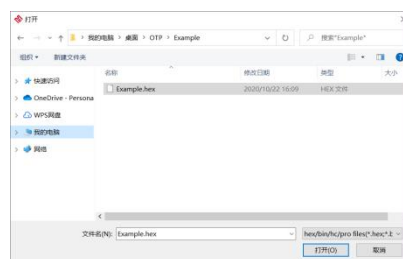


图 4.2-2 文件打开对话框，选择 HC-IDE 软件生成的目标*.hex 文件

```
位宽: 14    容量: 1K  
代码大小: 0x0009  
代码校验和: 0x6237  
芯片特征码: 0x5813  
文件自检码: 0x07A3  
OPTION[0x2000]: 0x37F3  
OPTION[0x2001]: 0x38FF  
OPTION[0x2008]: 0x3F13  
OPTION[0x2009]: 0x3F58  
IRC校准: 5V
```

图 4.2-3 信息提示窗口确认“代码校验和”是否与 HC-IDE 软件编译输出窗口的 CODE_CRC 是否一致

4.3 配置 OPTION



图 4.3-1 点击“OPTION”按钮，弹出 OPTION 配置对话框

OPTION_ITEM	OPTION_VALUE
BOR电压	2.4V
时钟模式	4T
输入管脚施密特	屏蔽施密特
输出管脚读入	读端口
兼容MCU	F-MCU
高频内部RC频率	8MHZ
加密功能使能	不加密
外部复位使能	屏蔽，做输入
WDT功能使能	禁止WDT
封装	6PIN

图 4.3-2 OPTION 配置对话框，根据芯片数据手册配置 OPTION
注意事项：OPTION 下拉框中，灰色选项不可选择

4.4 配置滚码



图 4.4-1 主界面点击“滚码”按钮，根据实际需求选择是否配置滚码

图 4.4-2 滚码配置对话框，配置“使能”、“MOVLW”、“RETLW”、长度、跨度、地址、数据

C 语言“RETLW”方式读取滚码数据参考代码：

```
#define ROLL_ADDR 0x000140
typedef unsigned char  BYTE;
typedef unsigned short WORD;
typedef unsigned long  DWORD;
//__code __at(ROLL_ADDR) DWORD ROM_DATA = 0x99bddff; //仅供 HC-IDE 仿真时使用
BYTE  g_byData = 0x00;
WORD  g_wData  = 0x0000;
DWORD g_dwData = 0x00000000;
g_byData = *(__code BYTE*)ROLL_ADDR;
g_wData = *(__code WORD*)ROLL_ADDR;
g_dwData = *(__code DWORD*)ROLL_ADDR;
```

4.5 配置校准



图 4.5-1 主界面点击“校准”按钮，根据实际需求选择是否校准



图 4.5-2 配置校准对话框

4.6 烧录保护



图 4.6-1 “设置”菜单栏选择是否设置烧录保护



图 4.6-2 “烧录文件密码”设置对话框，设置密码后，再次加载此烧录文件切换至研发模式时需要此密码

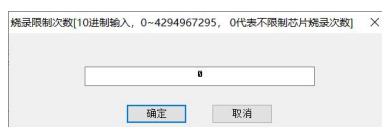


图 4.6-3 “烧录限制次数”设置对话框，设置后手动烧录/机台烧录会限制烧录次数

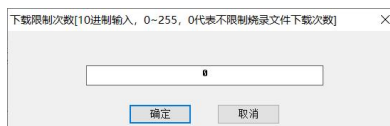


图 4.6-4 “下载限制次数”设置对话框，设置后下载烧录文件时会限制下载次数



图 4.6-5 “绑定烧录器 U_ID” 设置对话框，设置后烧录文件只允许下载至指定烧录器（设置前连接 HC-PM18-V5，进入设置对话框后会自动读取并填写好 U_ID）

4.7 编程选项设置



图 4.7-1 编程选项设置界面

4.8 保存文件



图 4.8-1 主界面“保存文件[hc/hex/bin]”按钮

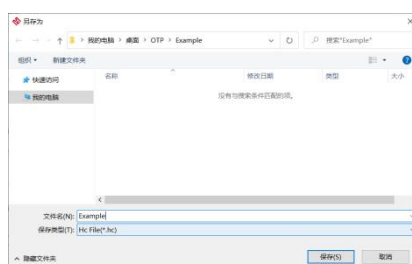


图 4.8-2 保存文件对话框，选择保存路径，点击“保存(S)”按钮，保存烧录文件至本地磁盘

4.9 下载烧录

请参考《3.2 下载烧录文件》、《3.3 手动烧录》、《3.4 读取芯片特征码》、《3.5 机台烧录》。

5 软件&固件更新

5.1 软件更新

上位机软件每次打开时都会自动连接芯圣官网，如果官网软件有更新，上位机软件会自动弹出软件更新提示窗口，用户可去芯圣官网（<http://www.holychip.cn>）下载最新软件。

5.2 固件更新

《3.2 下载烧录文件》时，上位机软件会自动检查下位机固件是否是最新版本，如果固件不匹配上位机软件会提示用户更新固件。

固件更新前请将 HC-PM18-V5 的 USB 与电脑相连，参考图 3.2-1 检查设备端口是否选择正确。

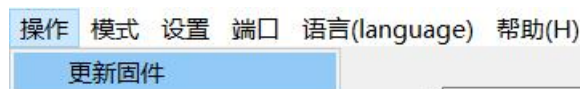


图 5-1 菜单栏“操作”，“更新固件”



图 5-2 固件更新，运行中...

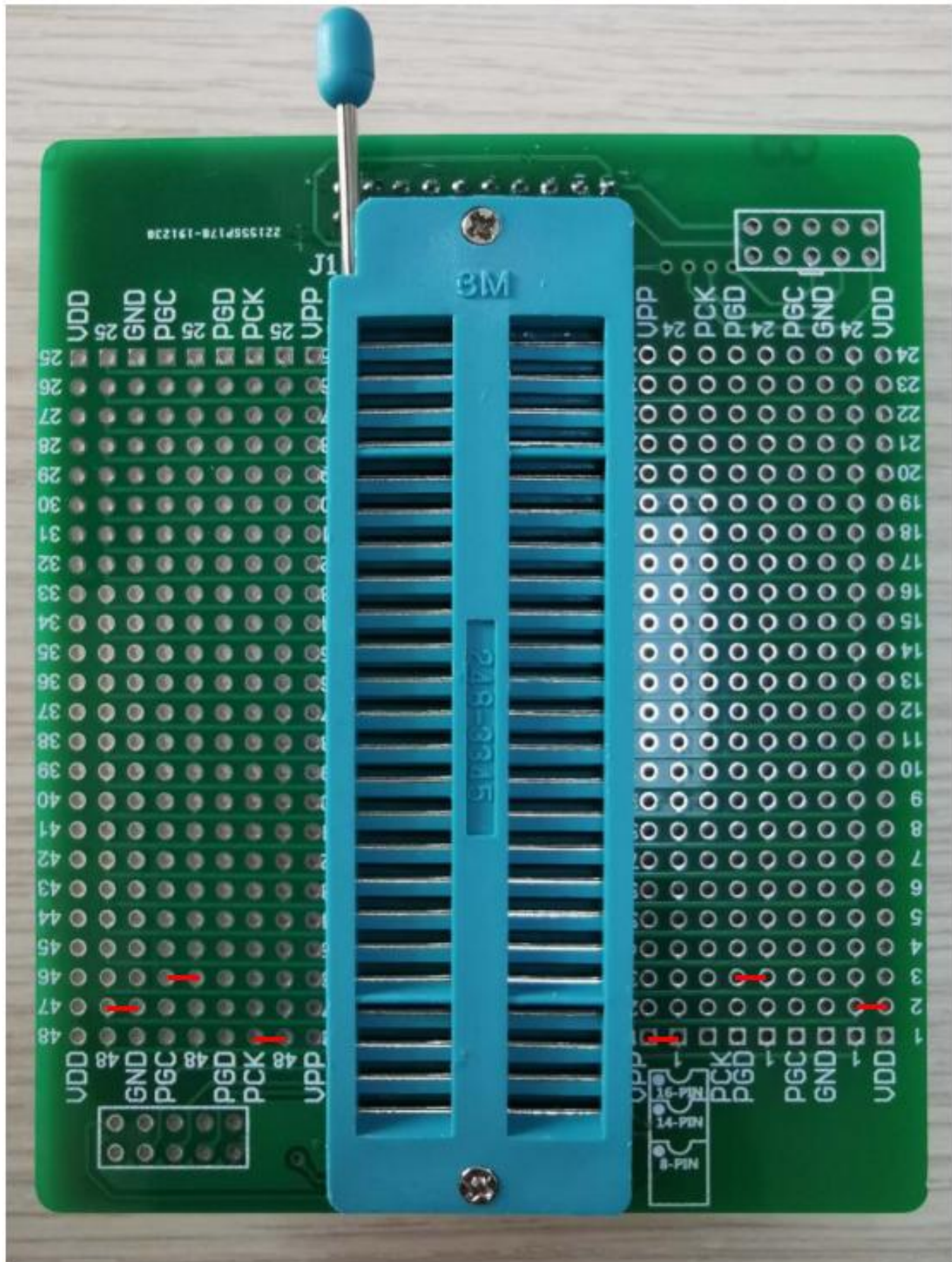


图 5-3 固件更新成功，请耐心等待 HC-PM18-V5 硬件复位，蜂鸣器“滴”一声后烧录器固件更新成功

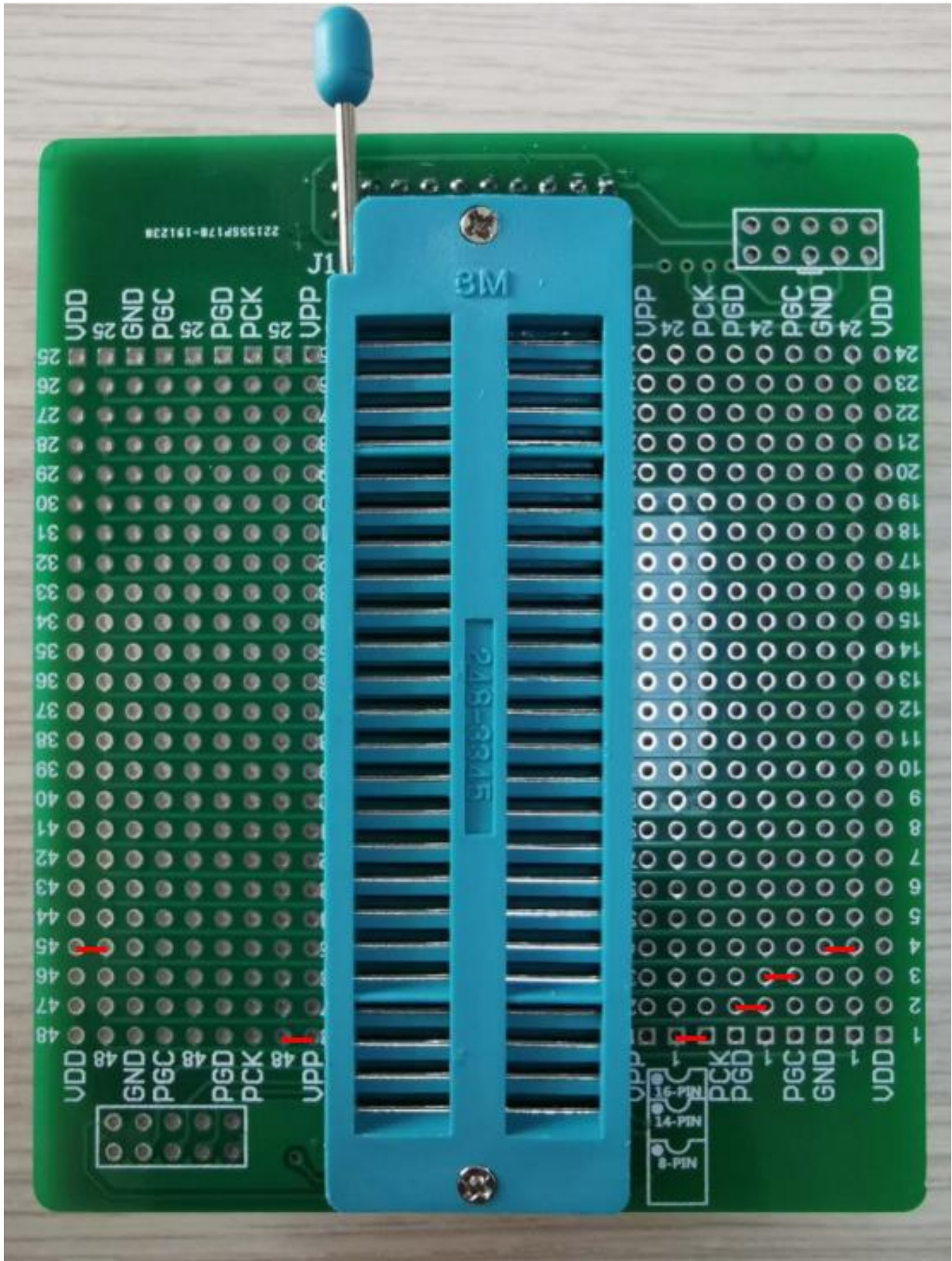
6 烧录转接板

- 1、接线示意图中的红线表示用户需要将红线相连的两个引脚使用 0 欧电阻短接。
- 2、用户也可以将转接板上的引脚全部焊接上排针，烧录不同型号时按照示意图使用跳线帽短接。

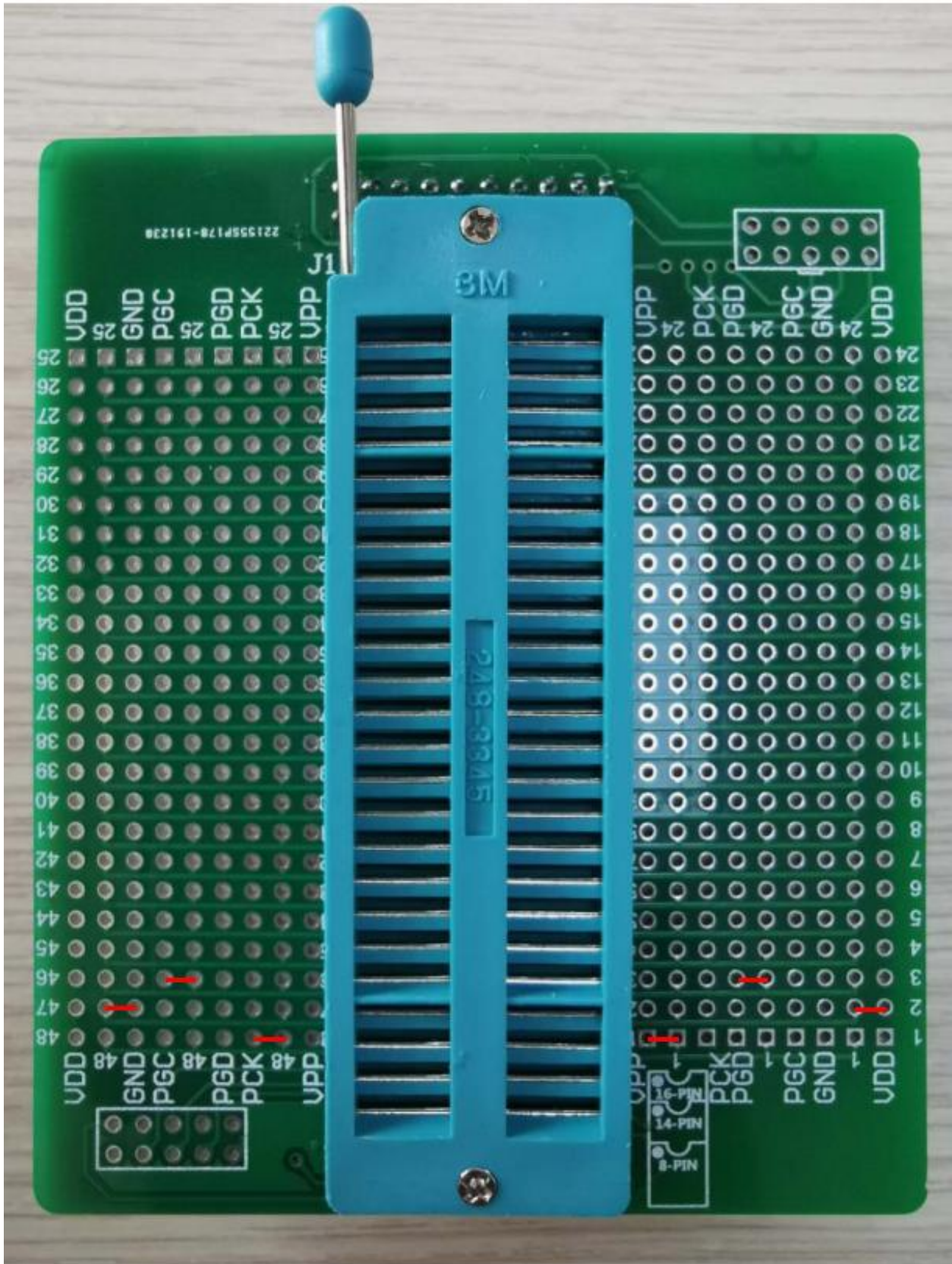
6.1 SQ013L-6PIN



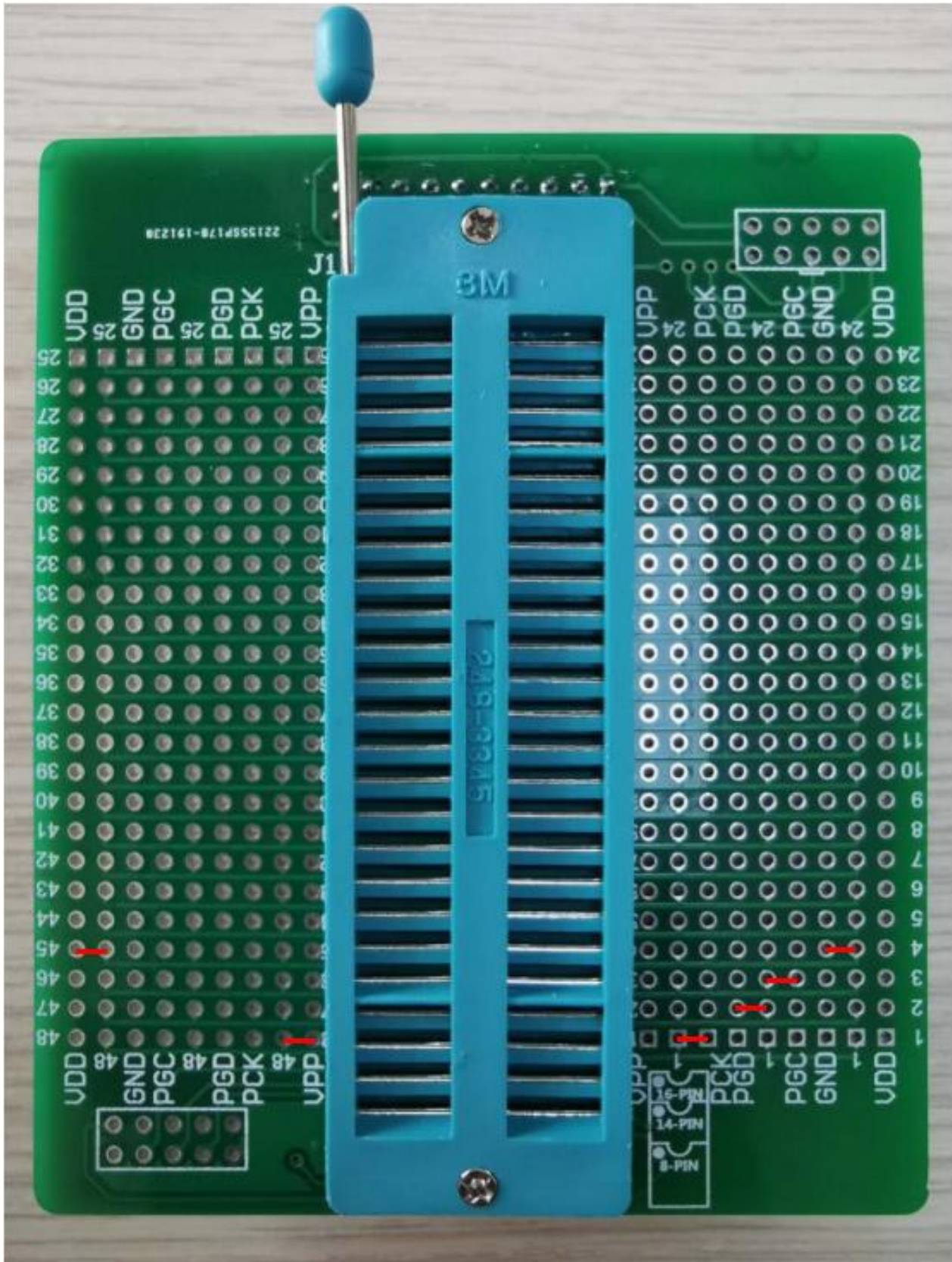
6.2 SQ013L-8PIN



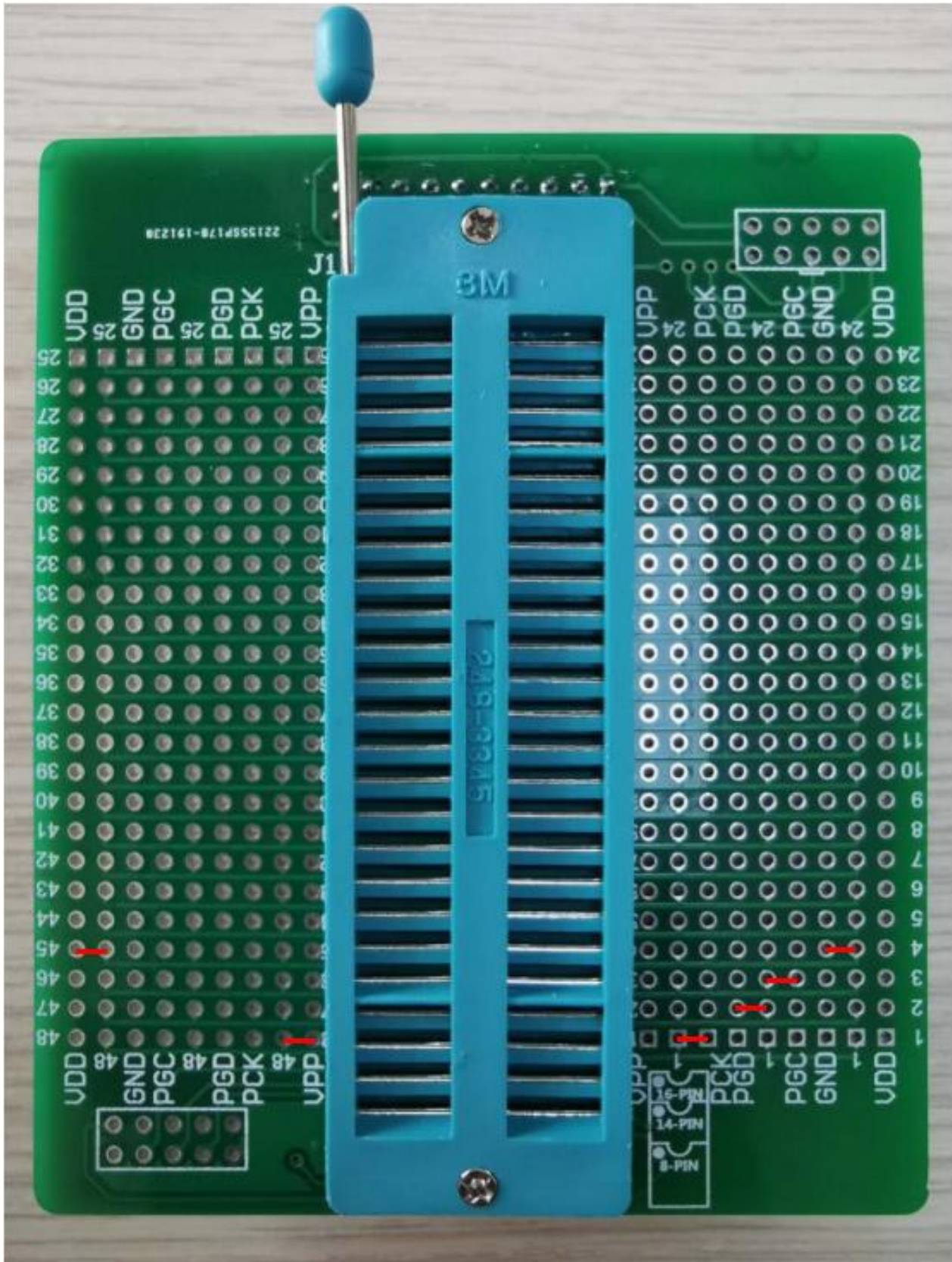
6.3 SQ015L-6PIN



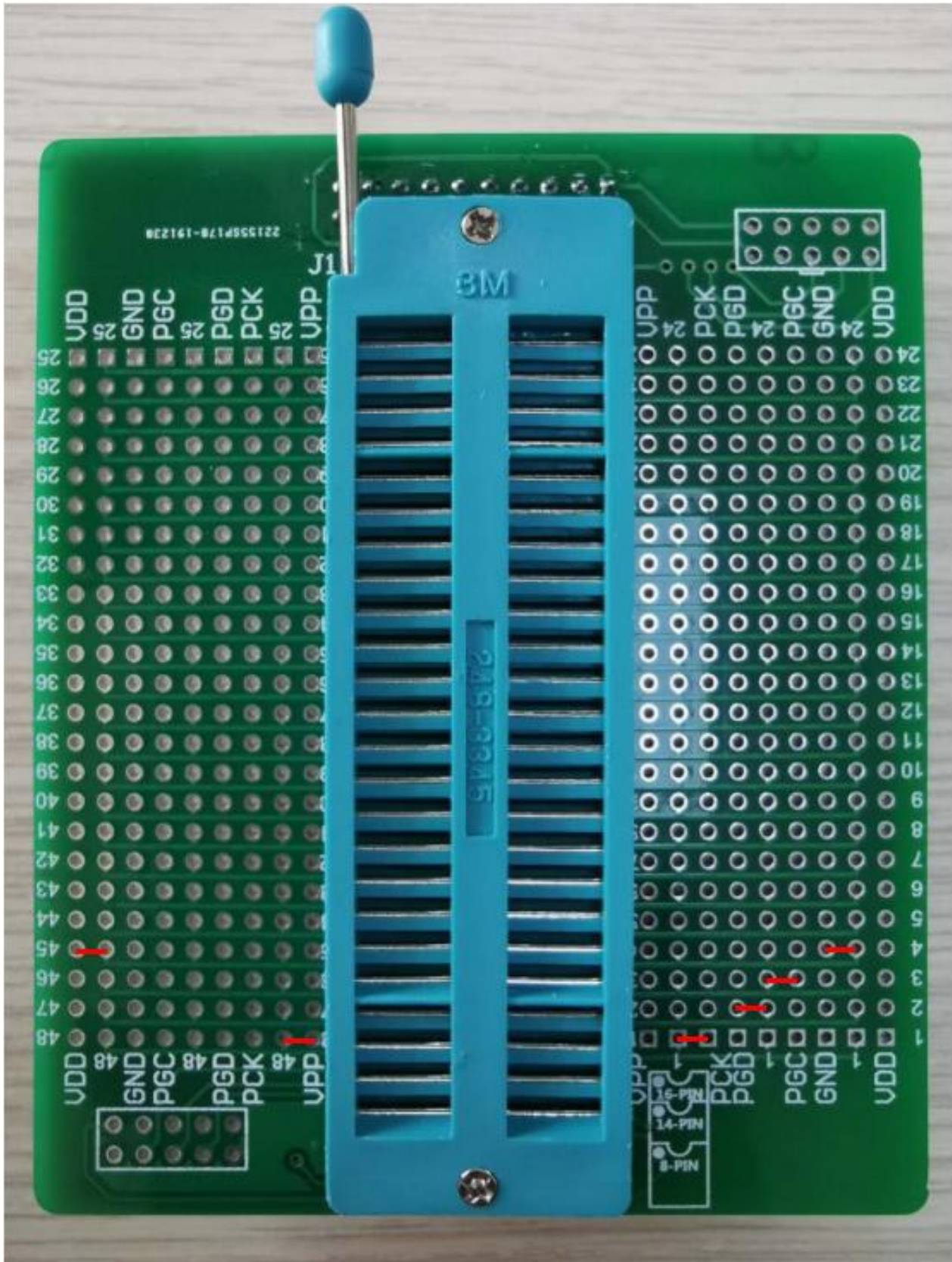
6.4 SQ015L-8PIN



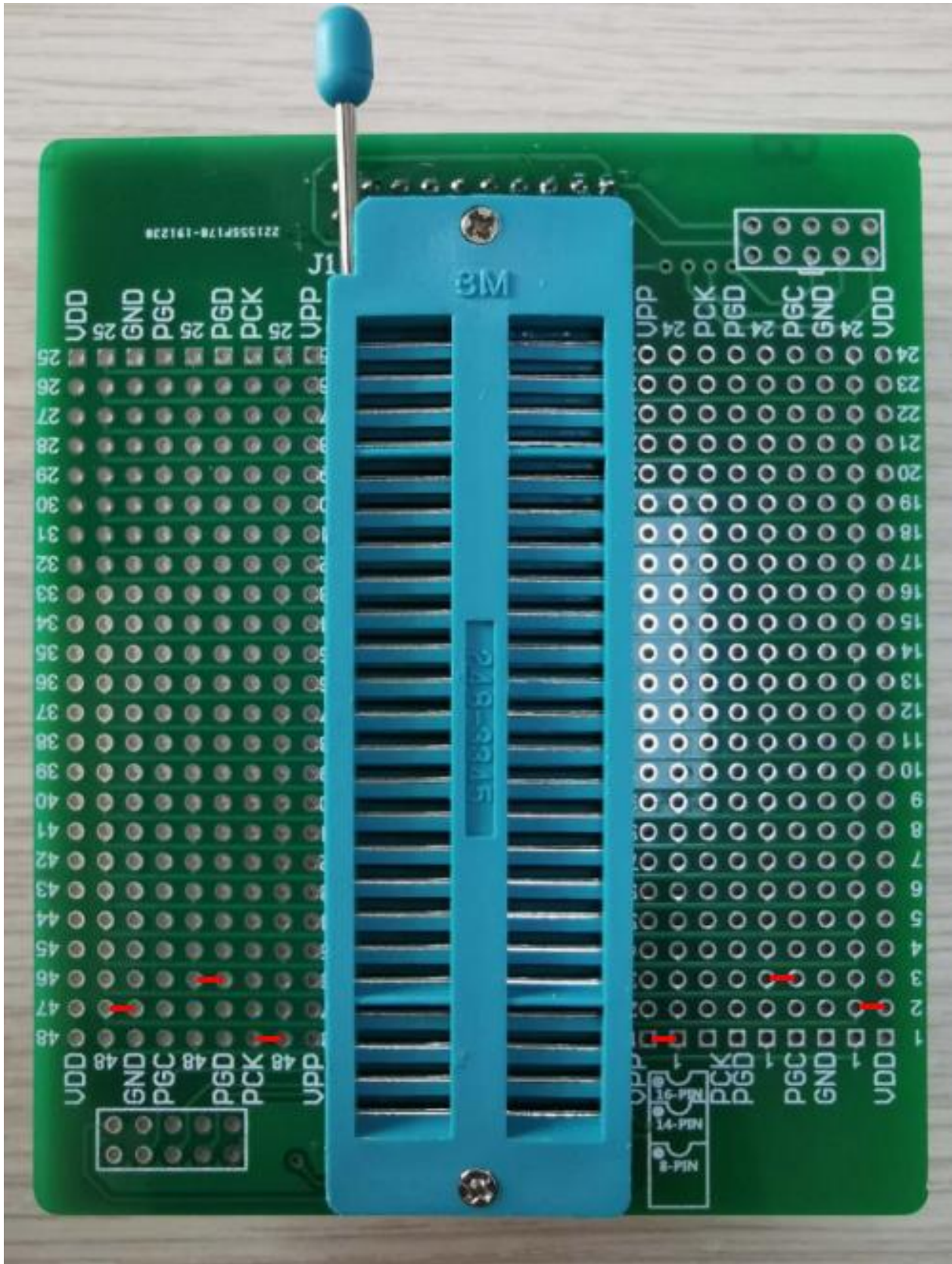
6.5 SQ015L-14PIN



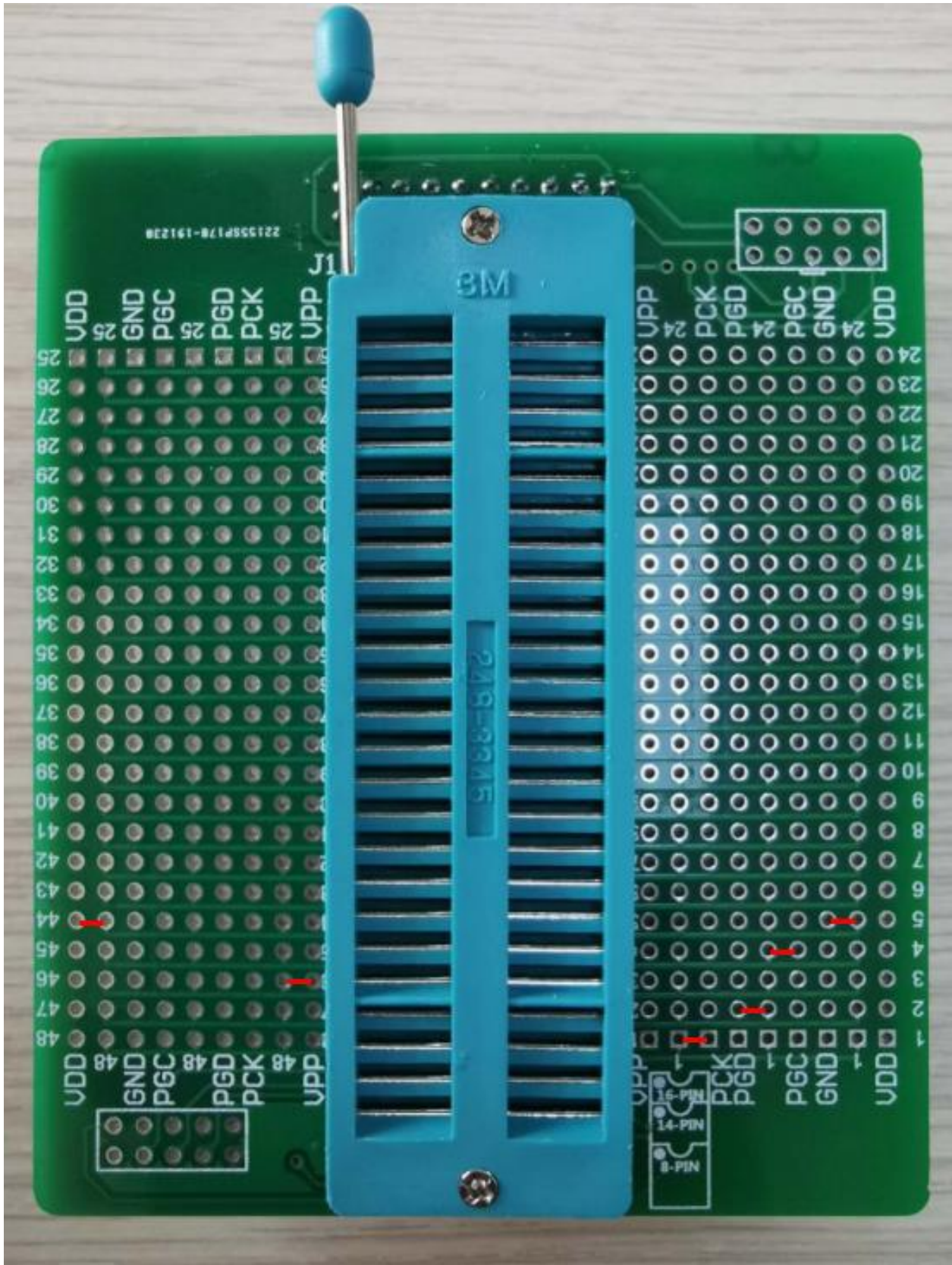
6.6 SQ015L-16PIN



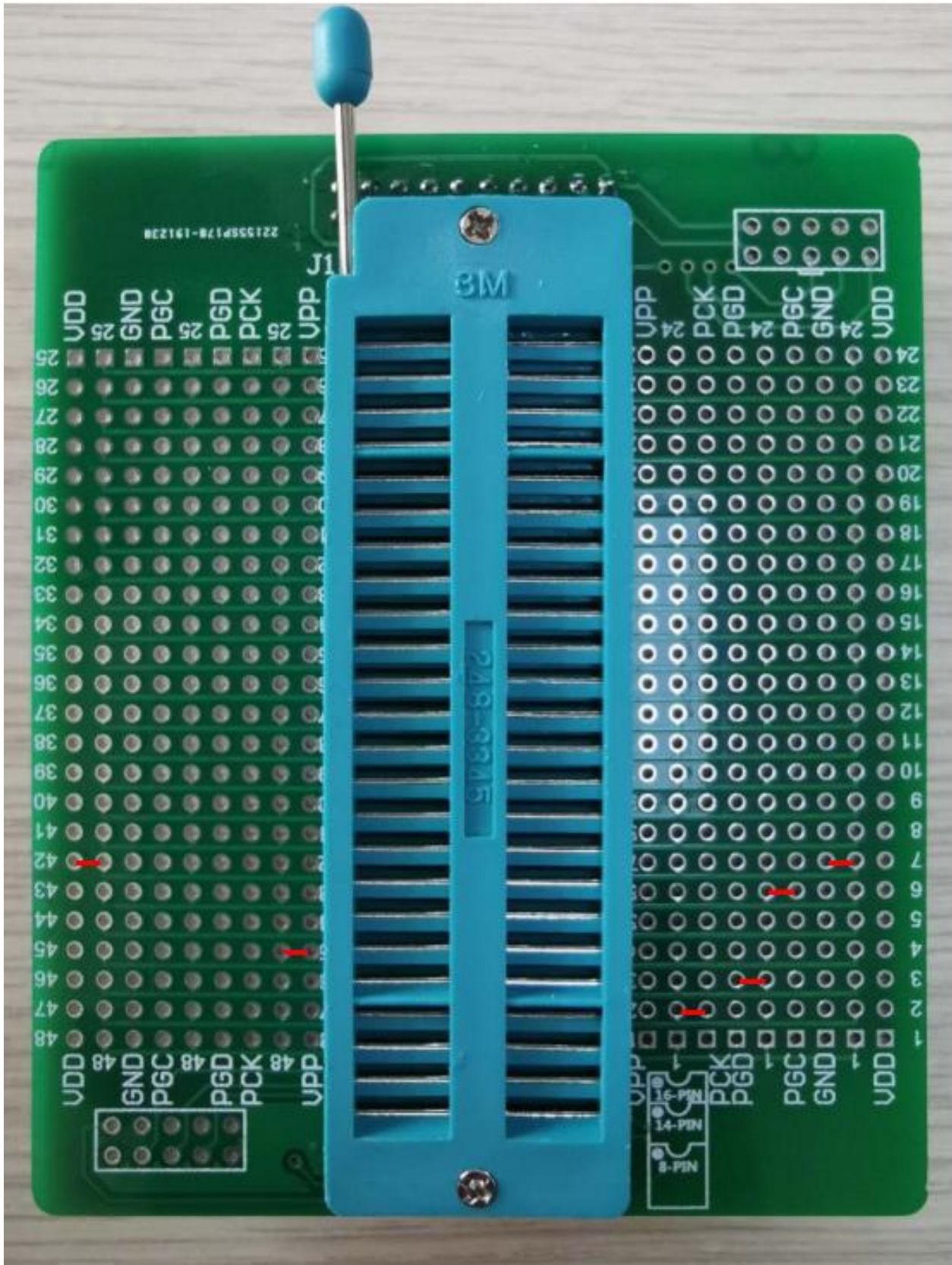
6.7 SQ2711L-SOT23-6



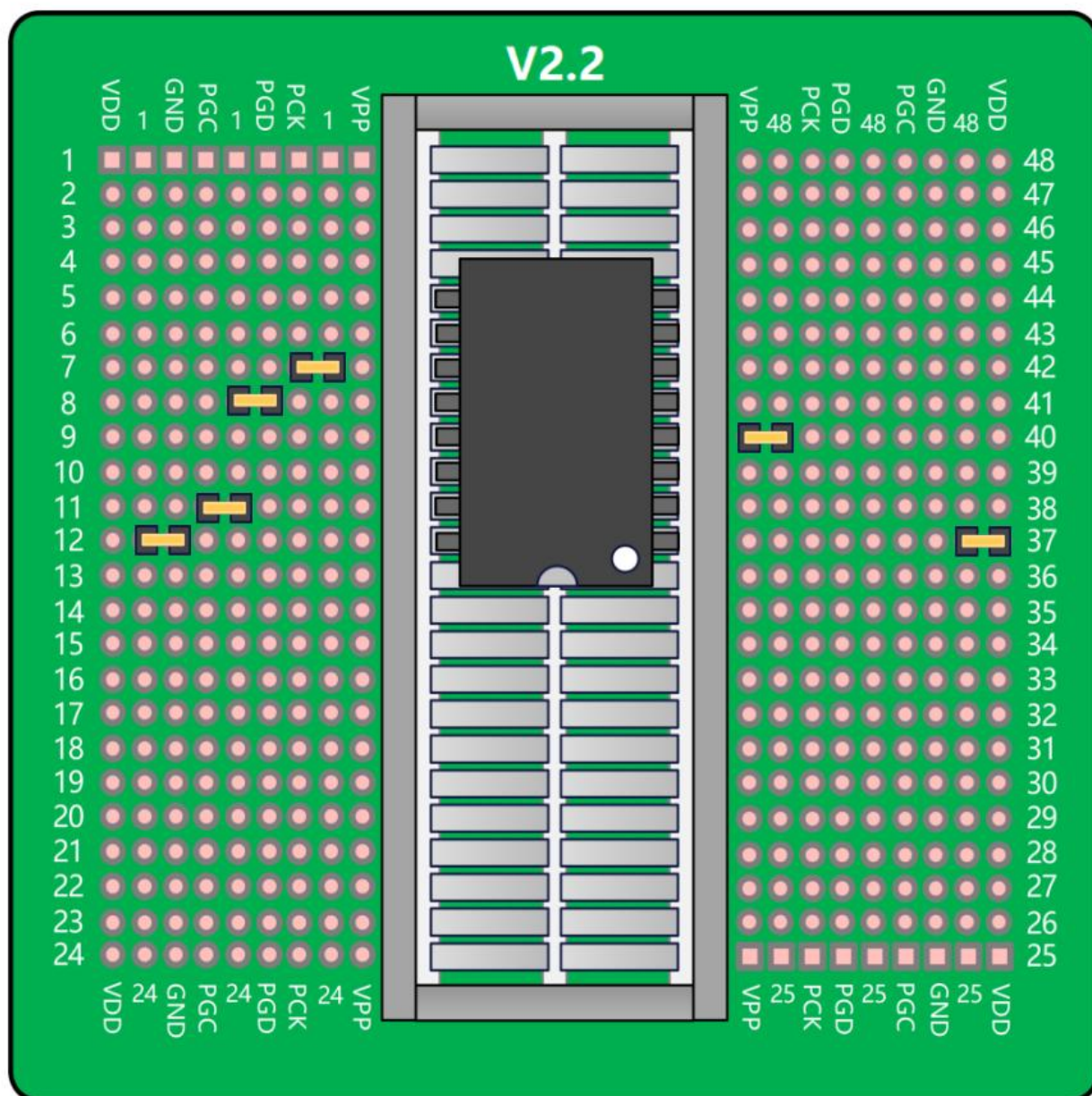
6.9 SQ2711L-MSOP10



6.10 SQ2711L-DIP14/SOP14



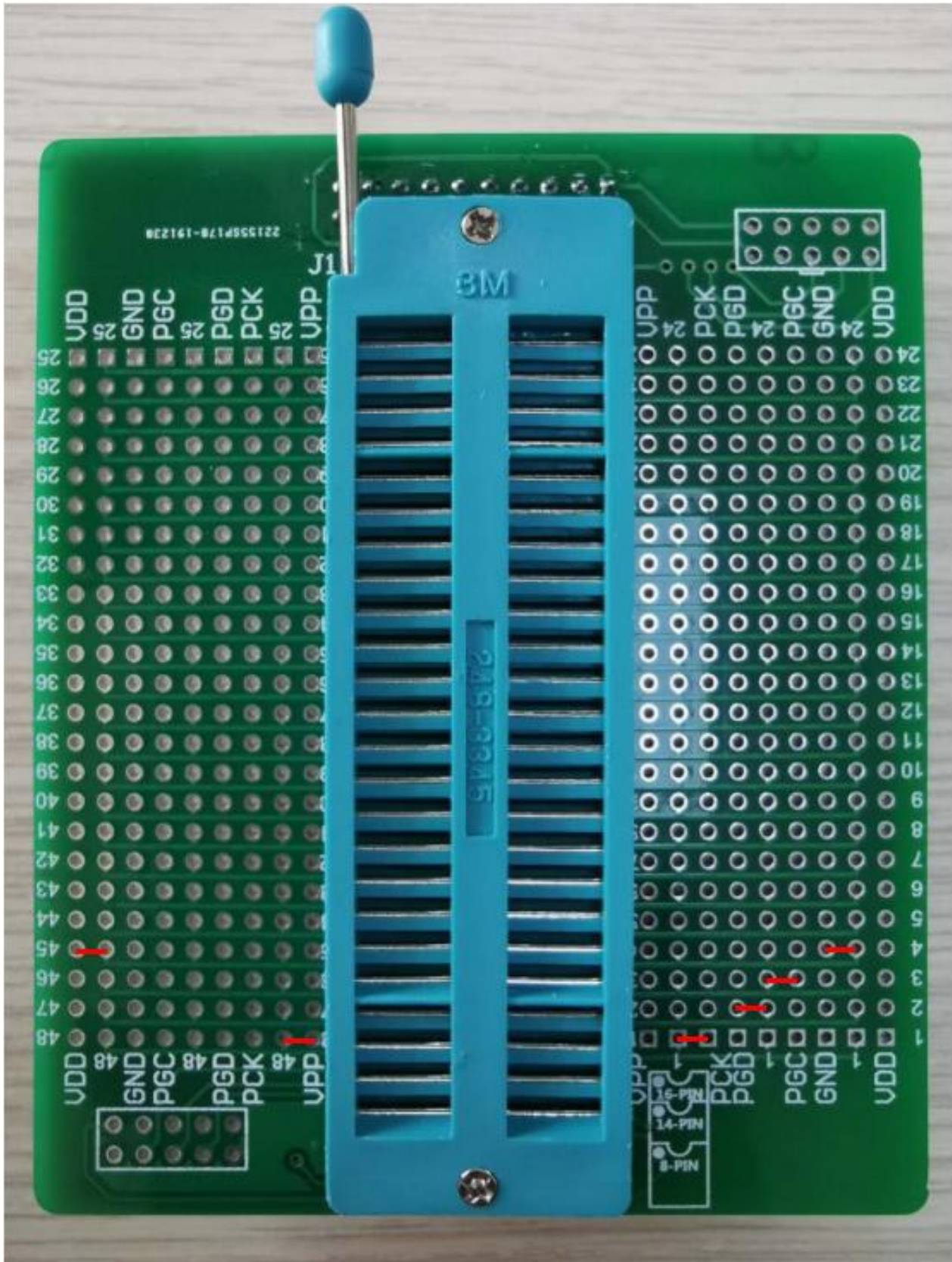
6.11 SQ2711L-DIP16/SOP16



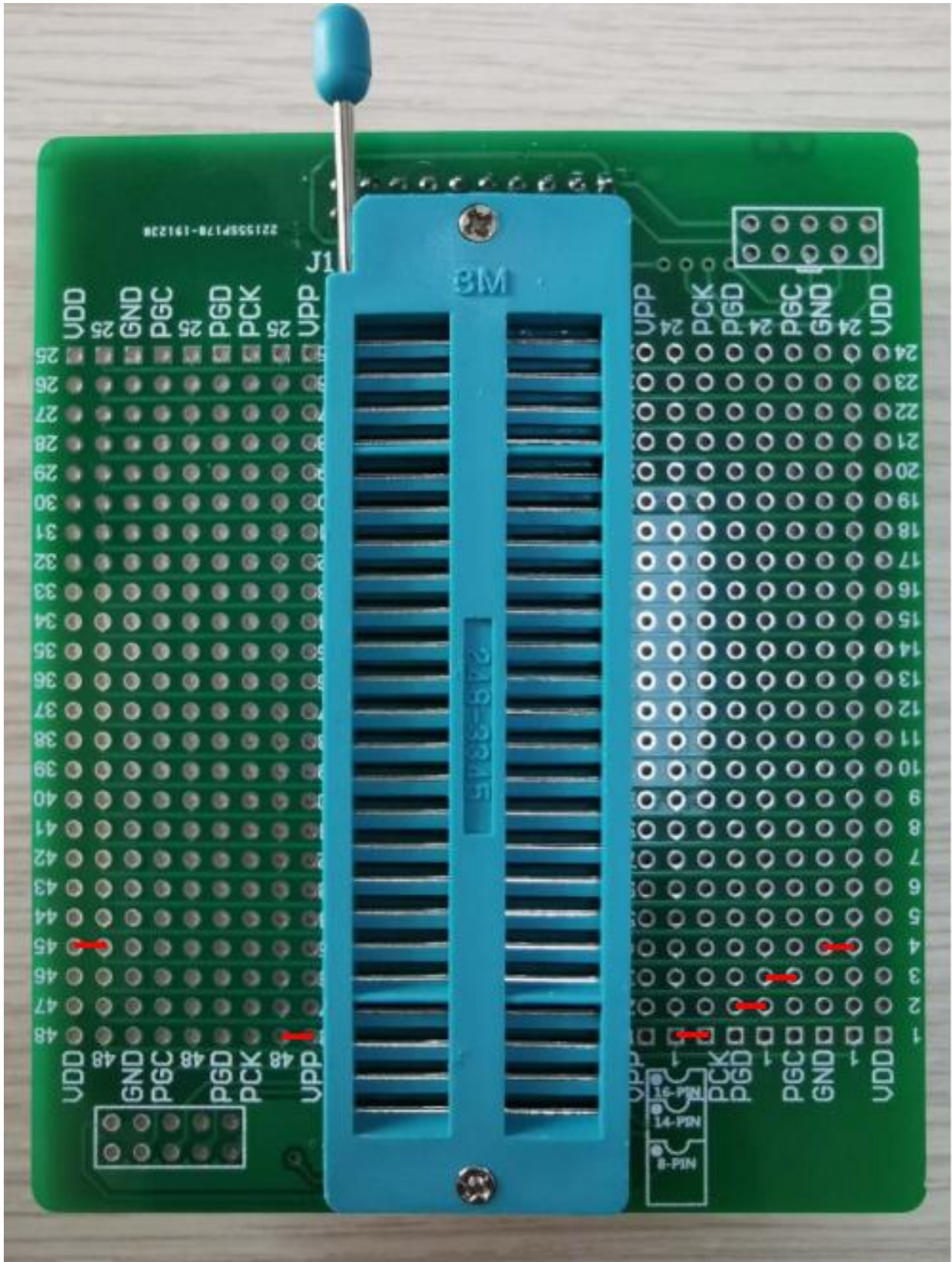
6.12 HC16P013A0-6PIN



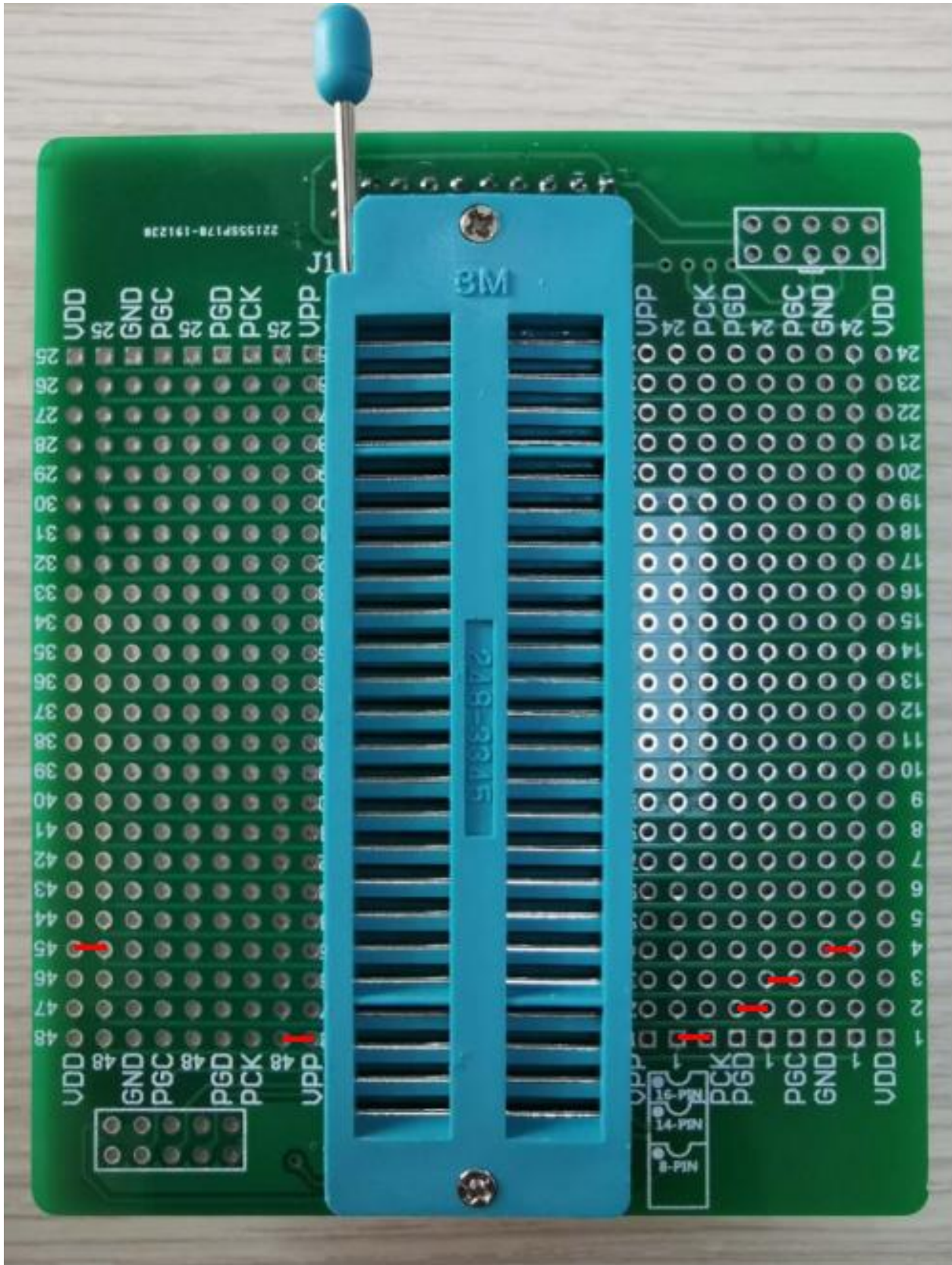
6.13 HC16P013A0-8PIN



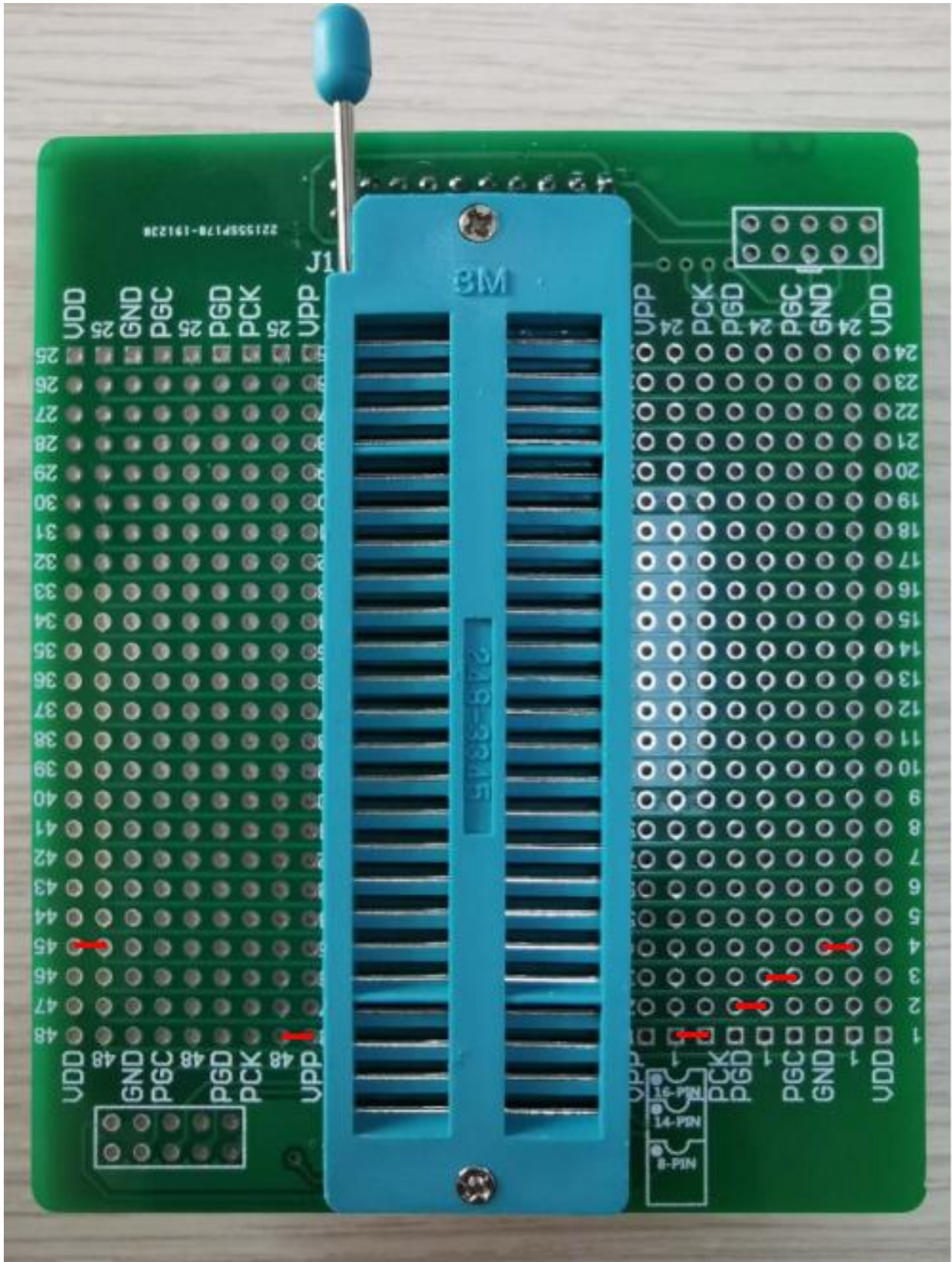
6.14 HC18P010L-8PIN



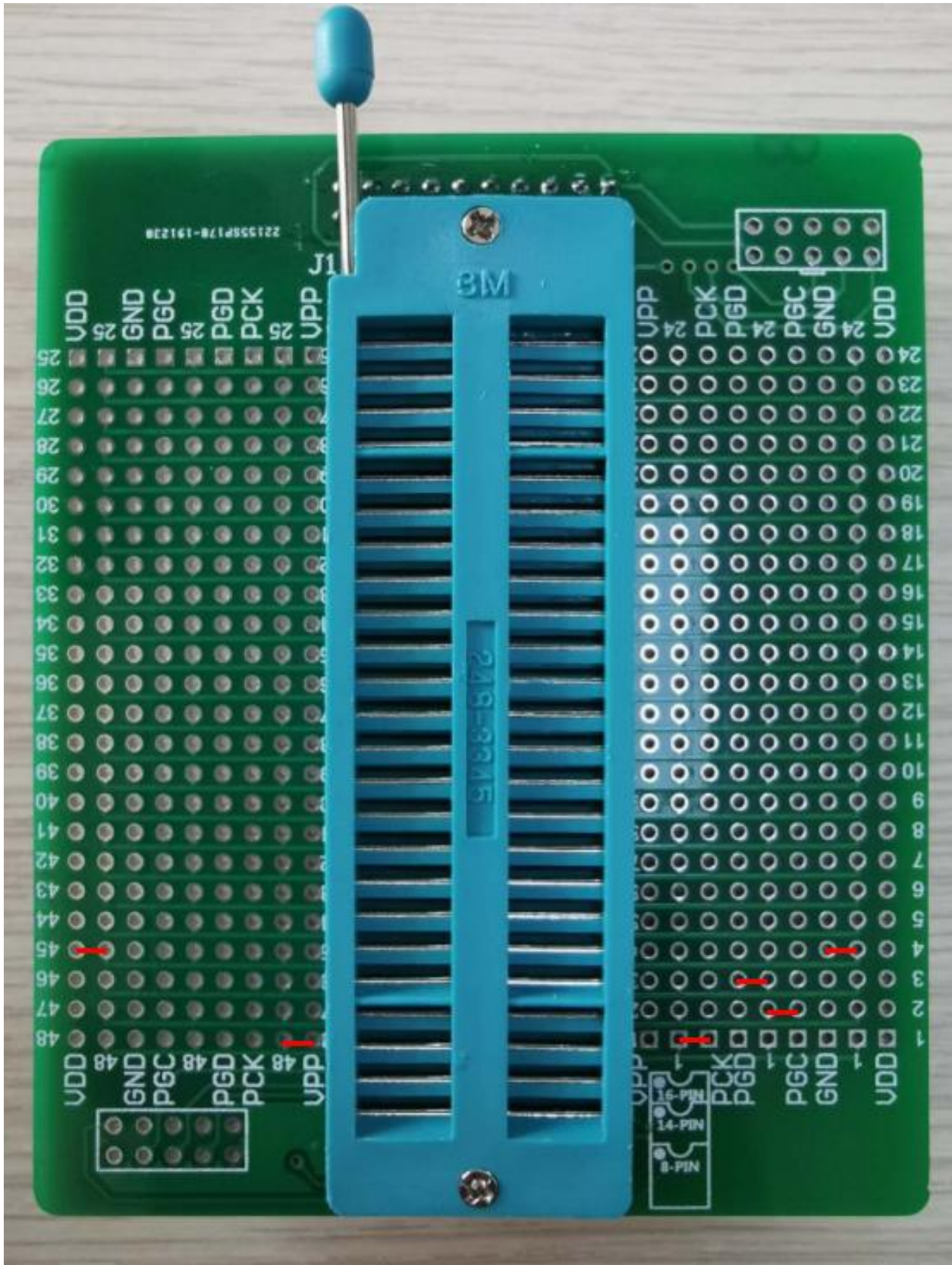
6.15 HC18P010L-14PIN



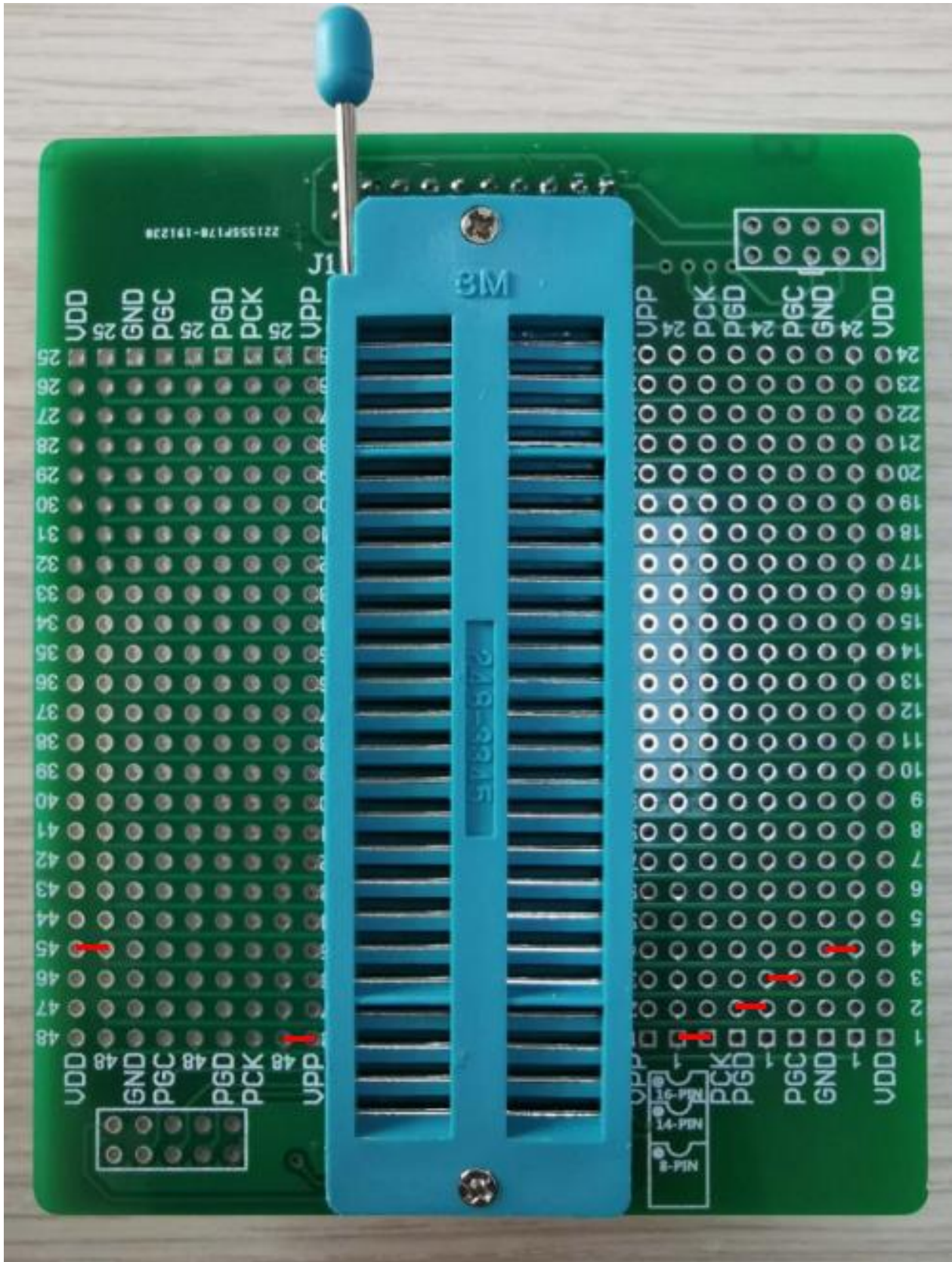
6.16 HC18P010L-16PIN



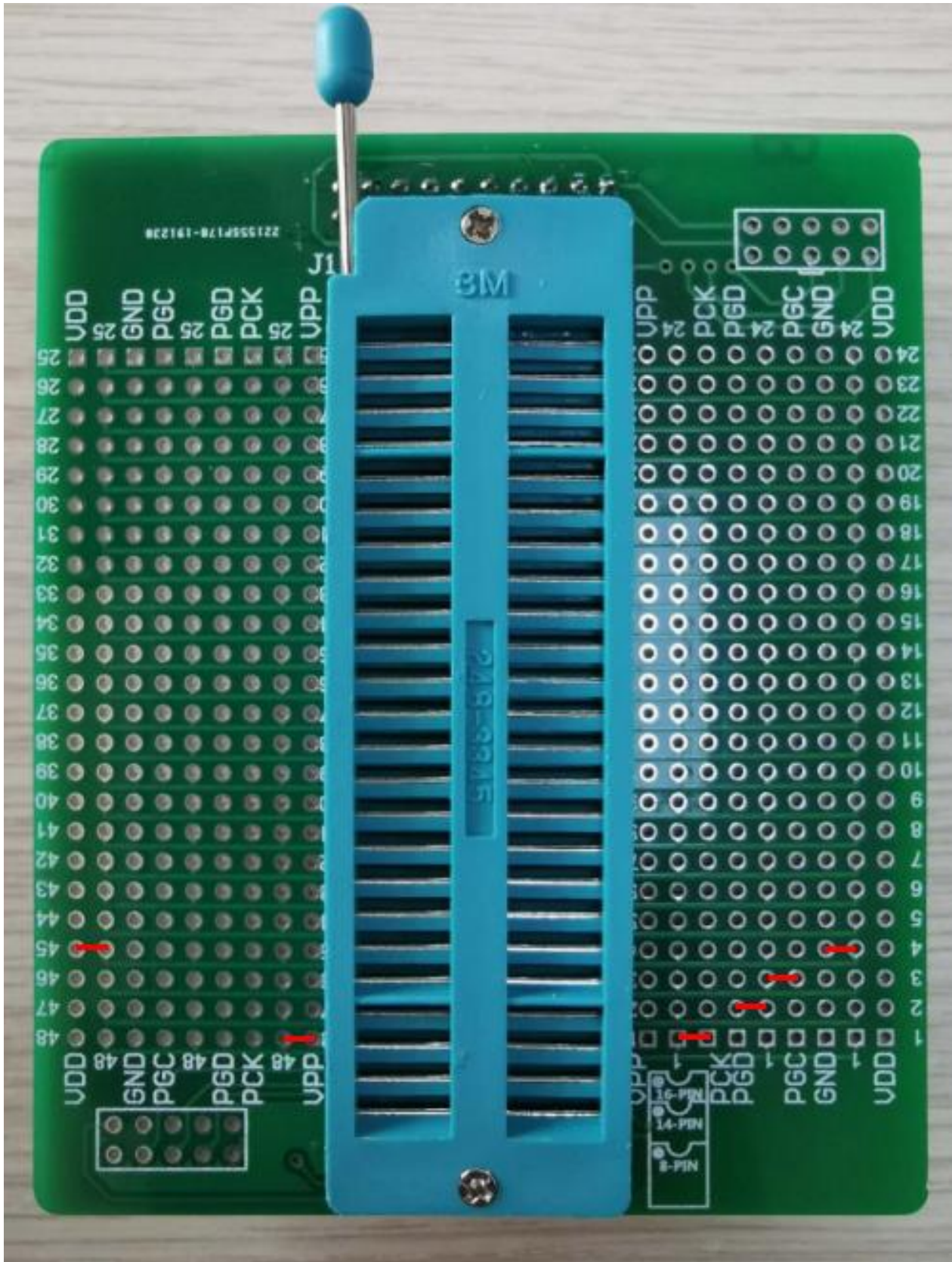
6.17 HC18E020L-8PIN



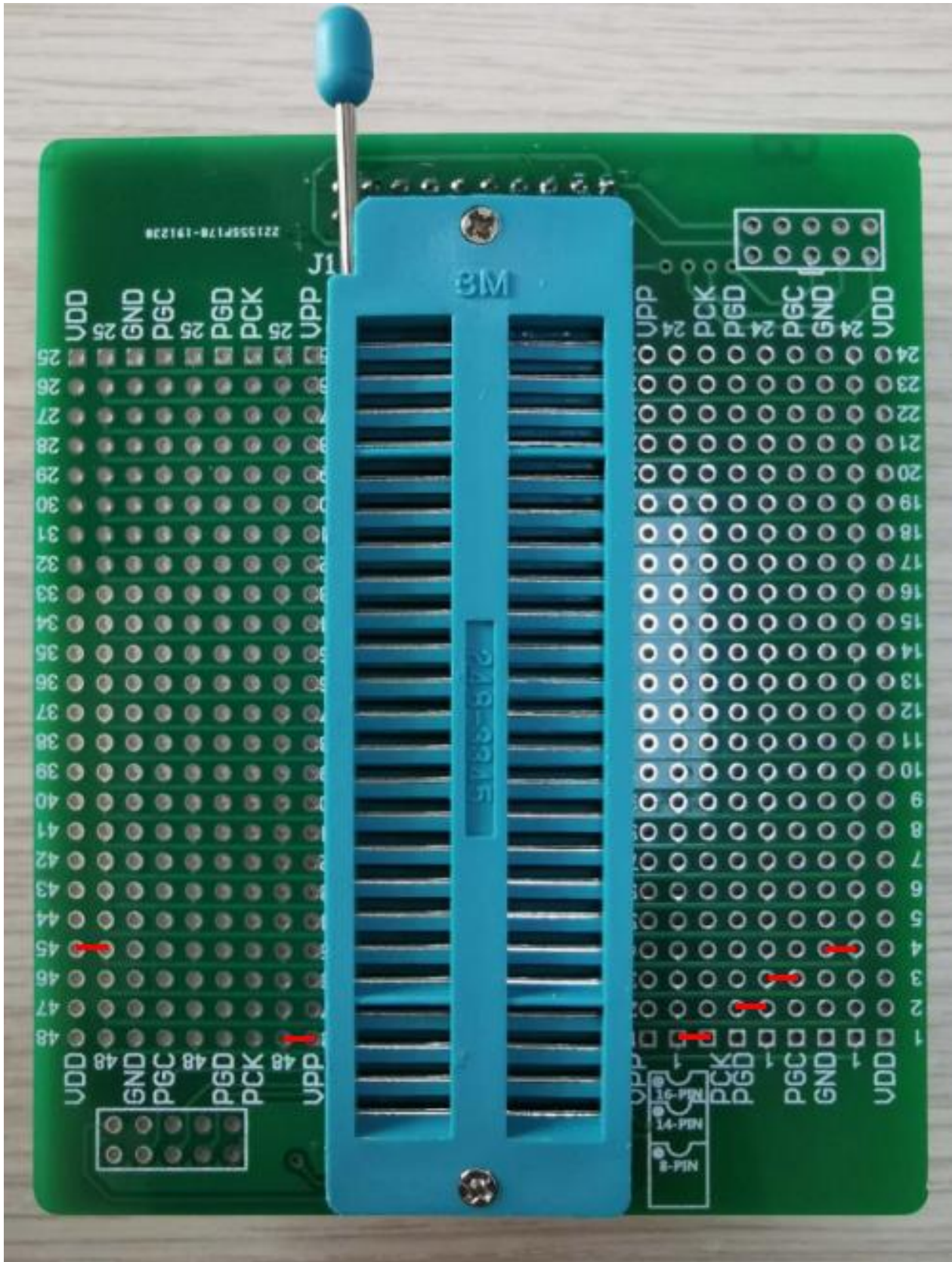
6. 18 HC18P020L-8PIN



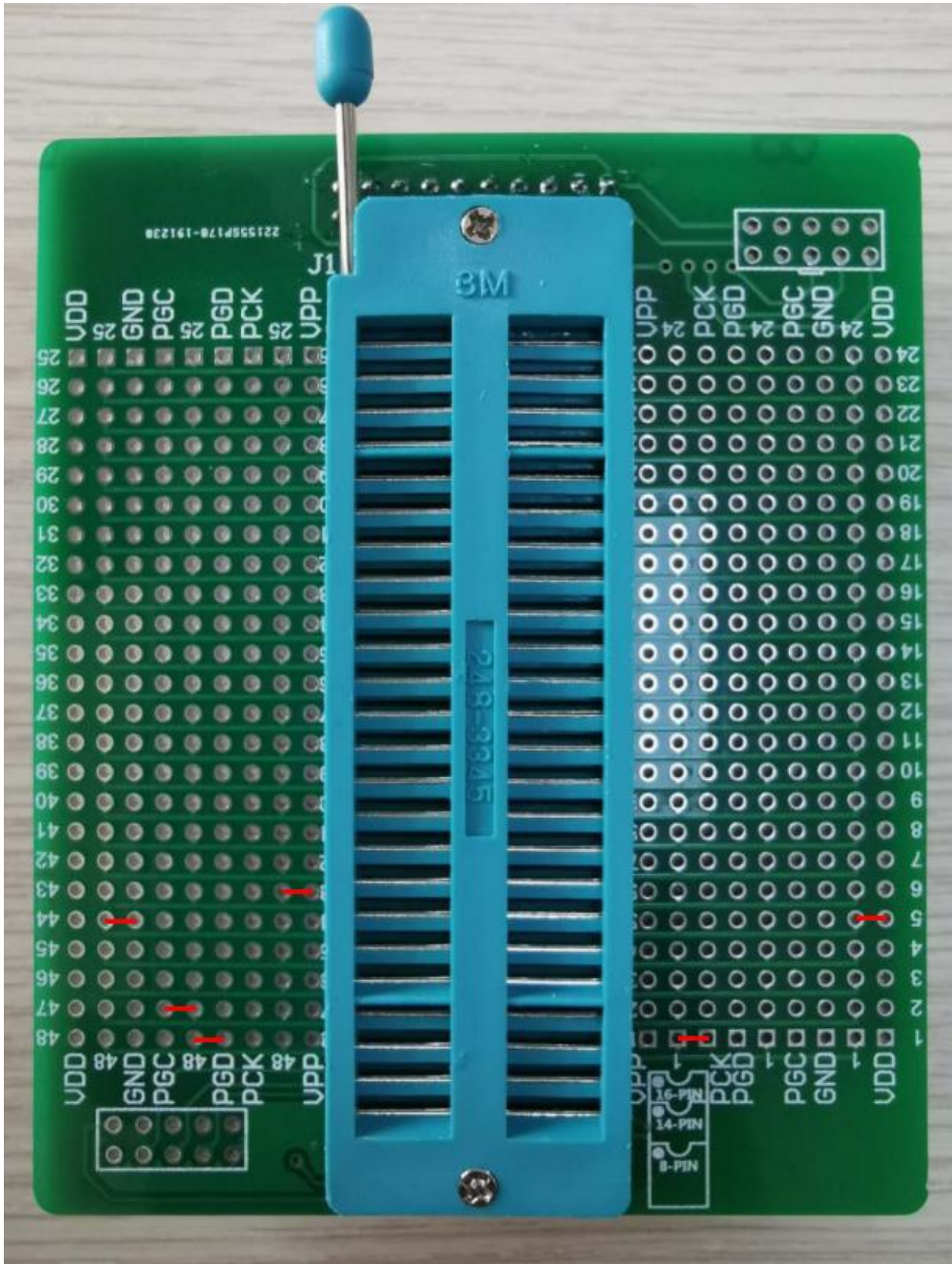
6. 19 HC18P020L-14PIN



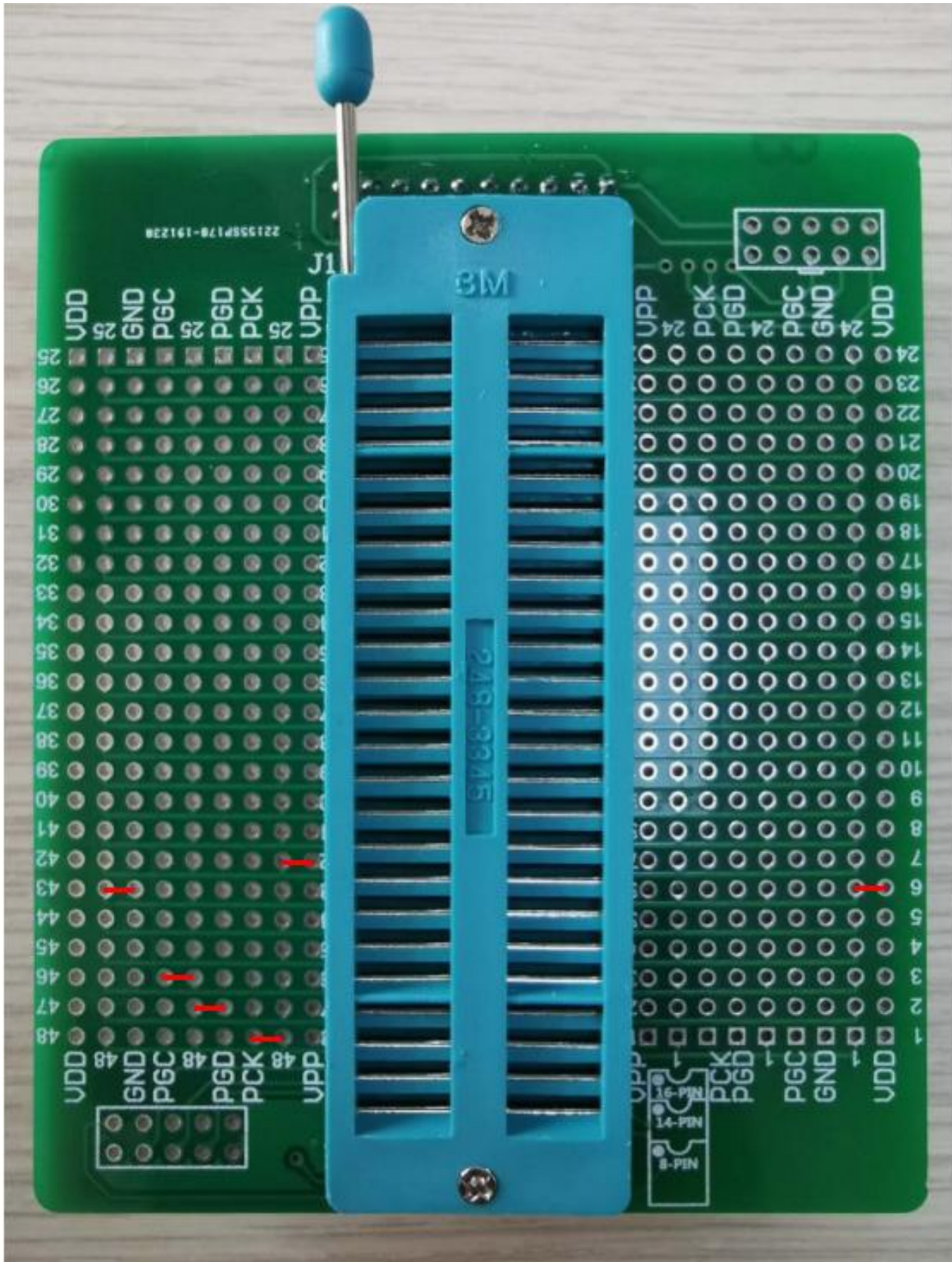
6. 20 HC18P020L-16PIN



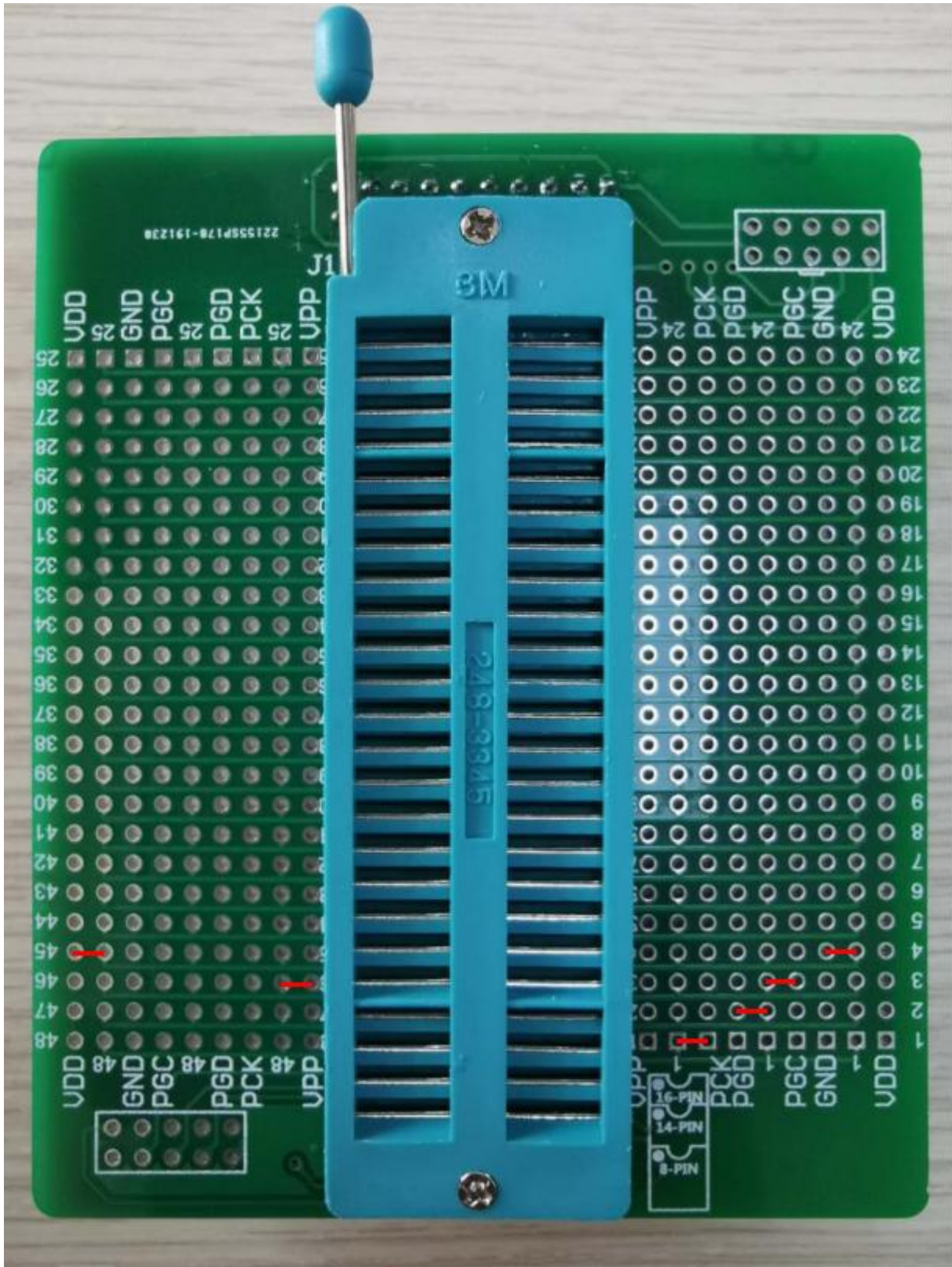
6.21 HC18P023L-SOP18/DIP18



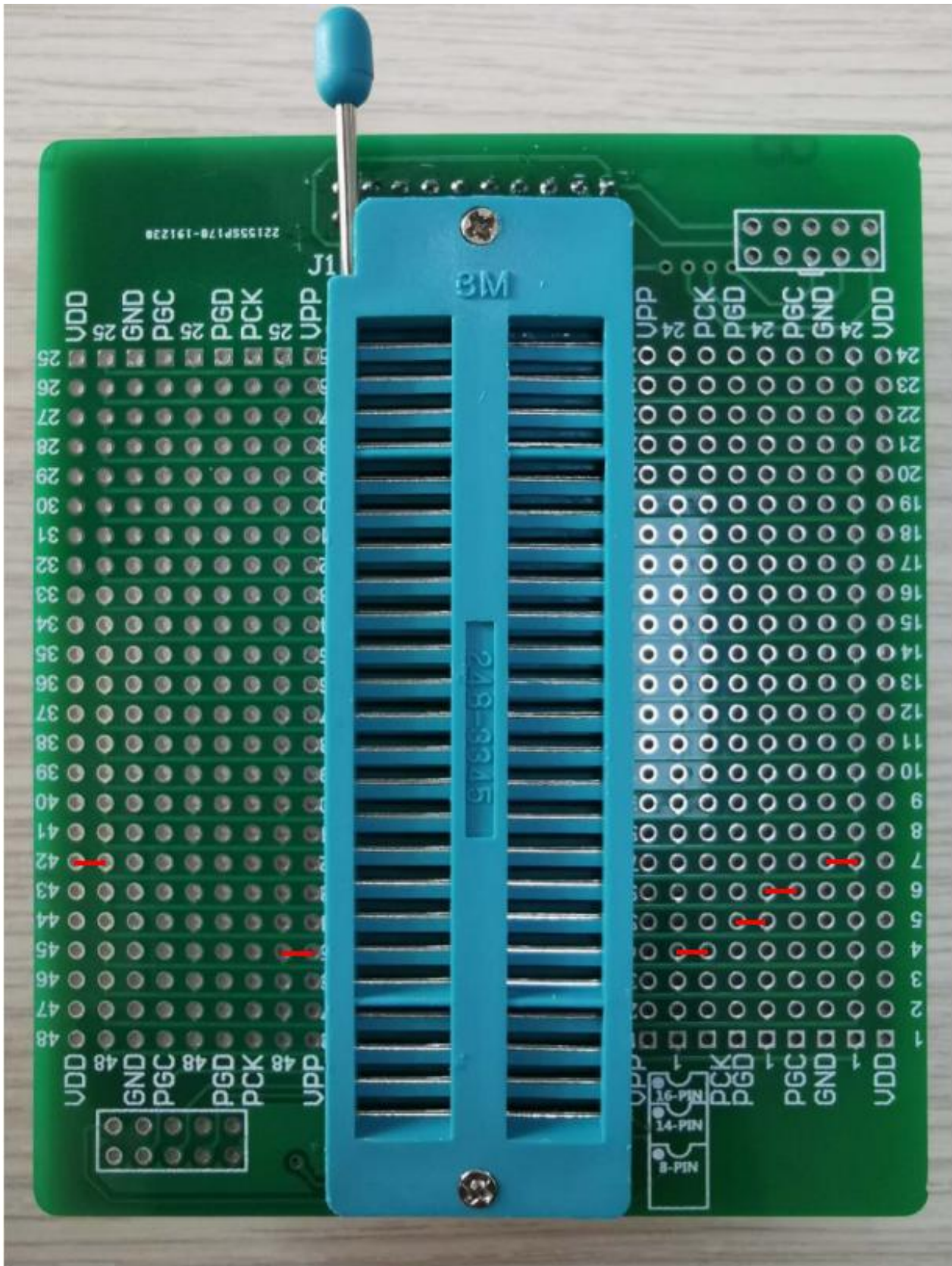
6.22 HC18P023L-SOP20



6.23 HC18P110L-8PIN

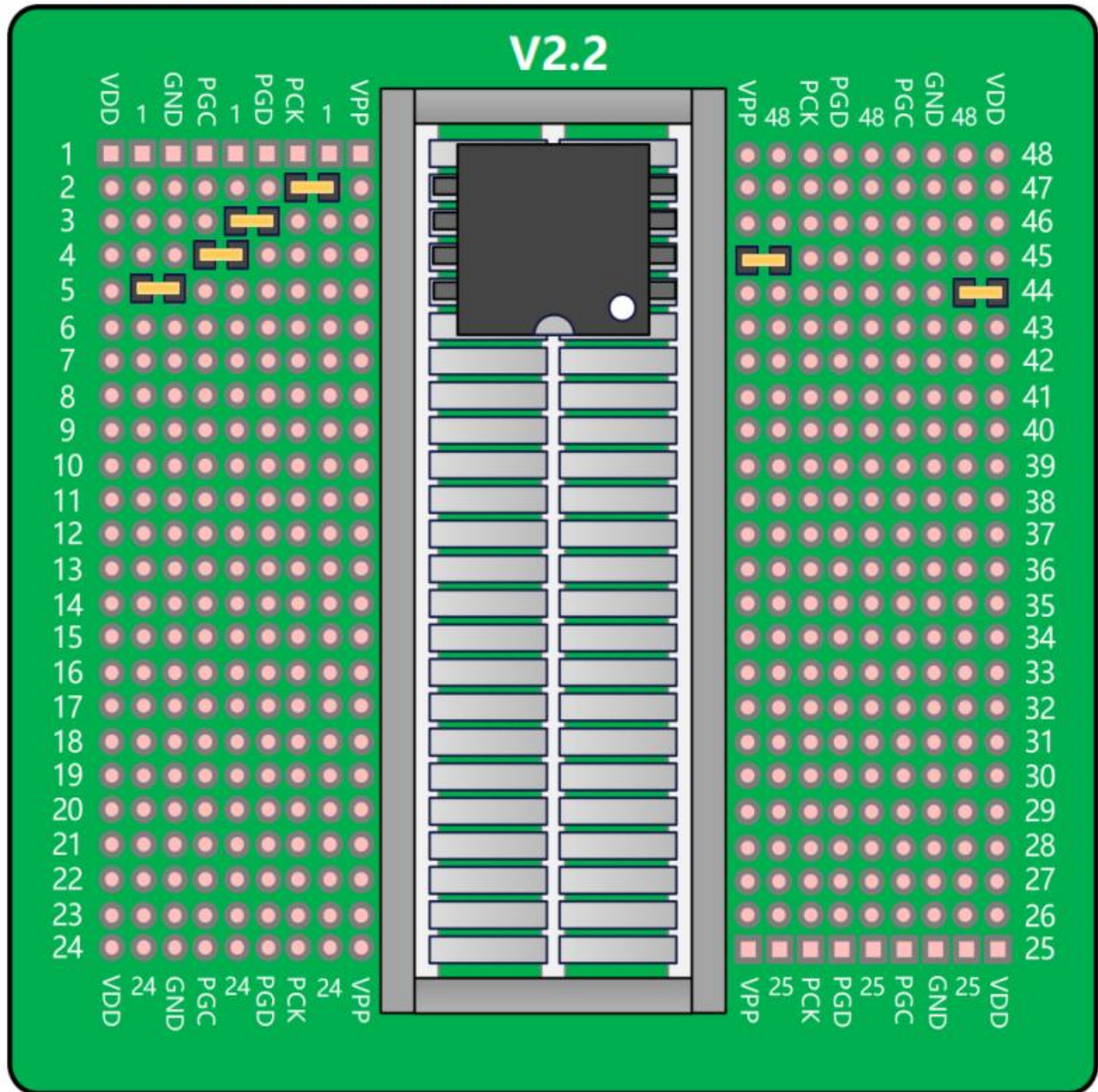


6. 24 HC18P110L-14PIN

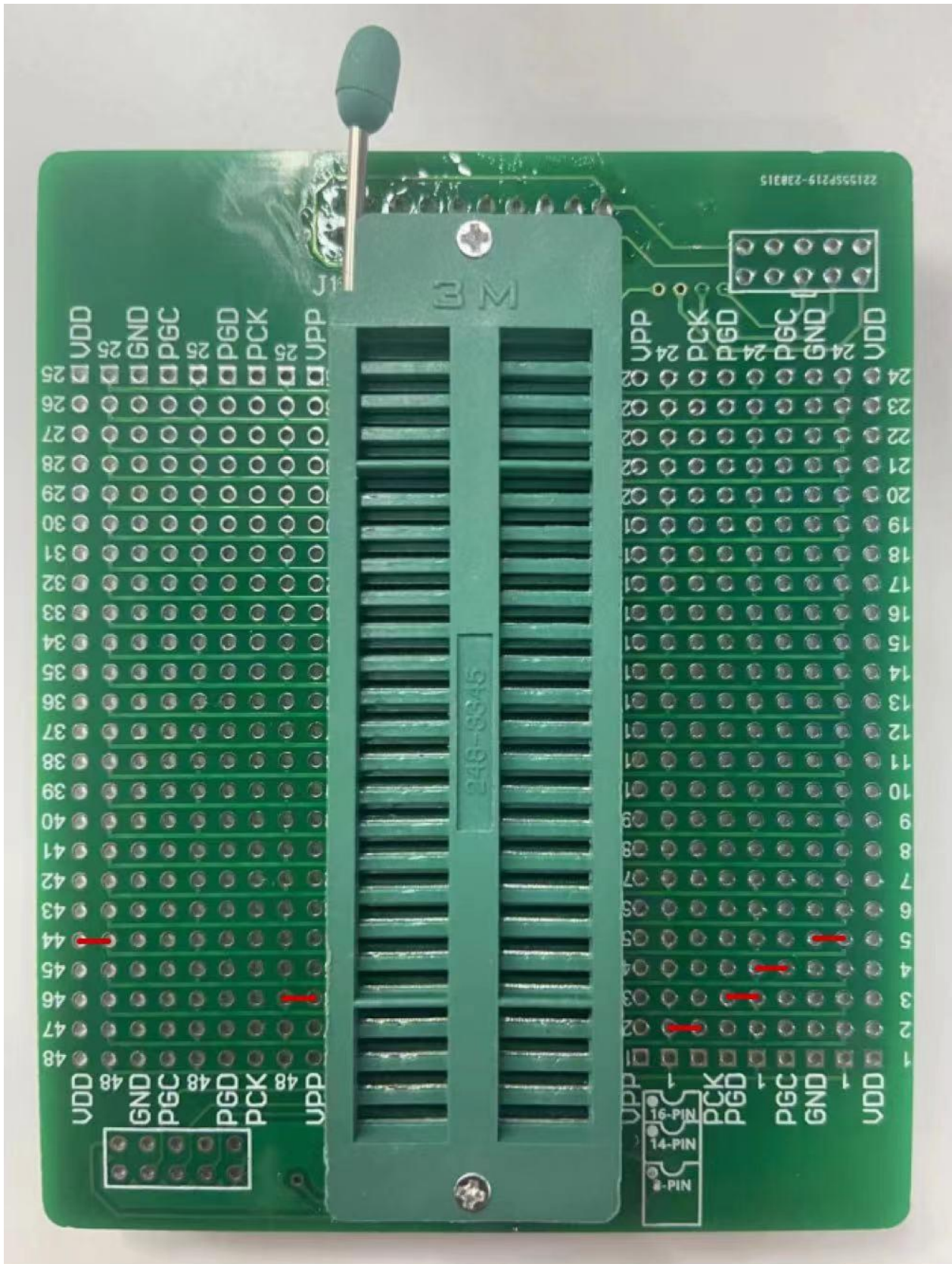


6.25 HC18P110A0-8PIN

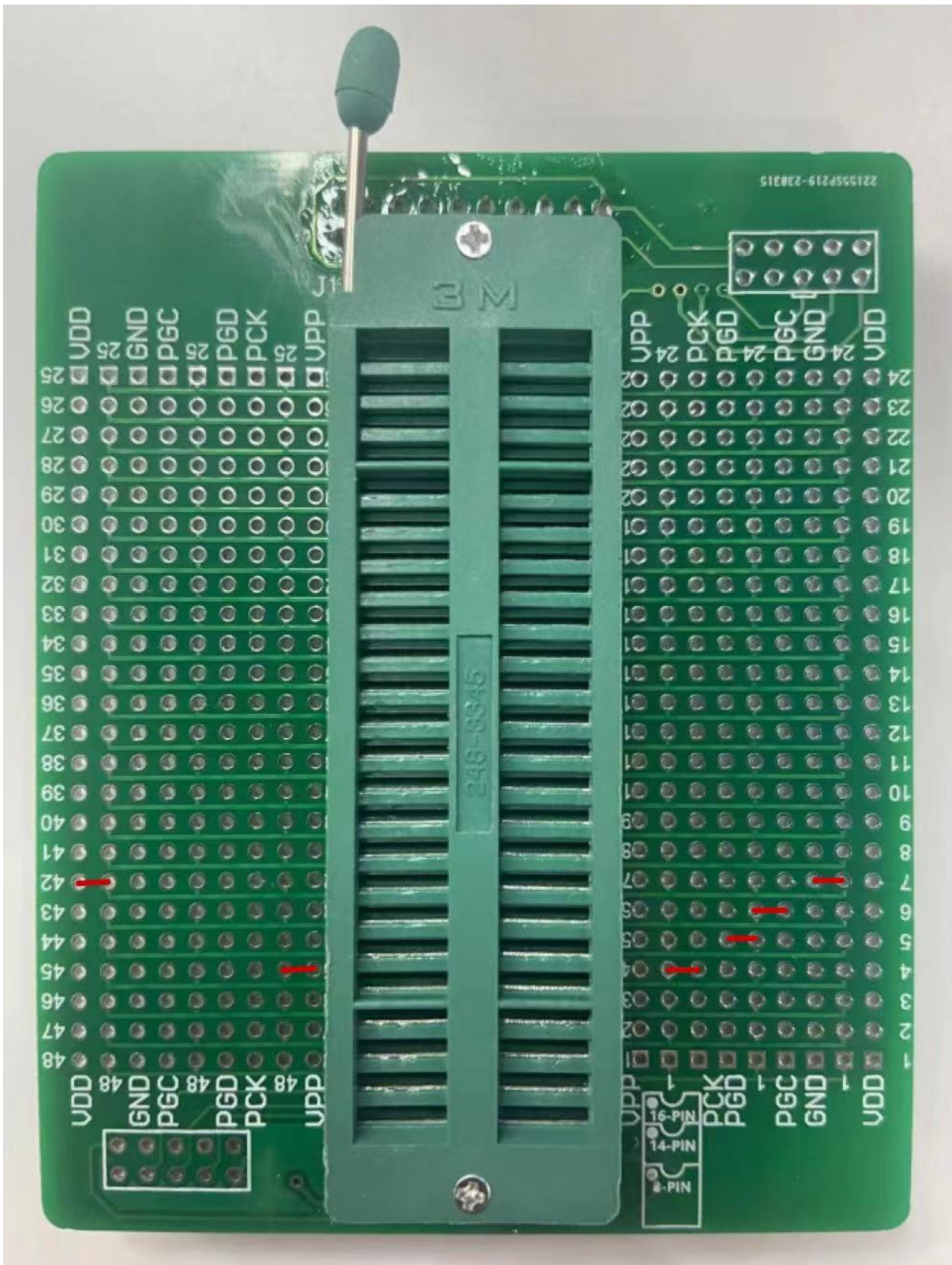
注：因 VPP 位置，烧录时需将芯片向下移 1 行



6. 26 HC18P110A0-10PIN

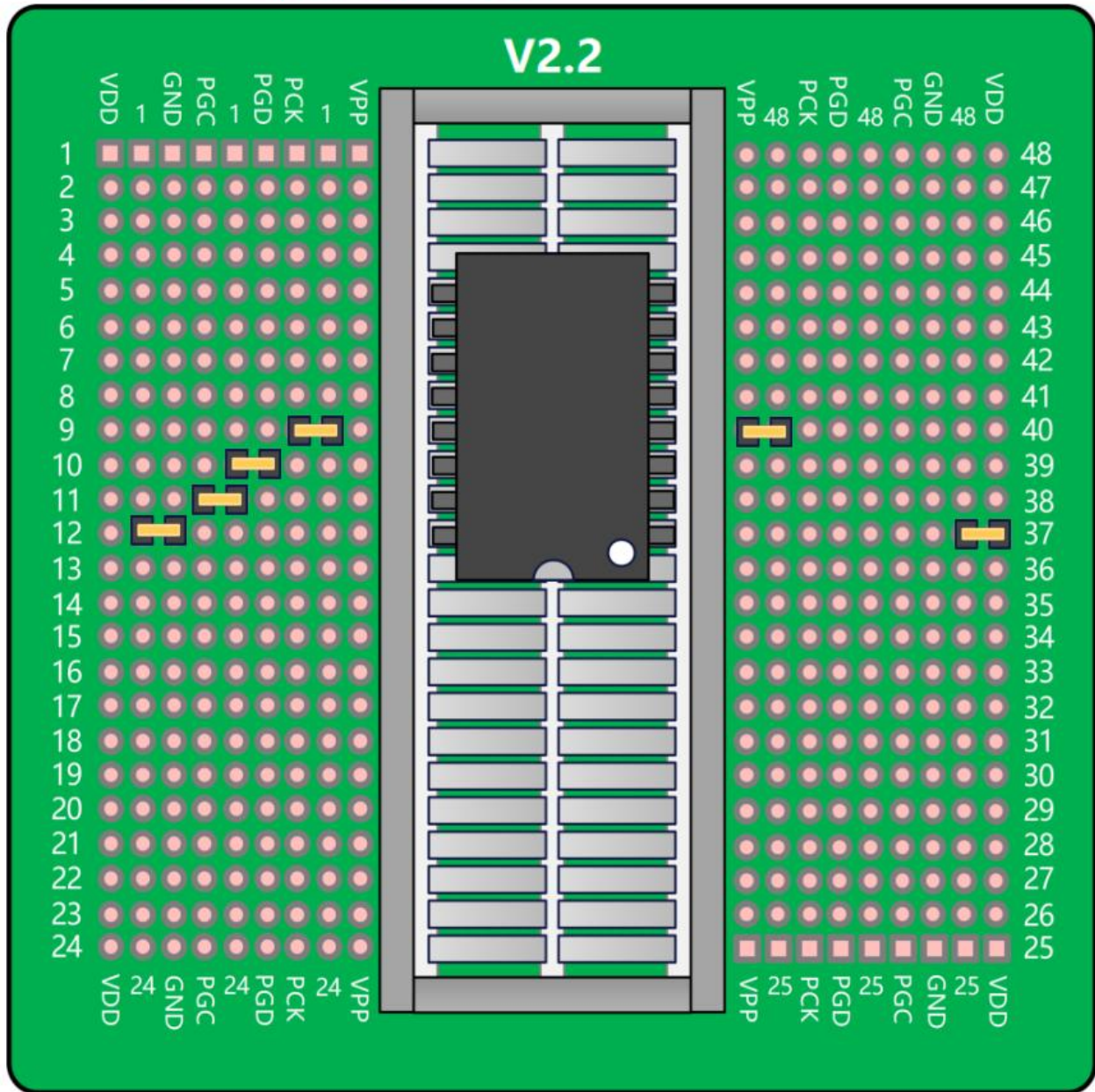


6.27 HC18P110B0-14PIN

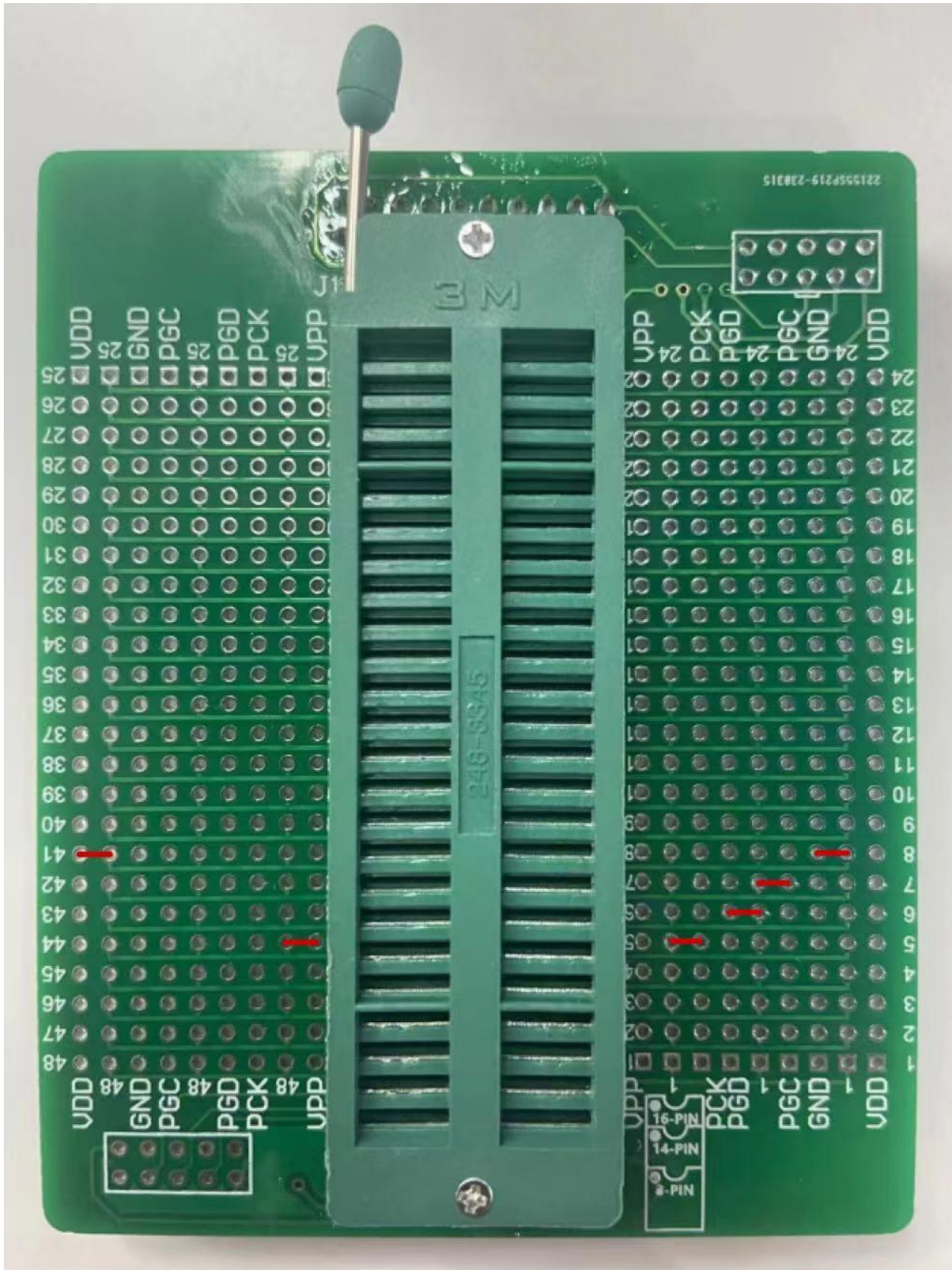


6.28 HC18P110B0-16PIN

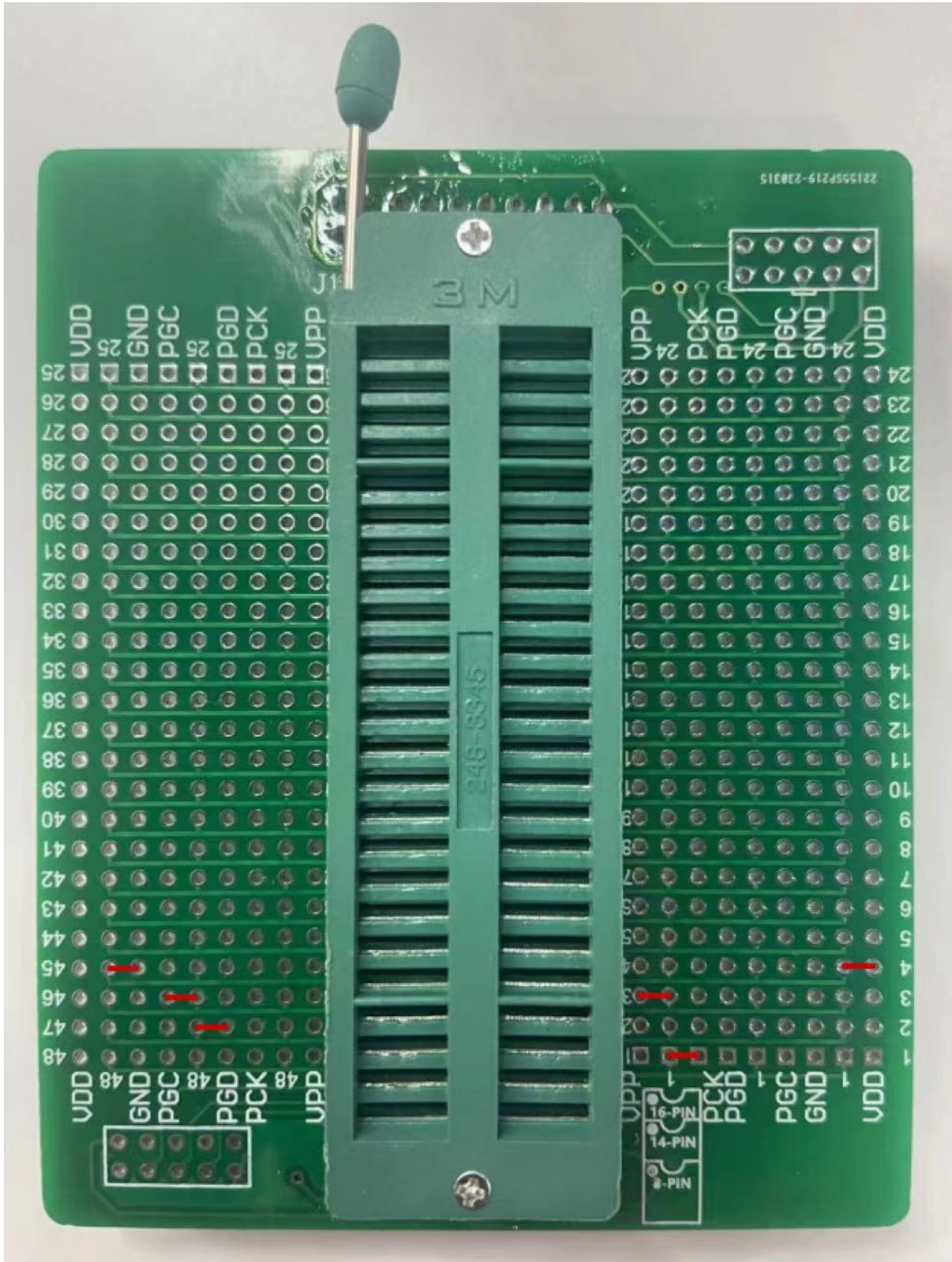
注：因 VPP 位置，烧录时需将芯片向下移 4 行



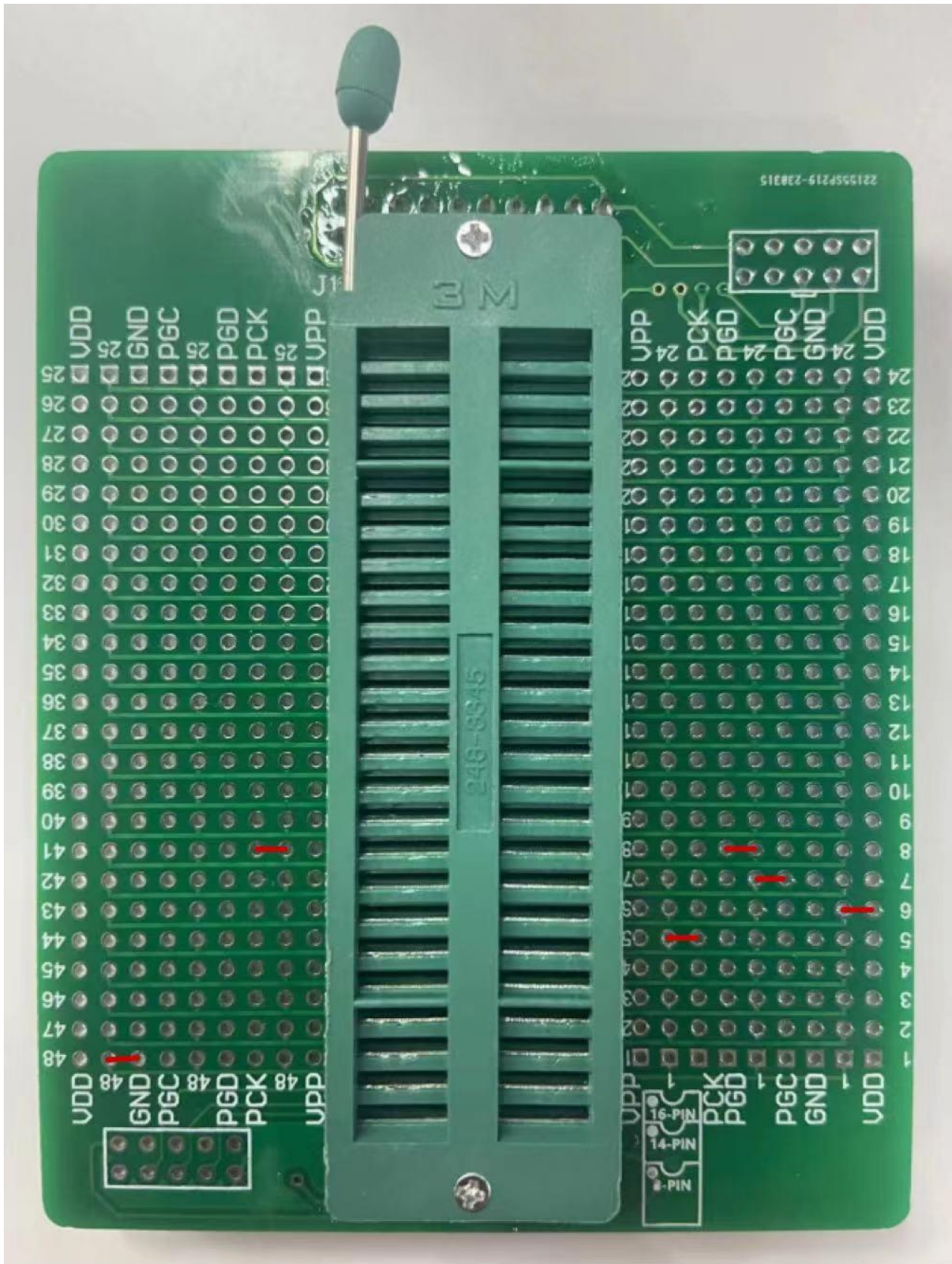
6.29 HC18P111L-16PIN



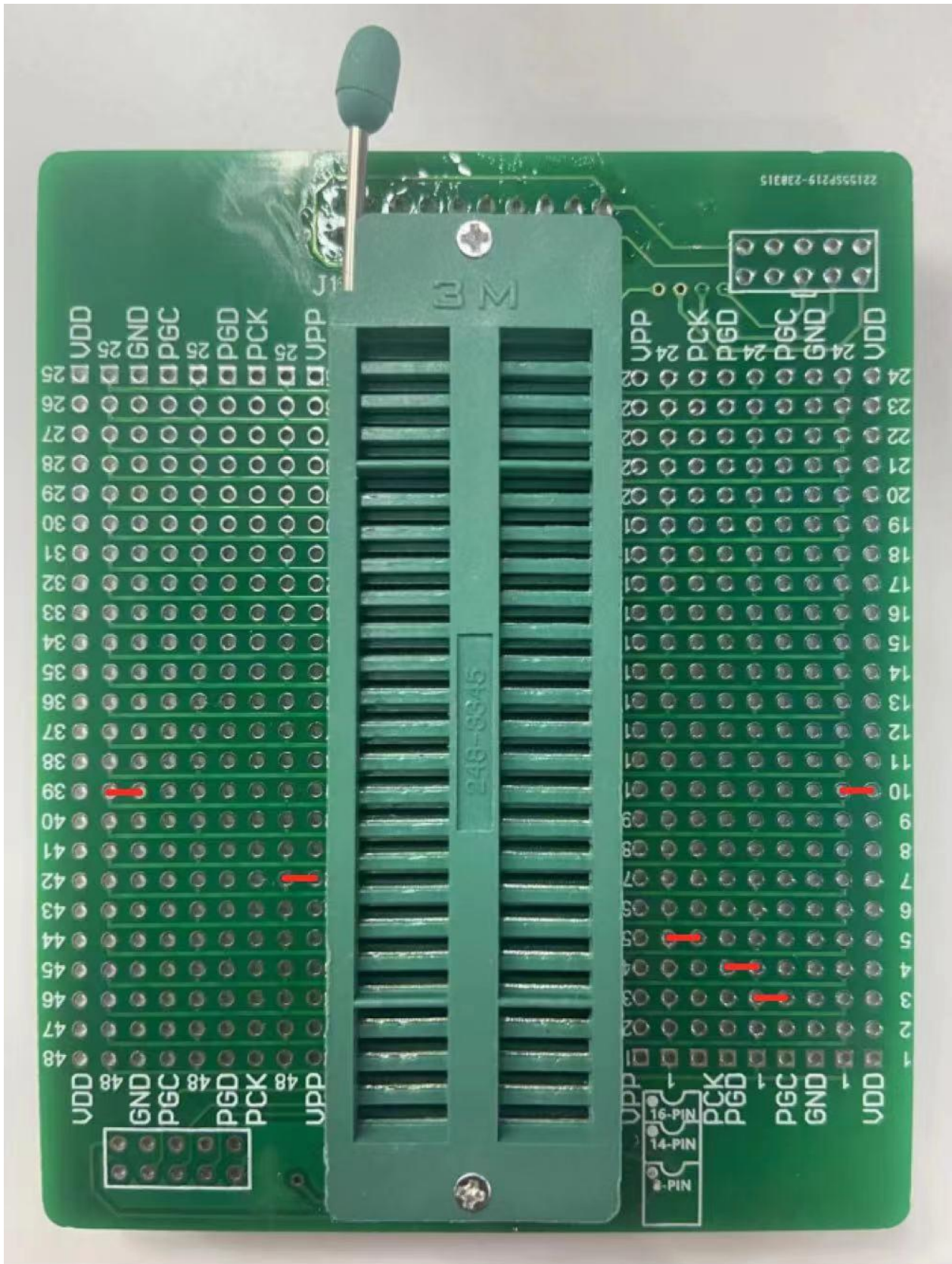
6.30 HC18P121L-8PIN



6.31 HC18P122L-16PIN

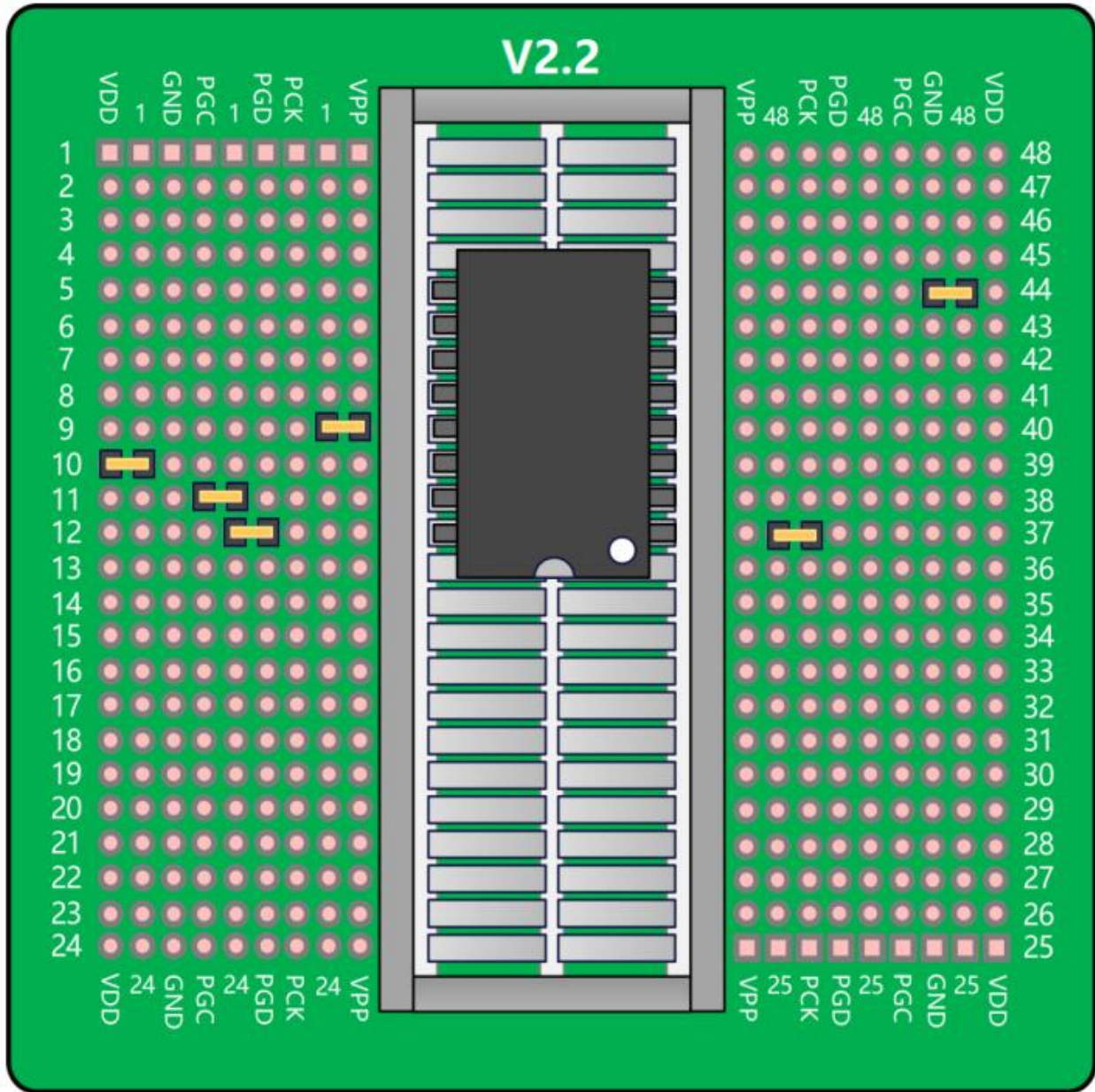


6. 32 HC18P123L-20PIN



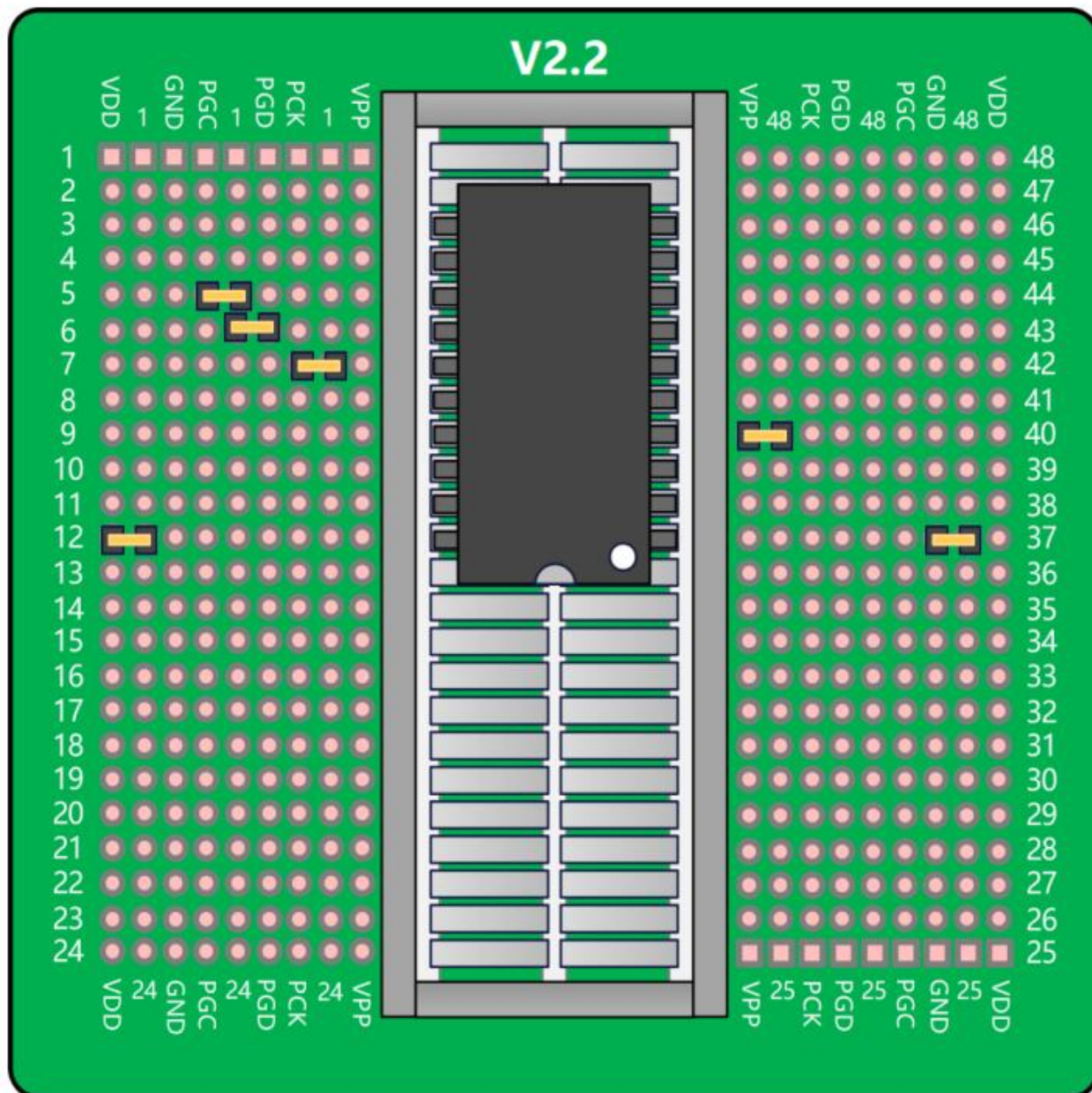
6.33 HC18P132L-16PIN

注：因 VPP 位置，烧录时需将芯片向下移 4 行

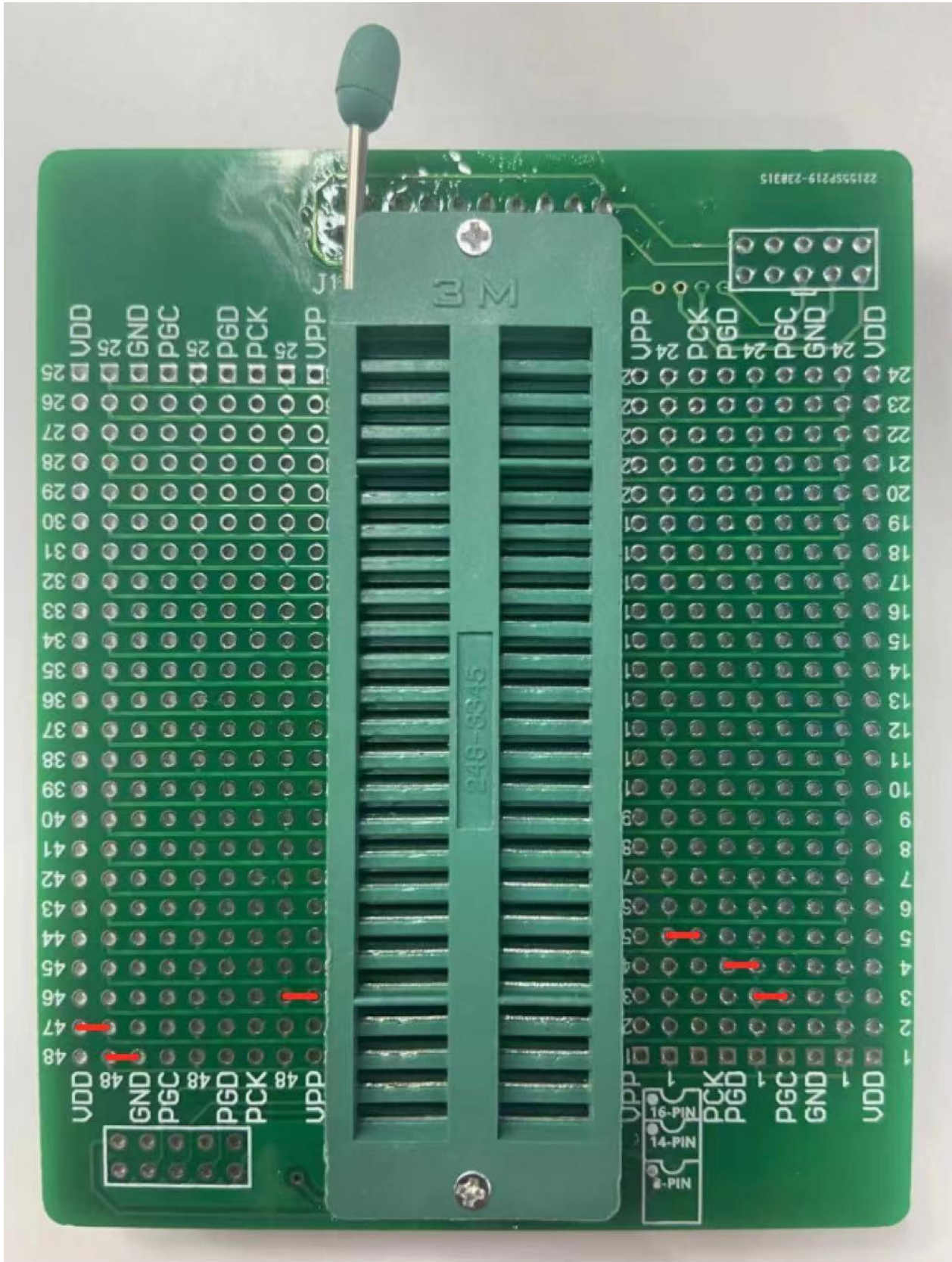


6.34 HC18P133L-20PIN

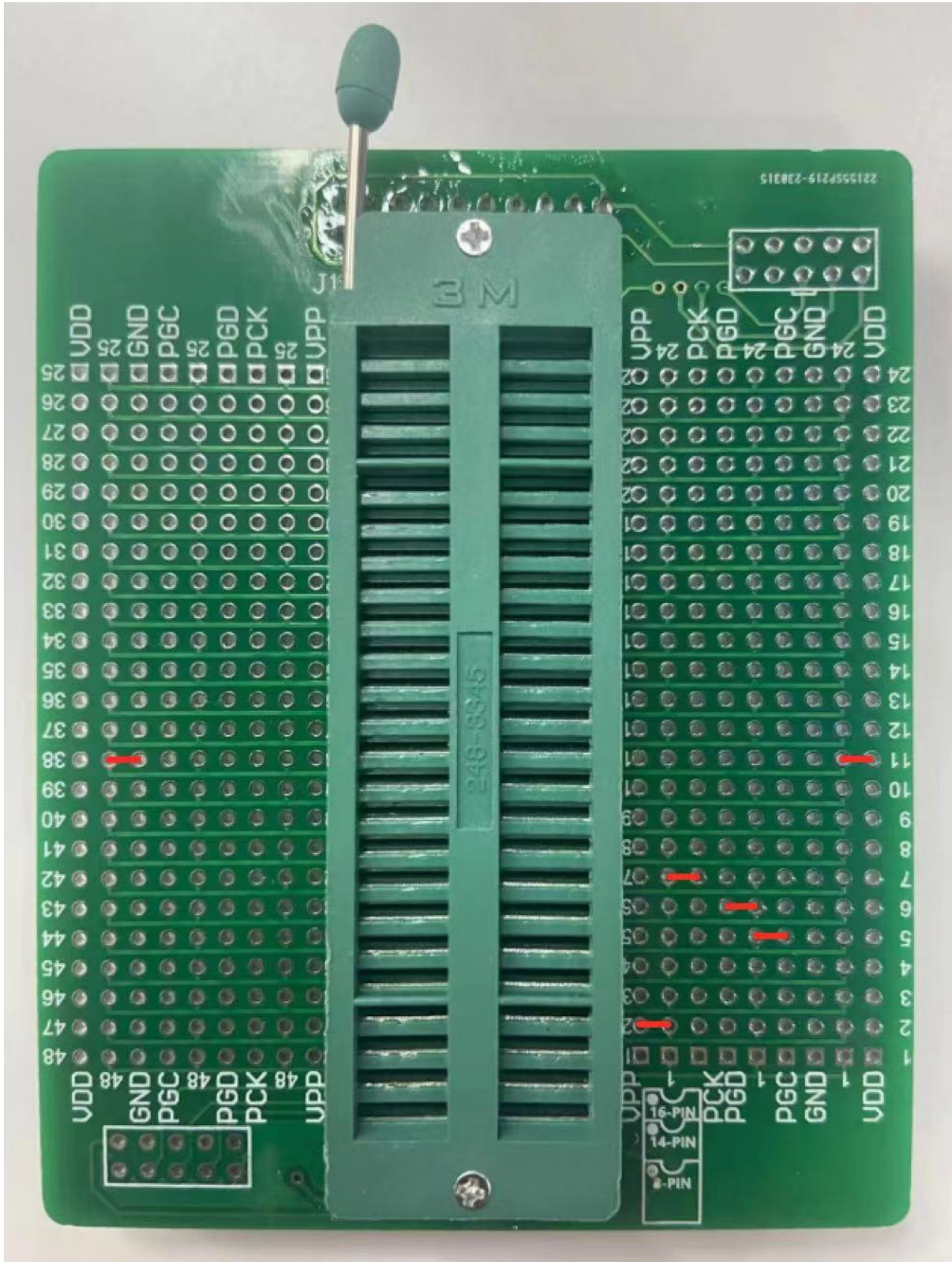
注：因 VPP 位置，烧录时需将芯片向下移 2 行



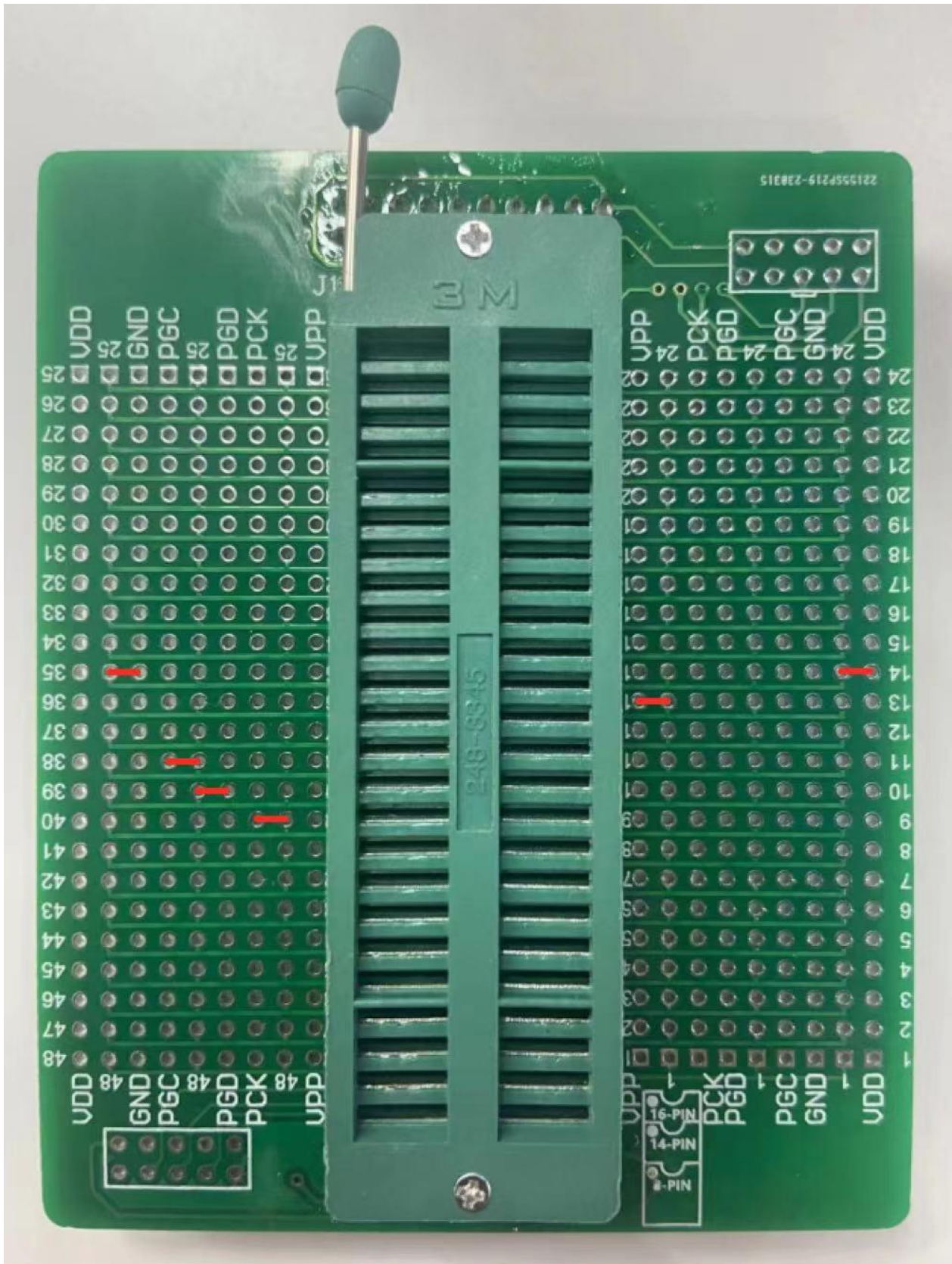
6.35 HC18P133L-QFN20



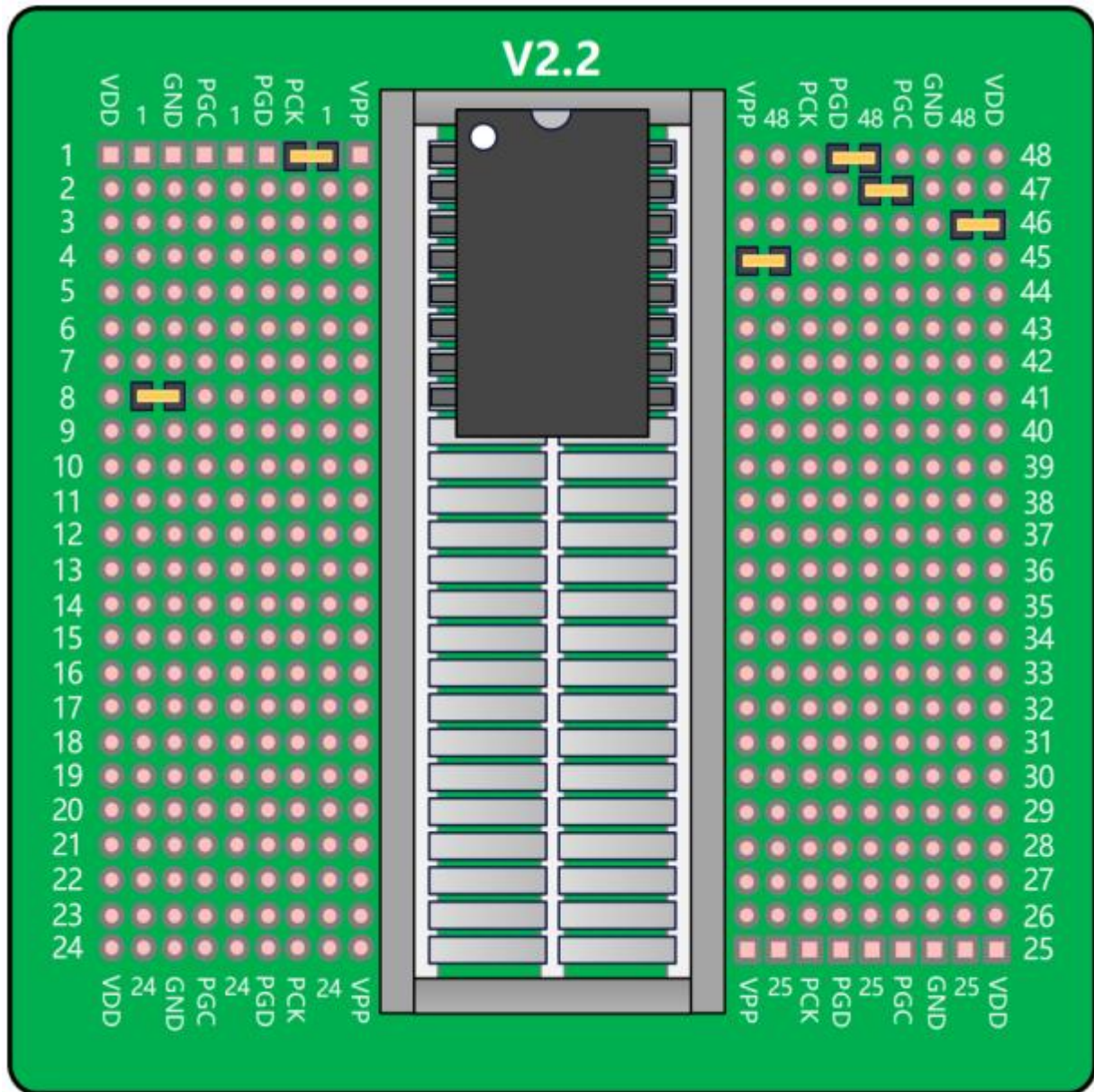
6. 36 HC18P133L-24PIN



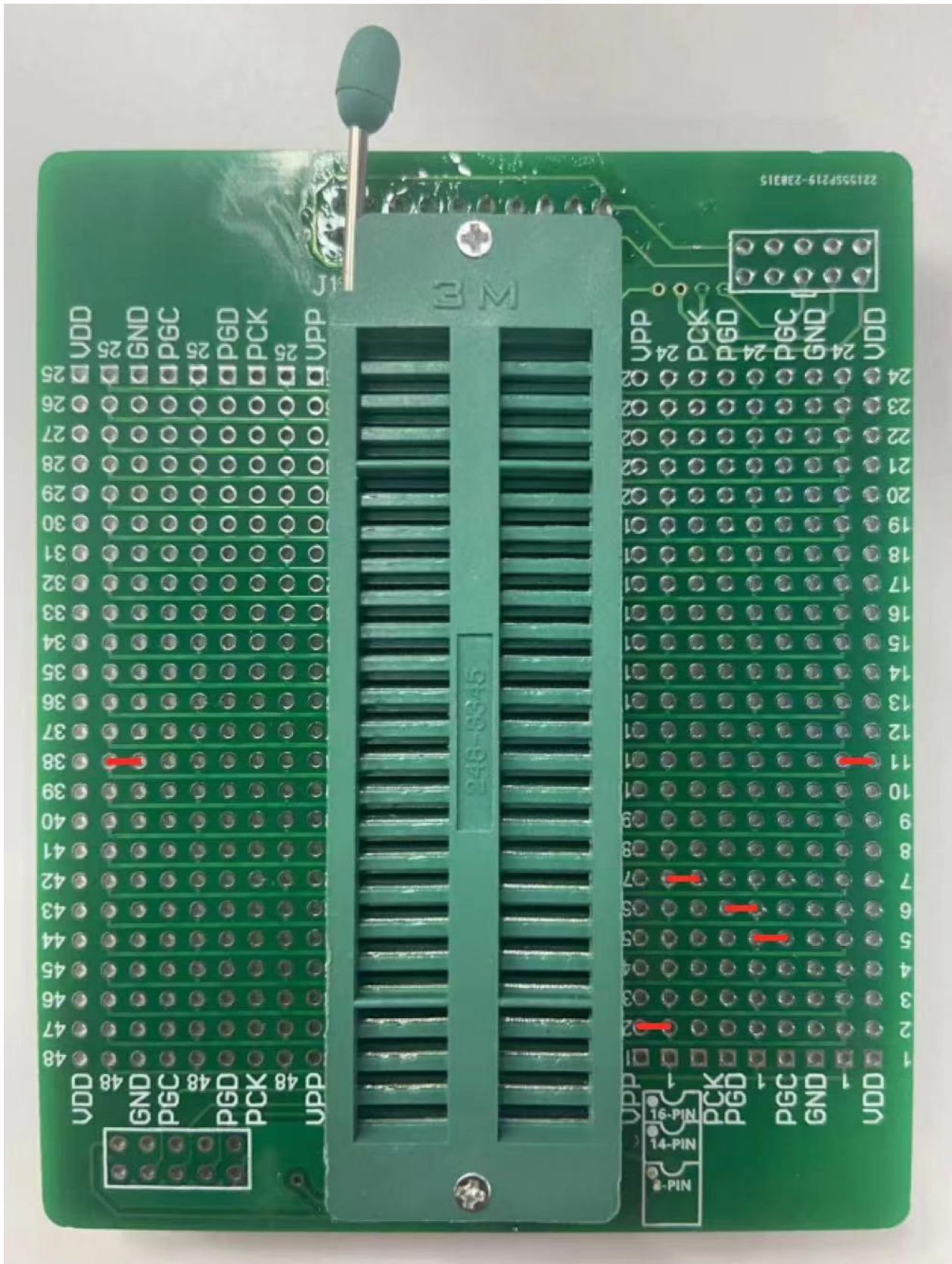
6. 37 HC18P134L-28PIN



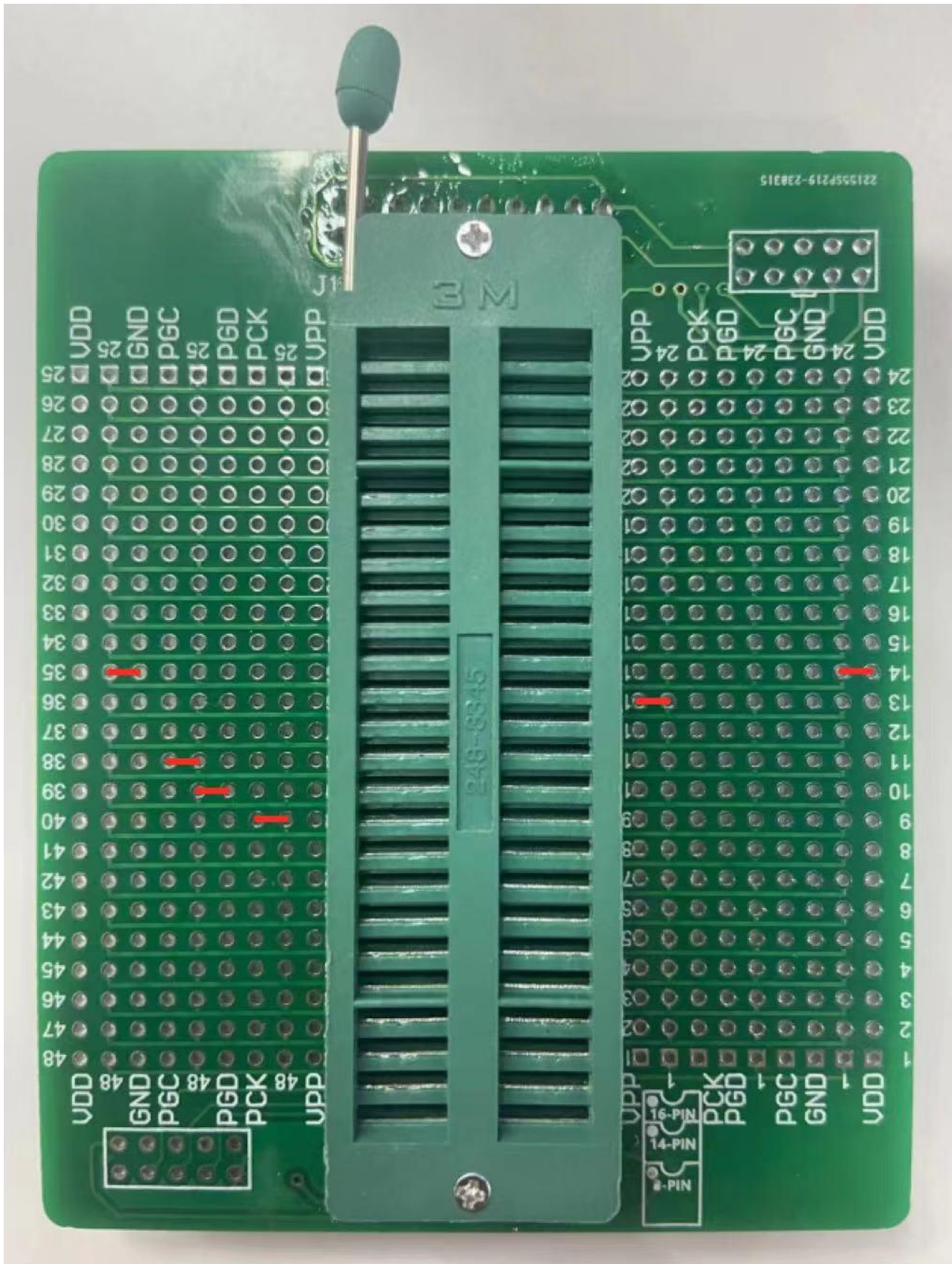
6. 38 HC18P232L-16PIN



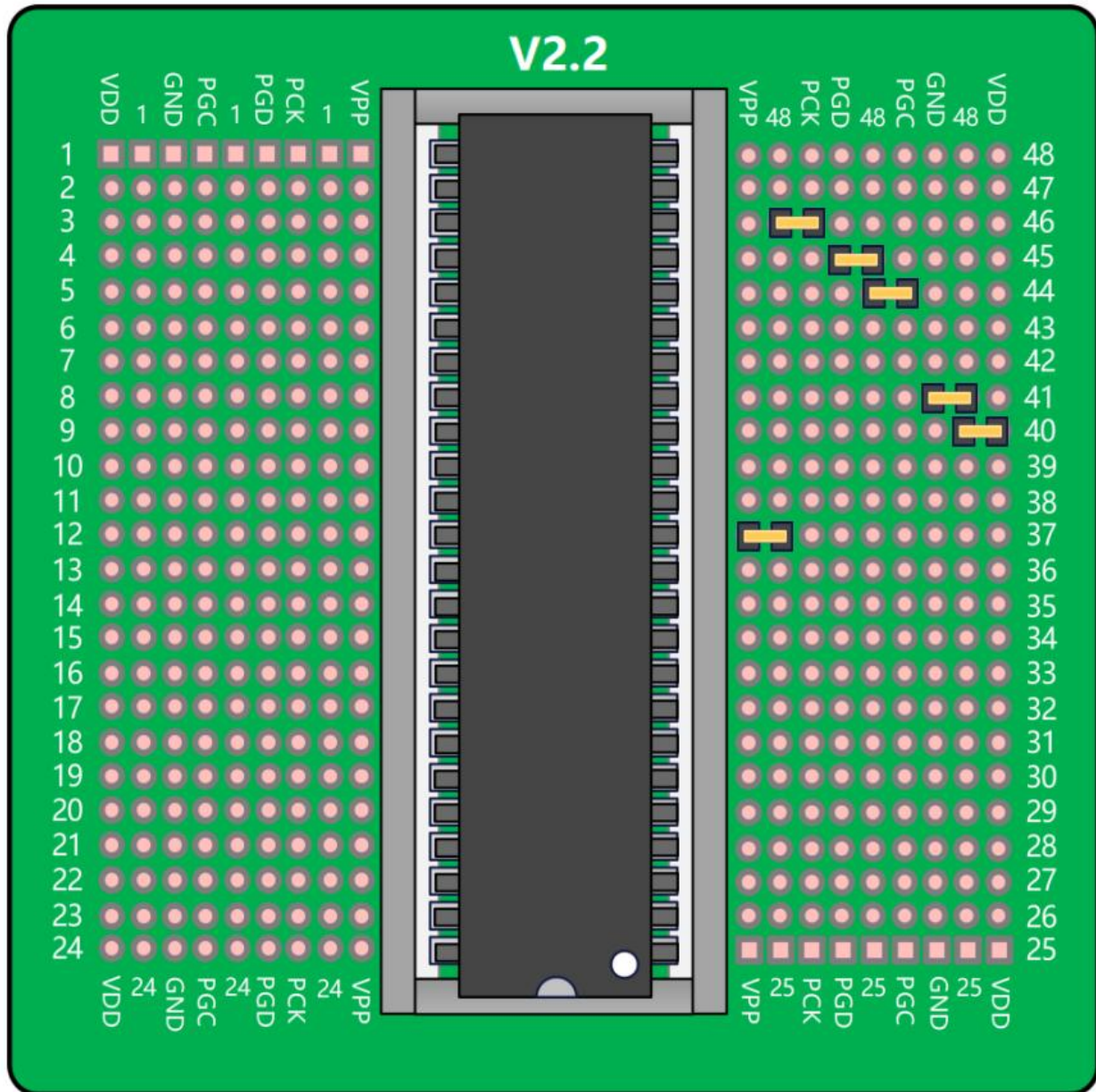
6. 39 HC18P233L-24PIN



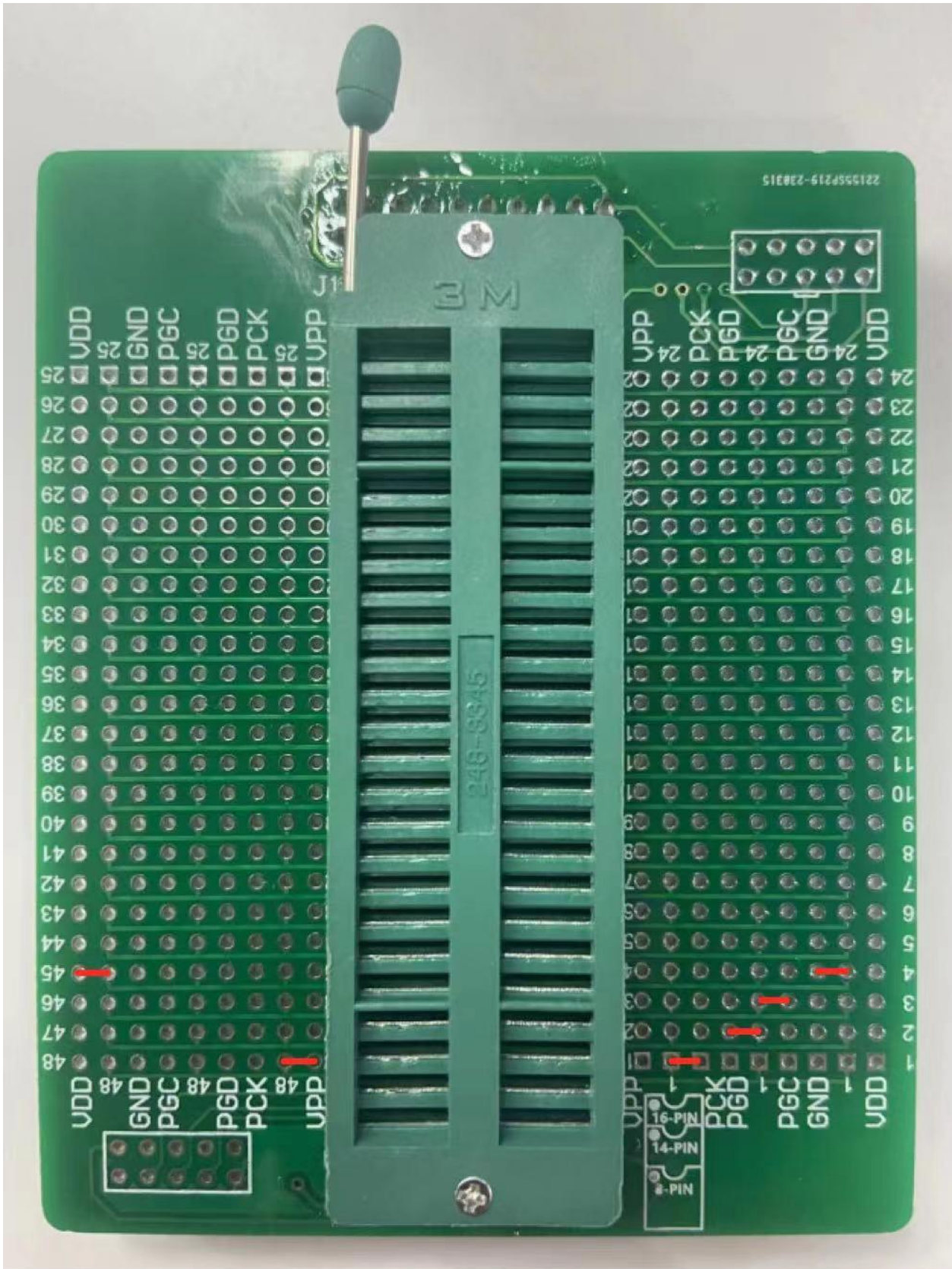
6. 40 HC18P234L-28PIN



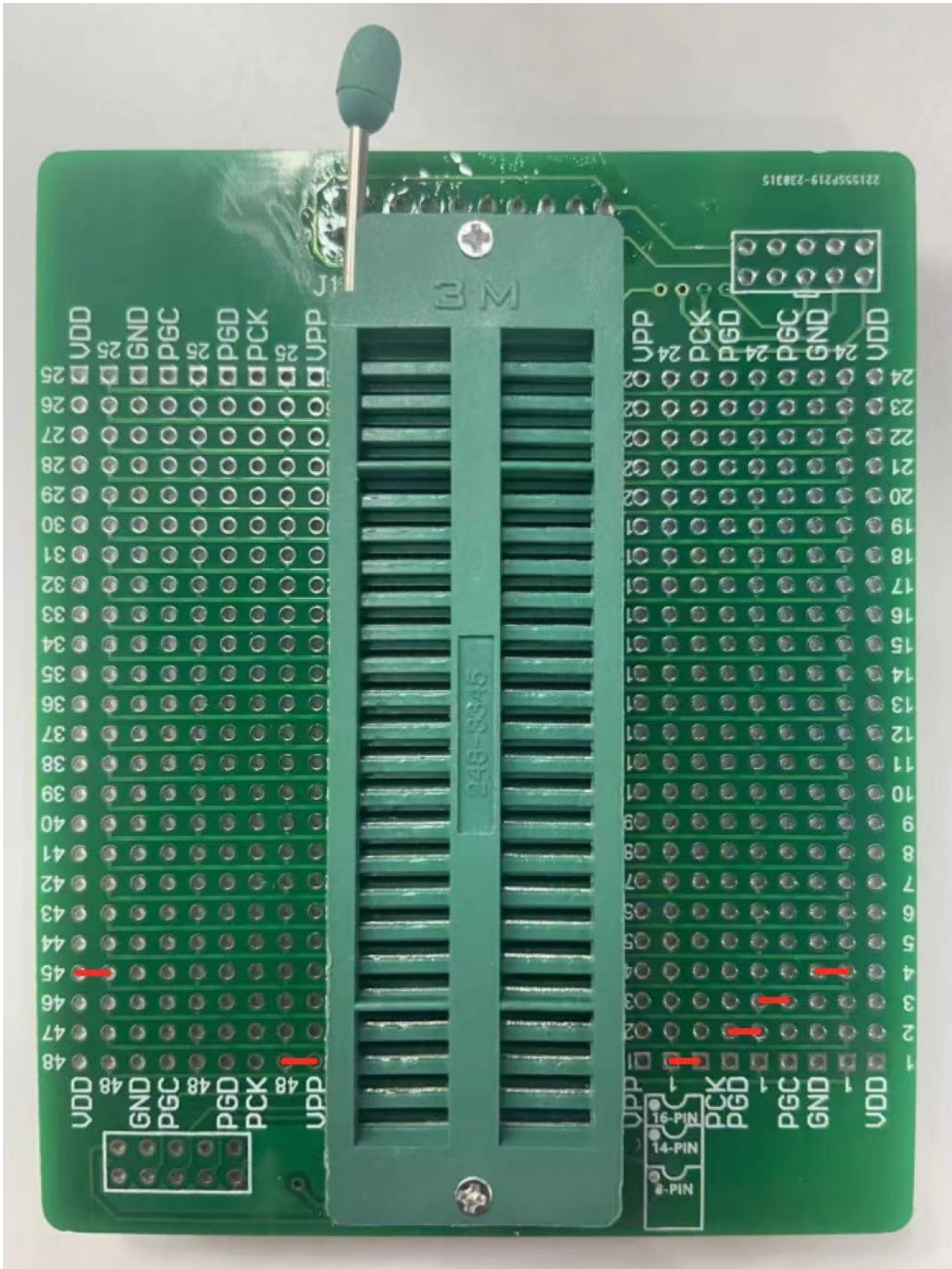
6. 41 HC18P235L-LQFP48



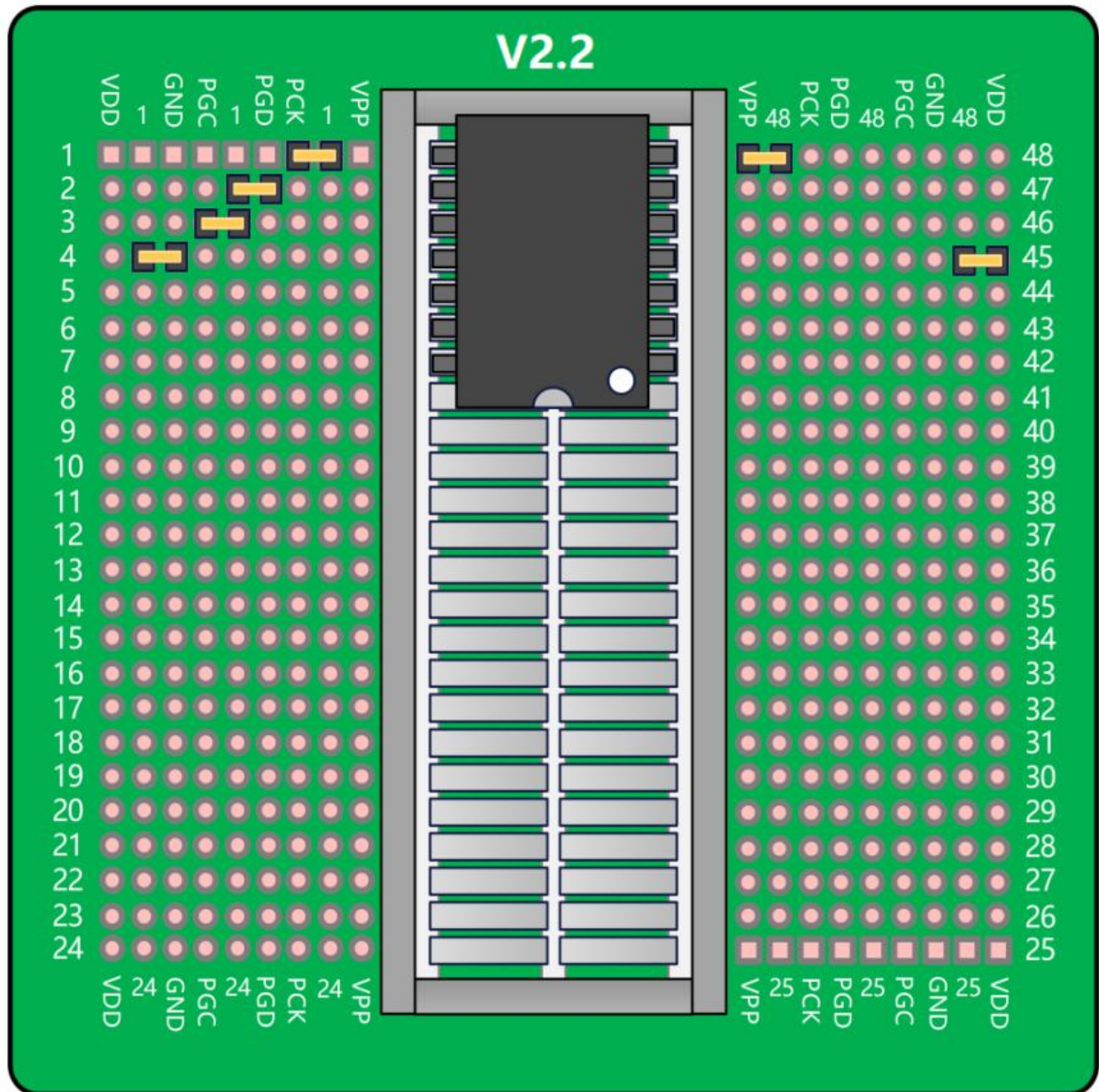
6.42 HC16P015A0-8PIN



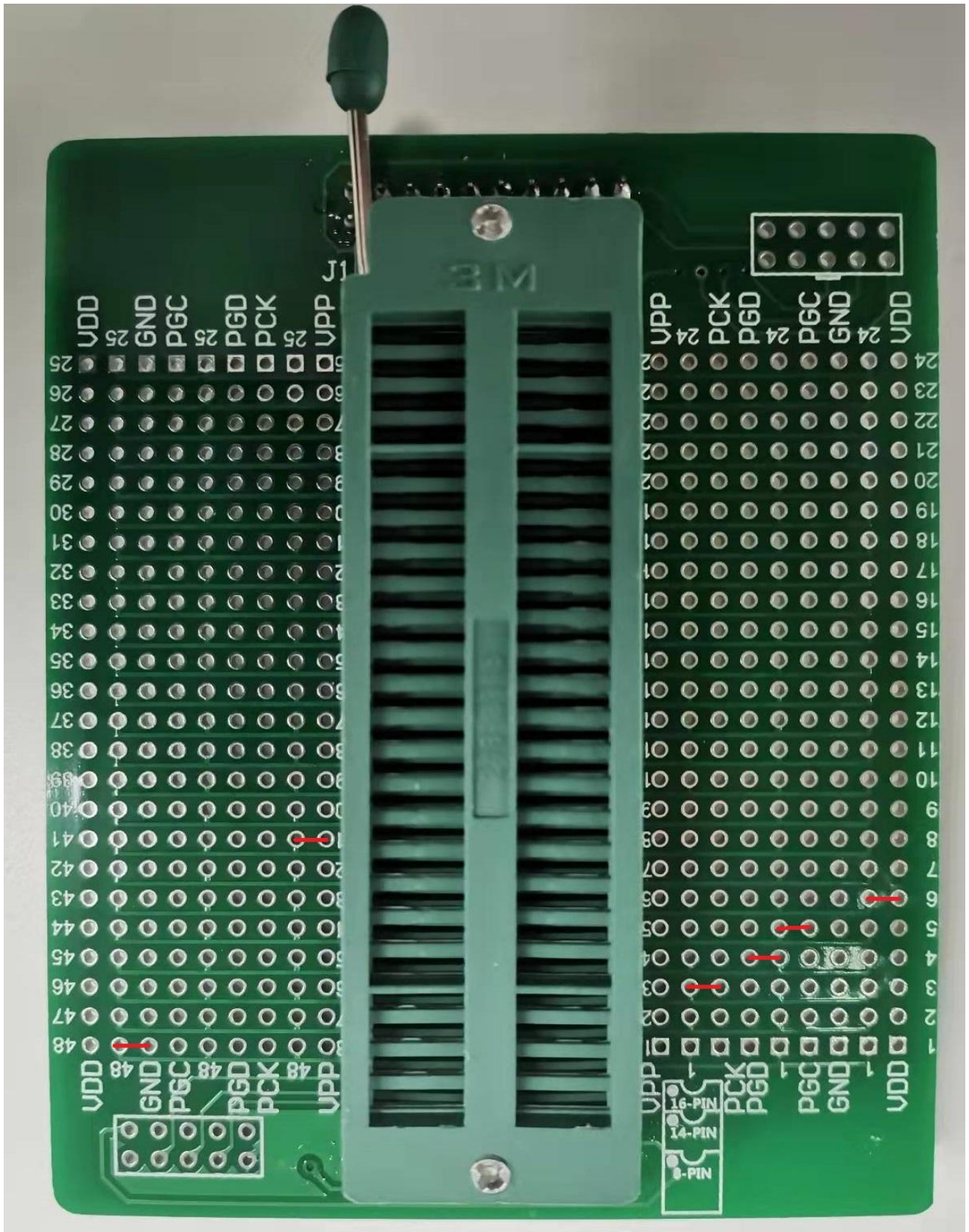
6.43 HC16P015B0-16PIN



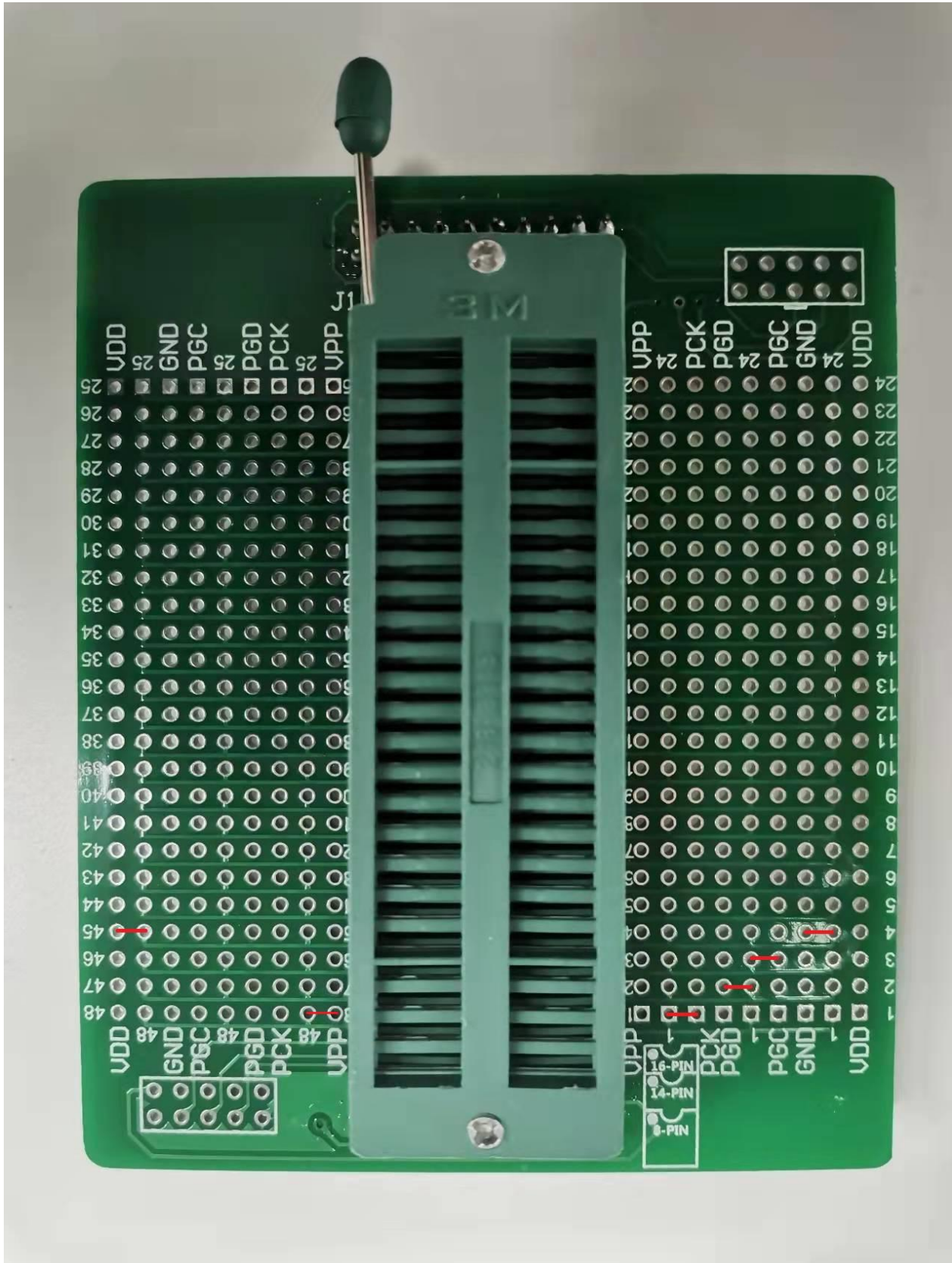
6. 44 HC16P015B0-14PIN



6.45 HC16P100B1-16PIN



6. 46 HC16P122A1-8PIN



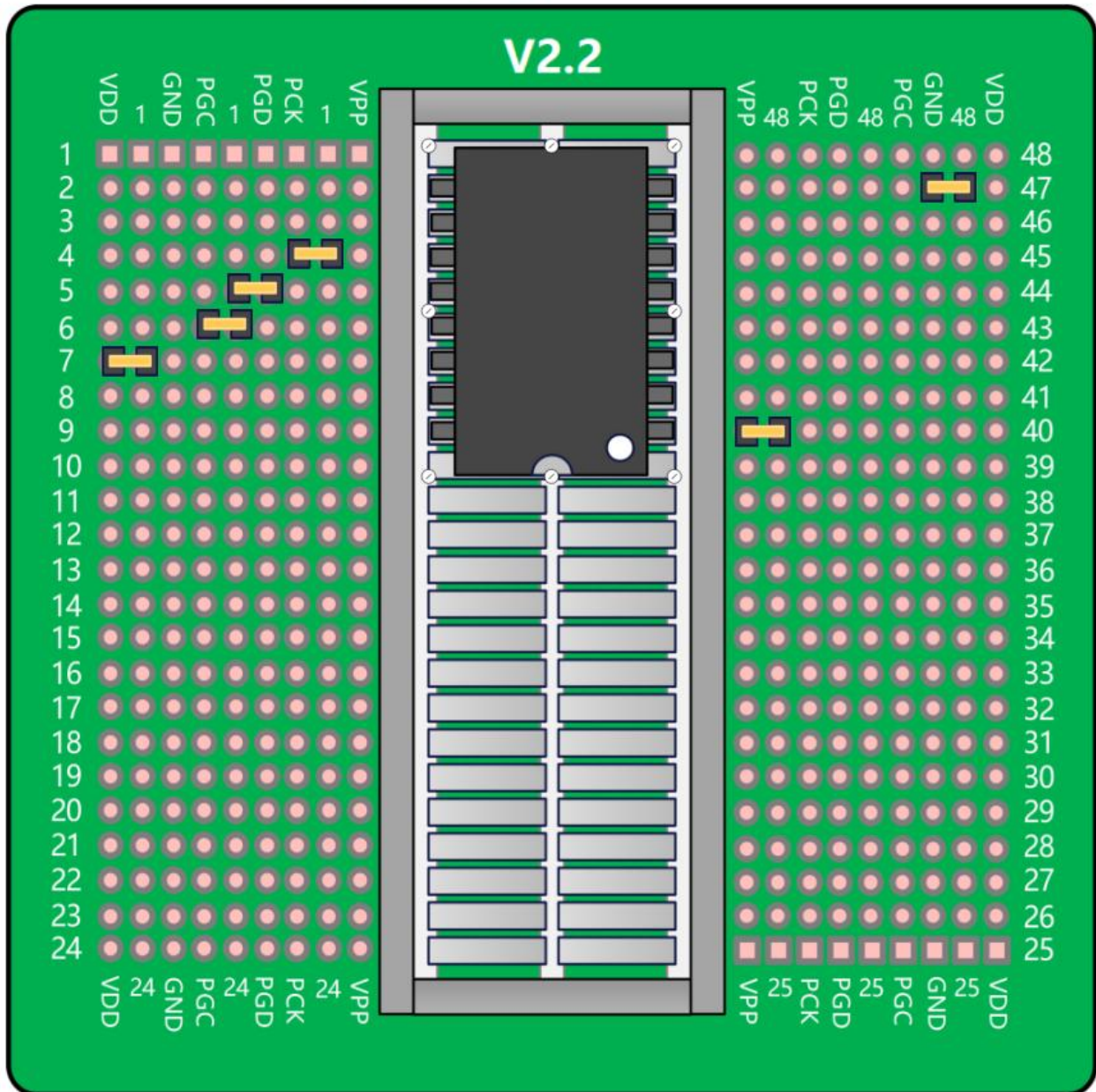
The image shows a green printed circuit board (PCB) with a central vertical slot. A green plastic component, possibly a connector or a switch, is inserted into this slot. The PCB has numerous circular pads and labels for various pins and components. On the left side, there is a small black component. The labels on the PCB include:

- Top Labels:** J1, 3M, YPP, PCK, PGD, PGC, GND, YDD.
- Bottom Labels:** YDD, GND, PGC, PGD, PCK, YPP.
- Right Side Labels:** YDD, GND, PGC, PGD, PCK, YPP.
- Left Side Labels:** YDD, GND, PGC, PGD, PCK, YPP.
- Bottom Right Labels:** 16-PIN, 14-PIN, 8-PIN.

The PCB also features a grid of circular pads, some of which are marked with red lines. A small black component is visible on the left side of the PCB.

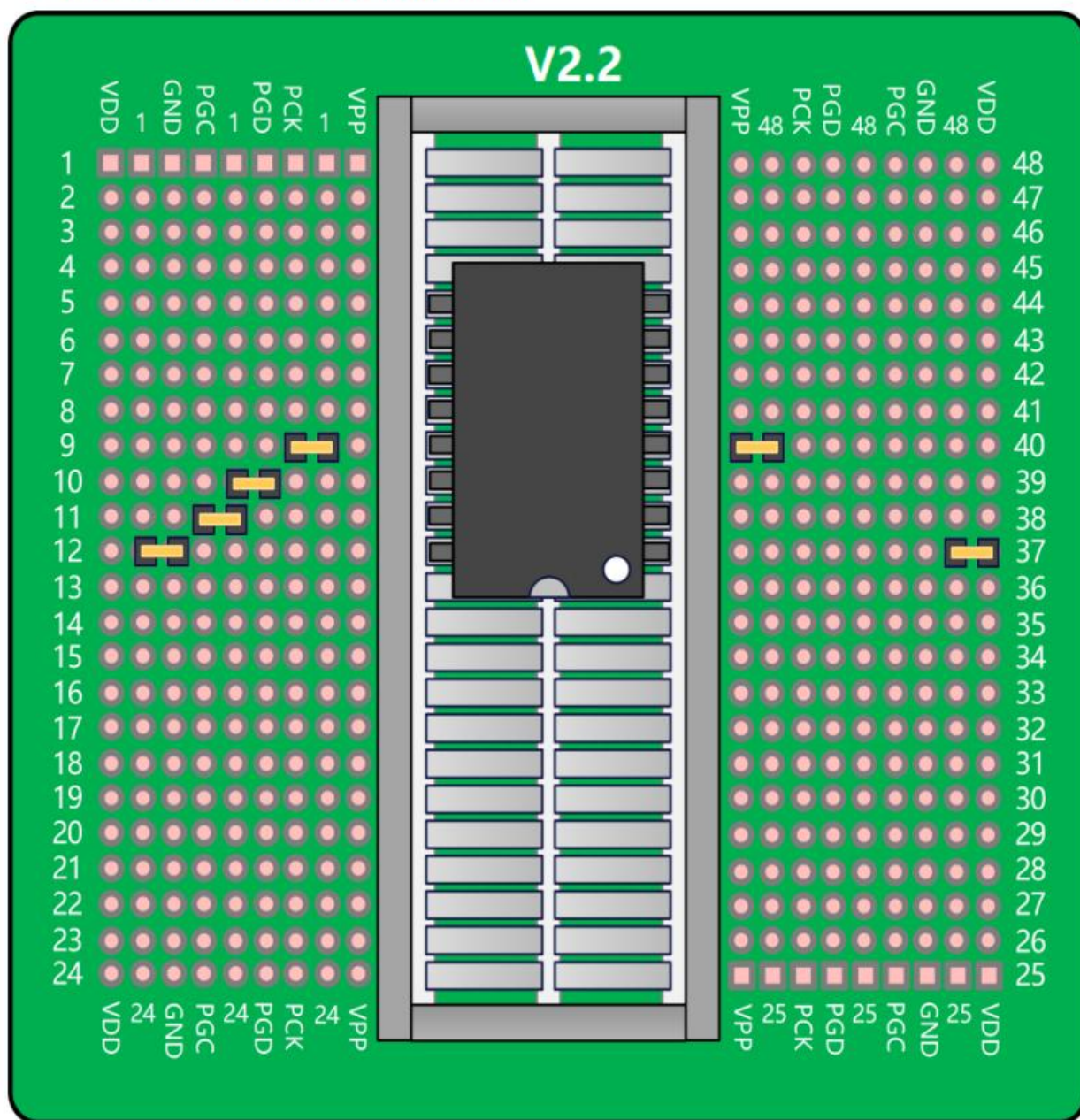
6.48 HC16P122B1-16PIN-SOP16_T

注：因 VPP 位置，烧录时需将芯片向下移 1 行

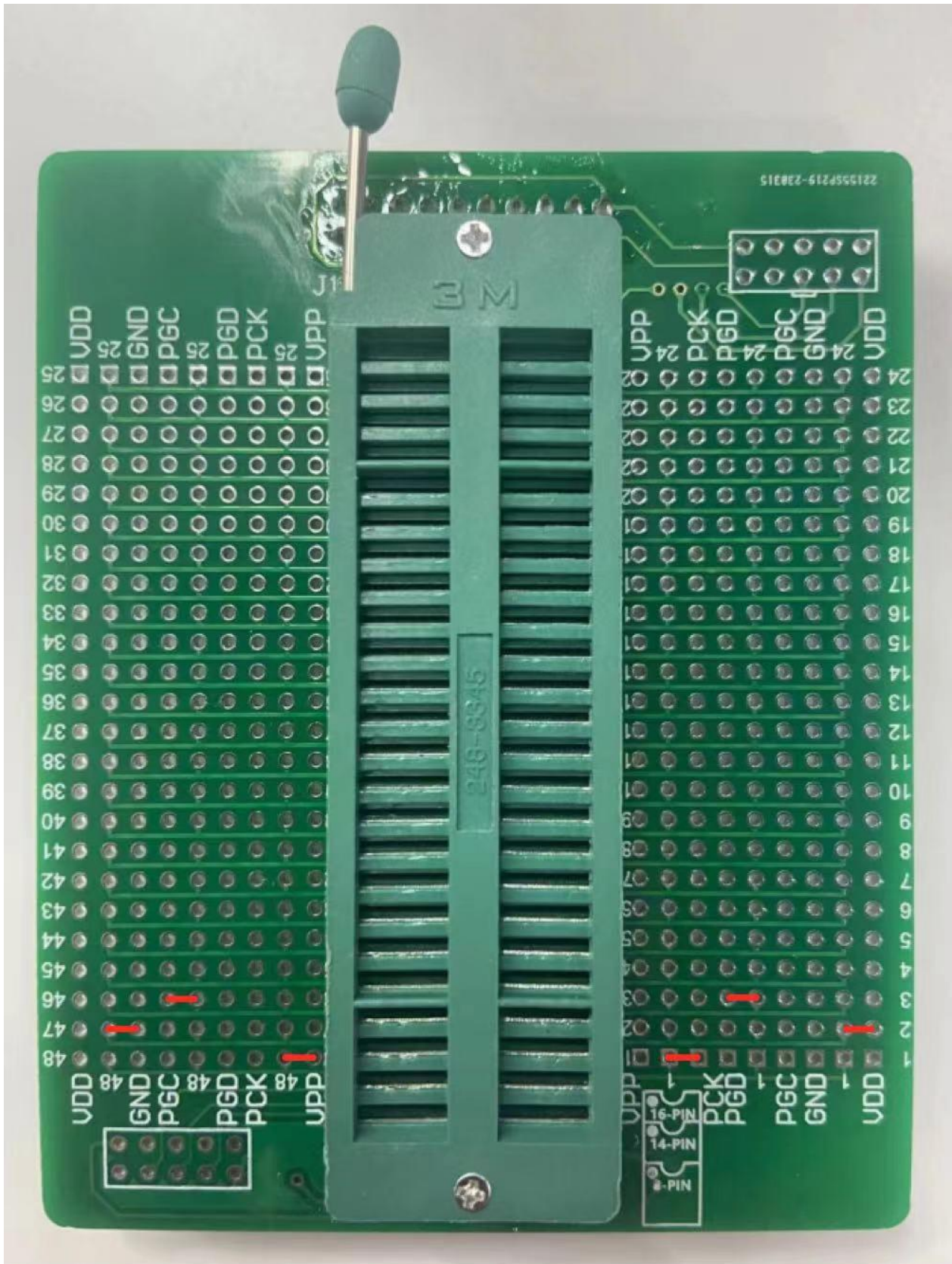


6.49 HC16P122B1-16PIN-S16B_T

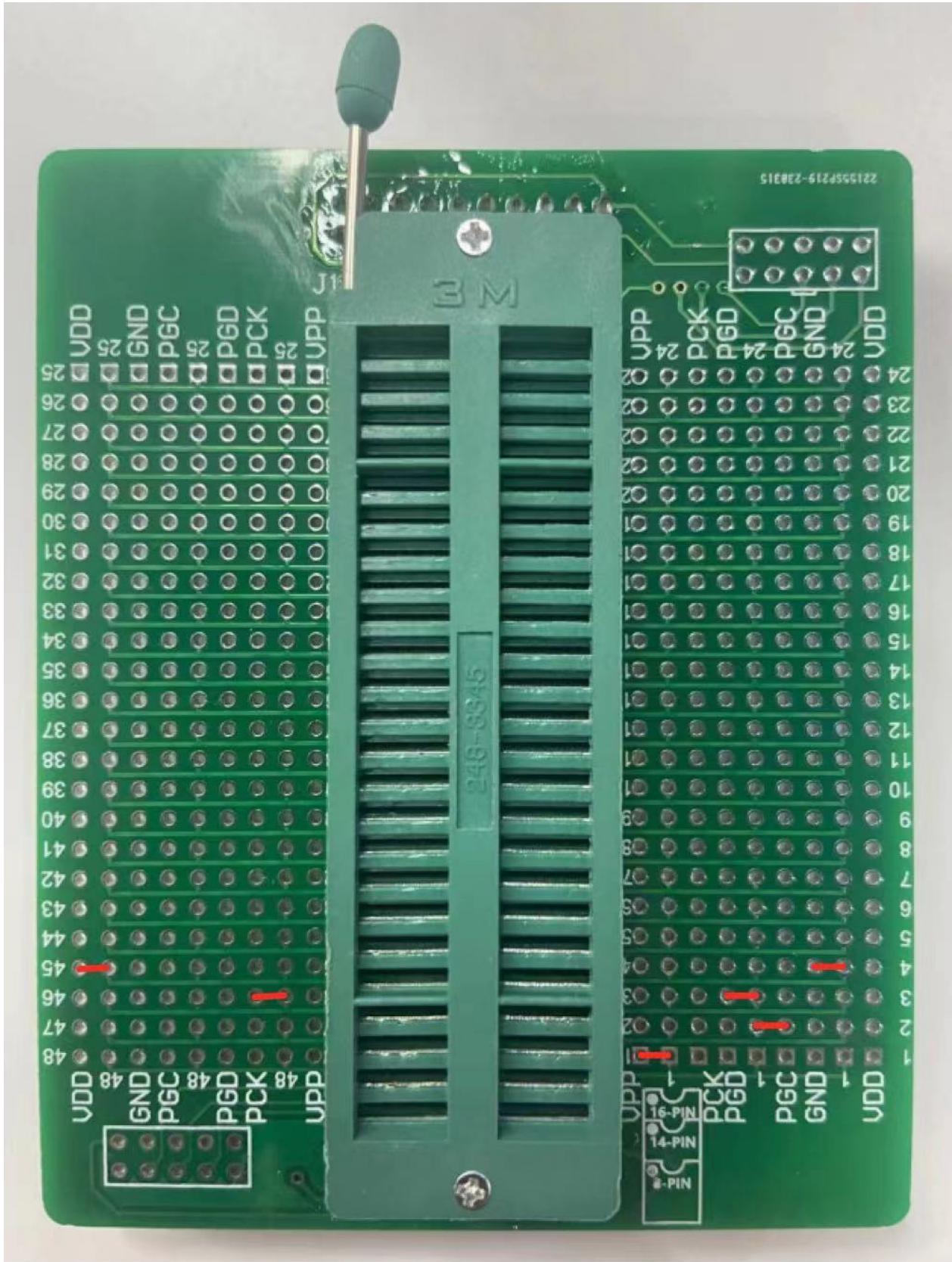
注：因 VPP 位置，烧录时需将芯片向下移 4 行



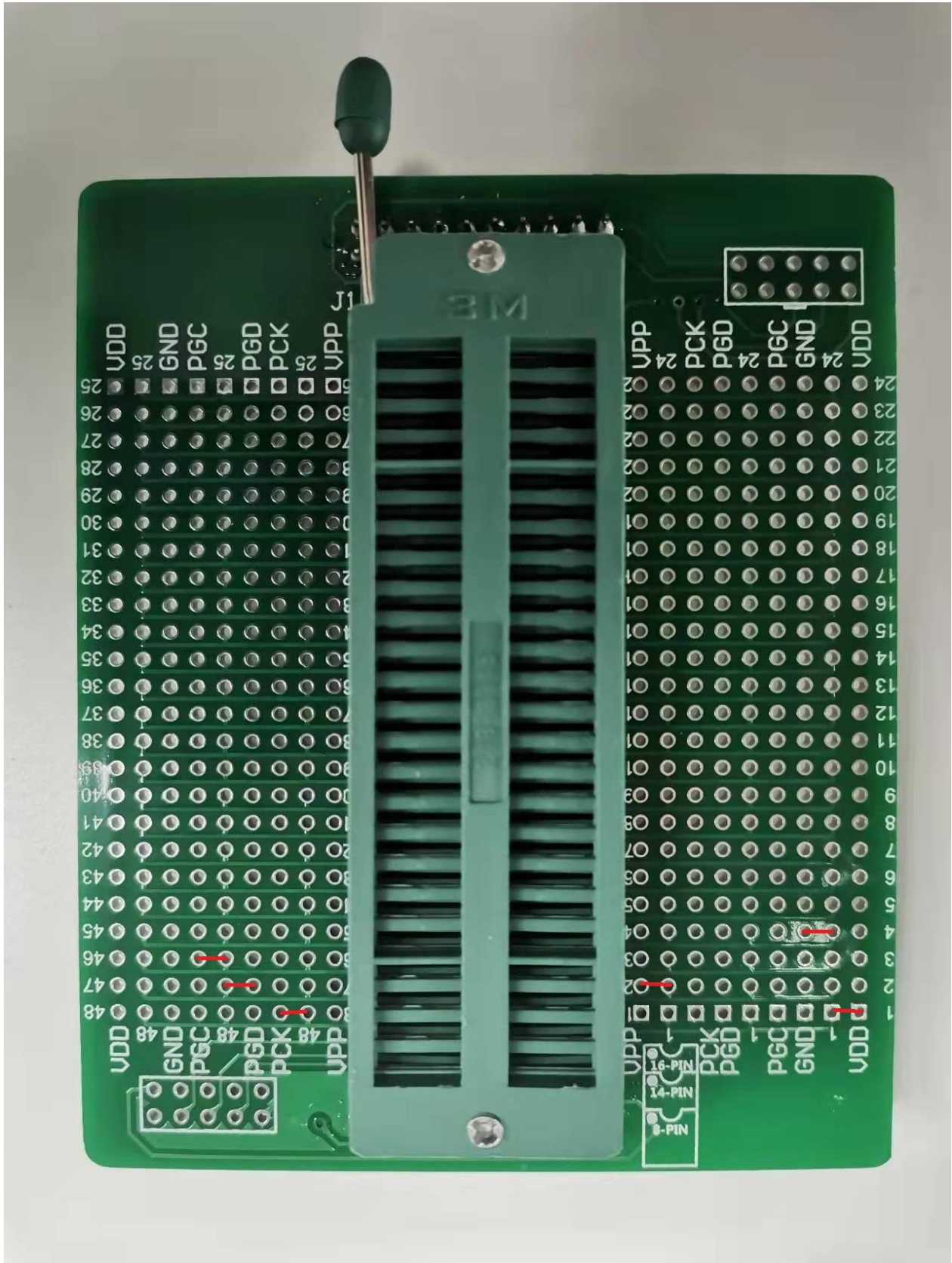
6.50 HC18P018A0-6PIN



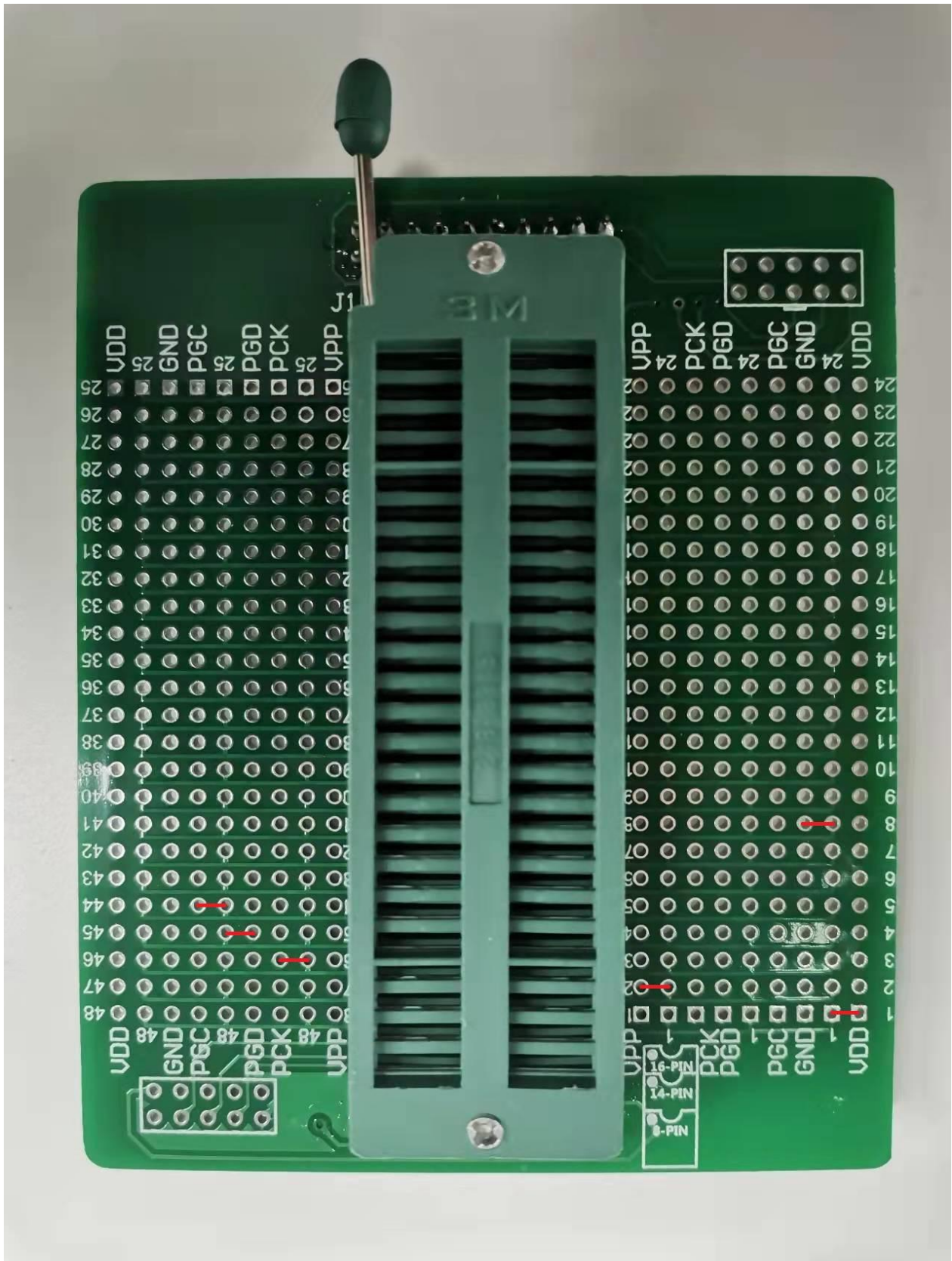
6.51 HC18P018A0-8PIN



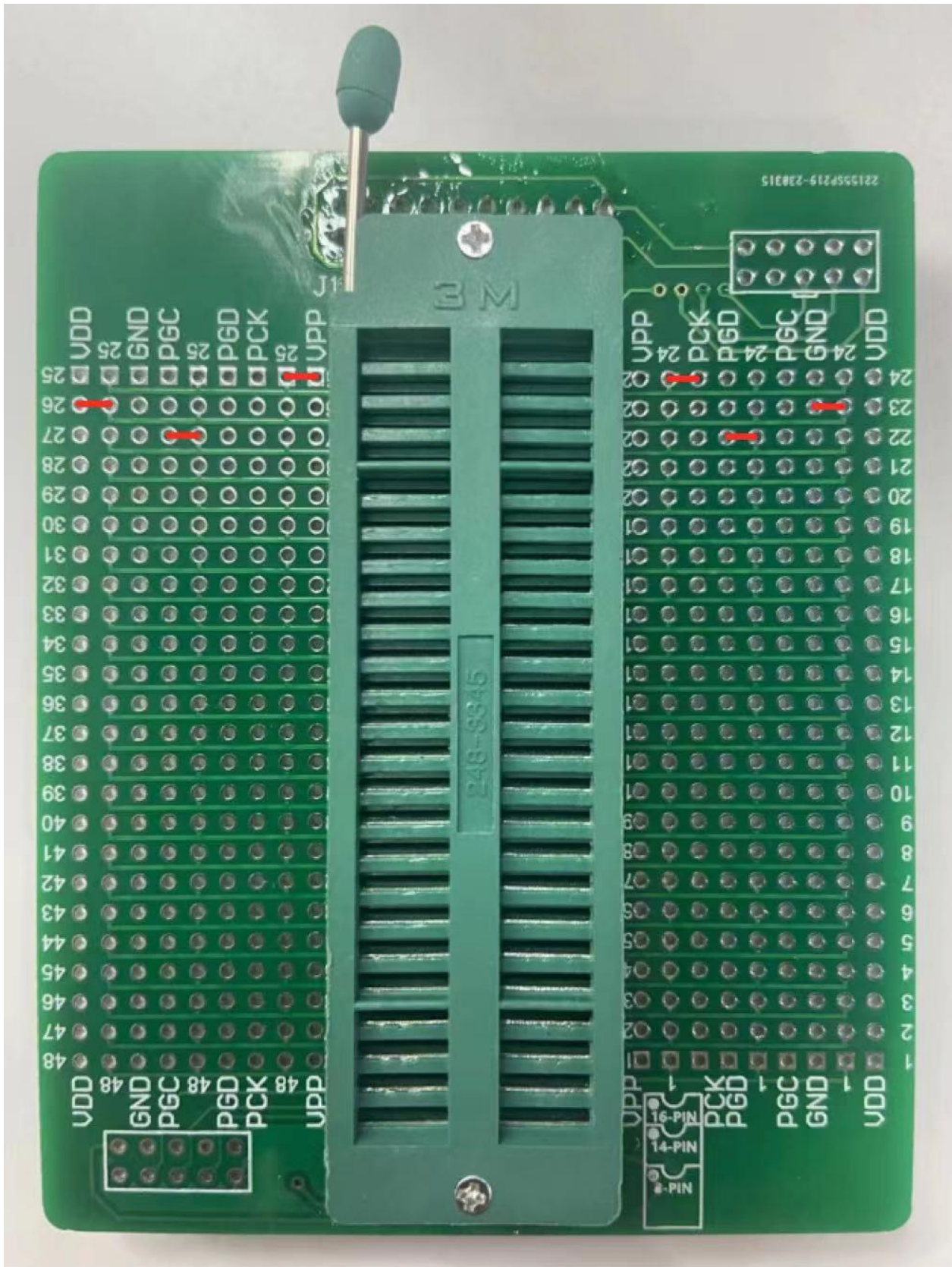
6.52 HC18P127L-8PIN



6.53 HC18P127L-16PIN

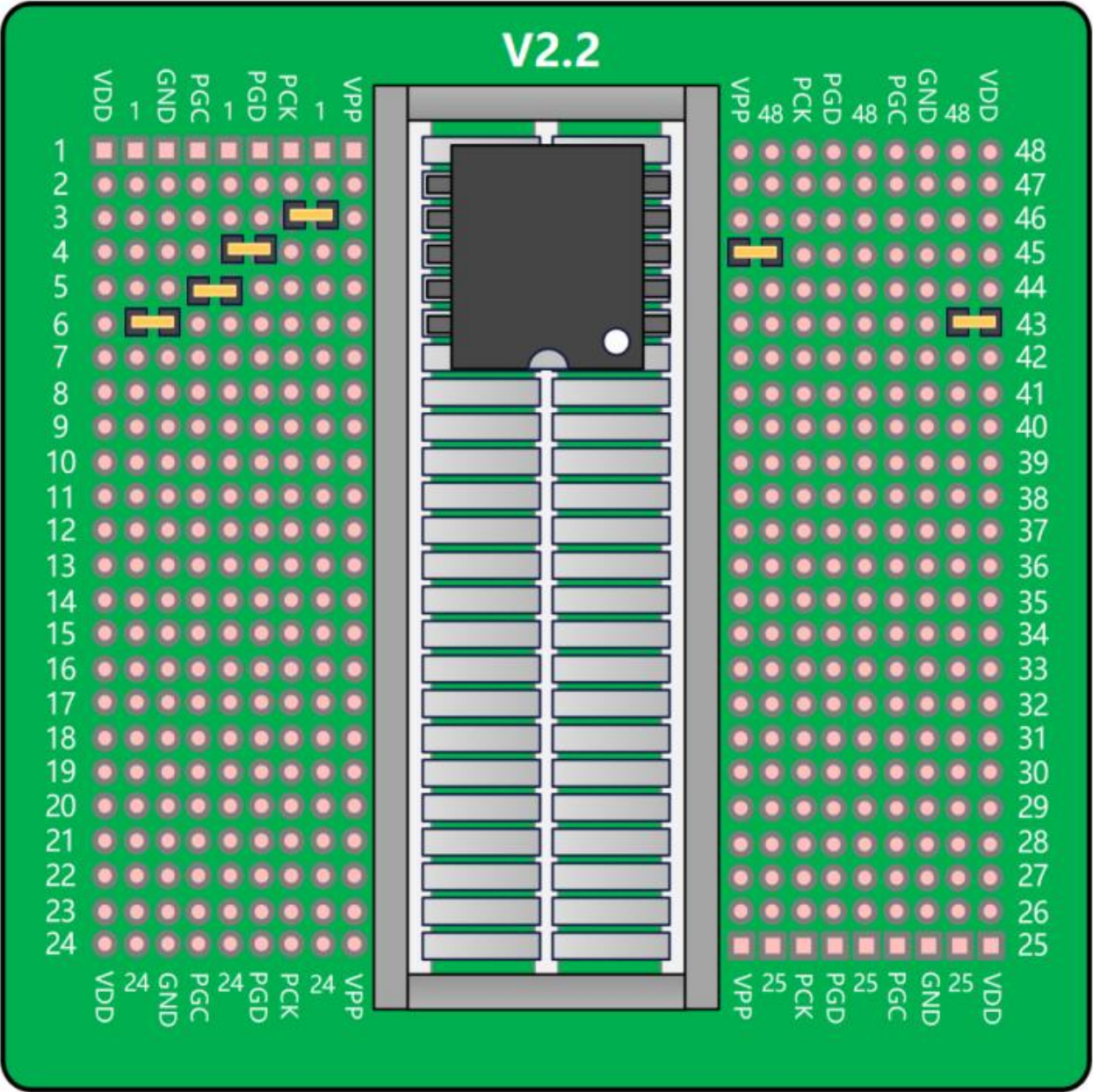


6.54 SQ511B-6PIN

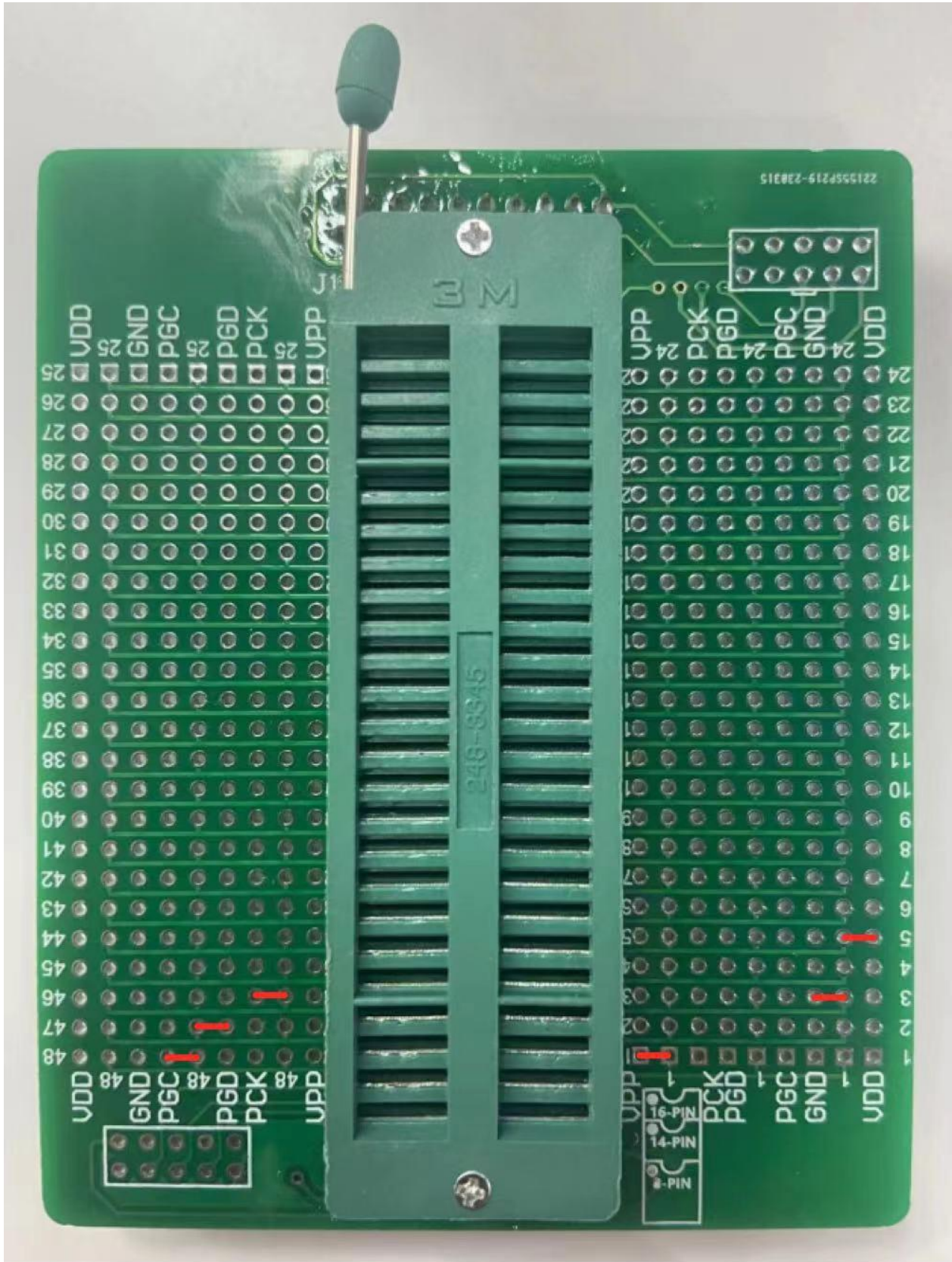


6. 55 SQL5810-10PIN

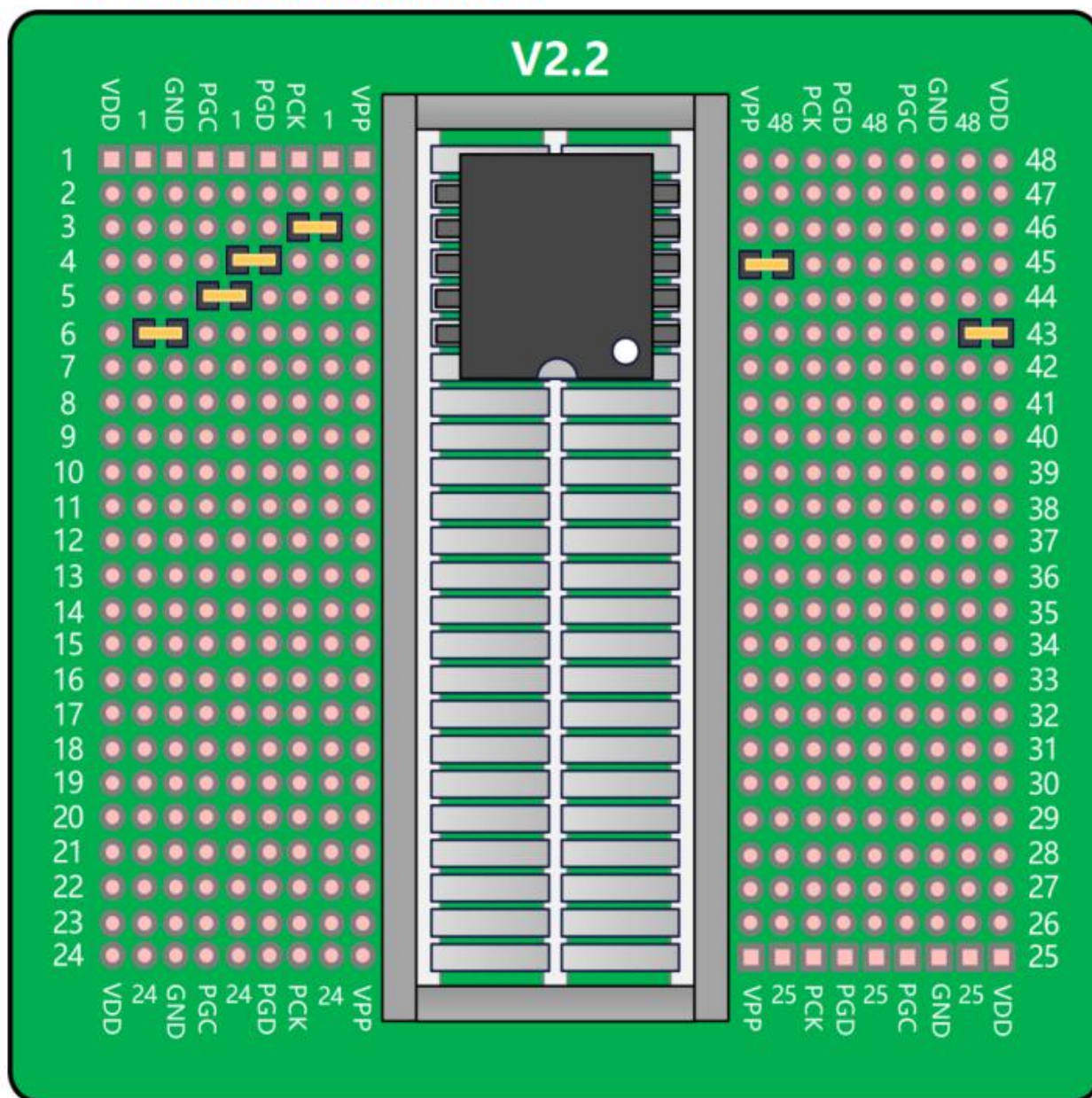
注：因 VPP 位置，烧录时需将芯片向下移 1 行



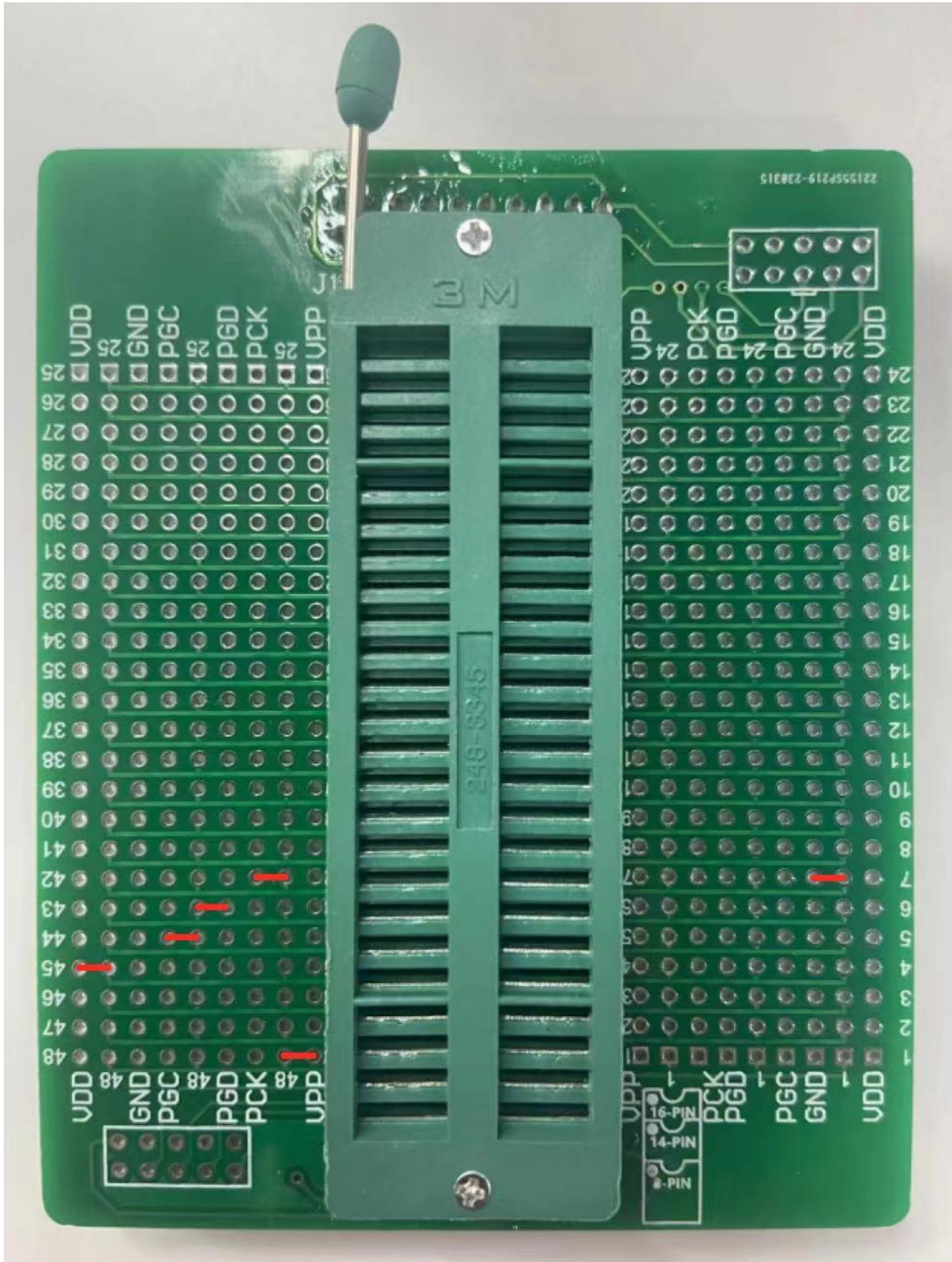
6. 56 SQL5811-10PIN



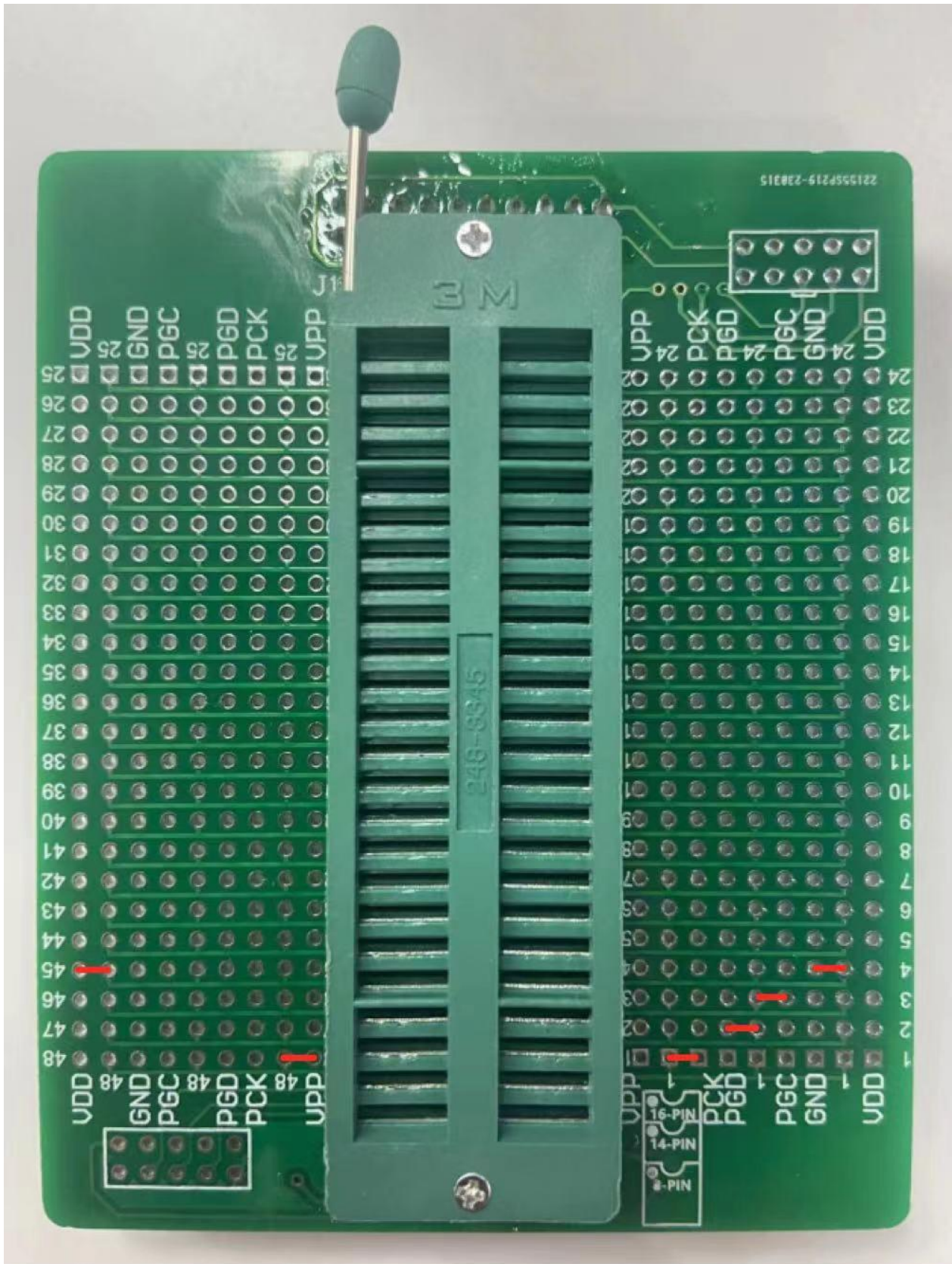
注：因 VPP 位置，烧录时需将芯片向下移 1 行



6. 58 SQL5822-20PIN



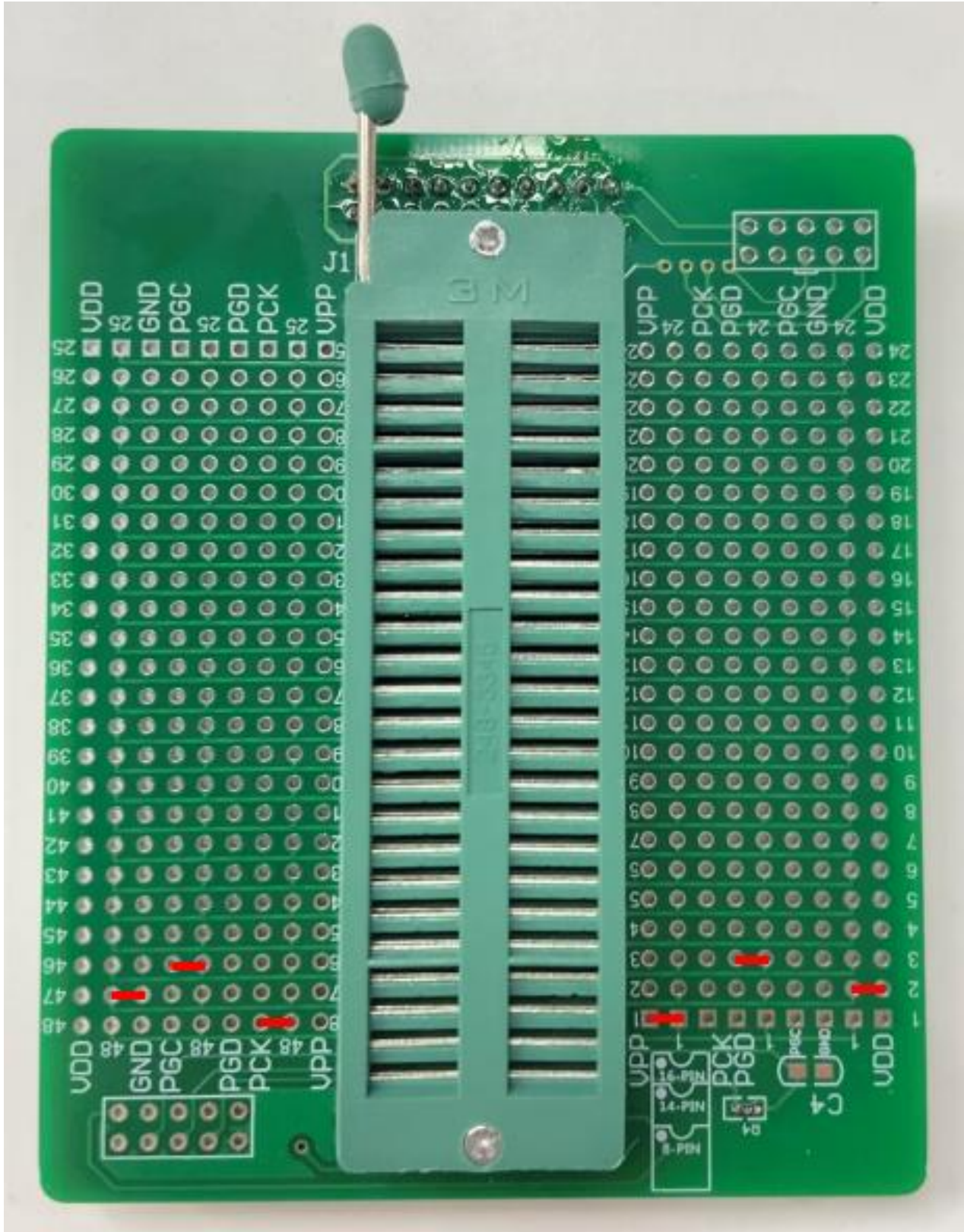
6. 59 HC18P015B0-8PIN-14PIN-16PIN



6.60 HC18P015A0-6PIN

HC18P015A0 烧录需使用版本号为 V2.2 转接板

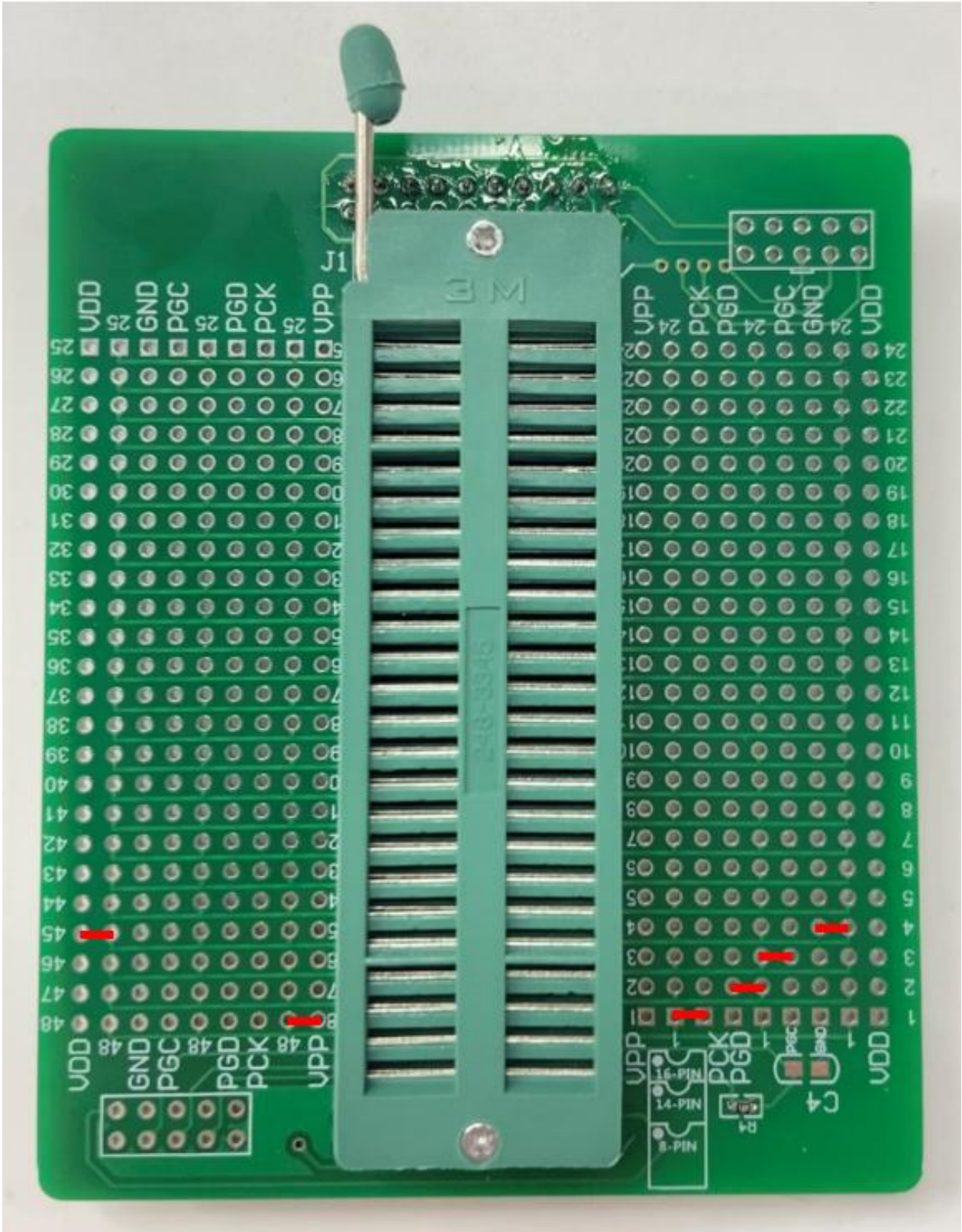
注：OPTION 下拉框中，灰色选项不可选择



6.61 HC18P015A0-8PIN

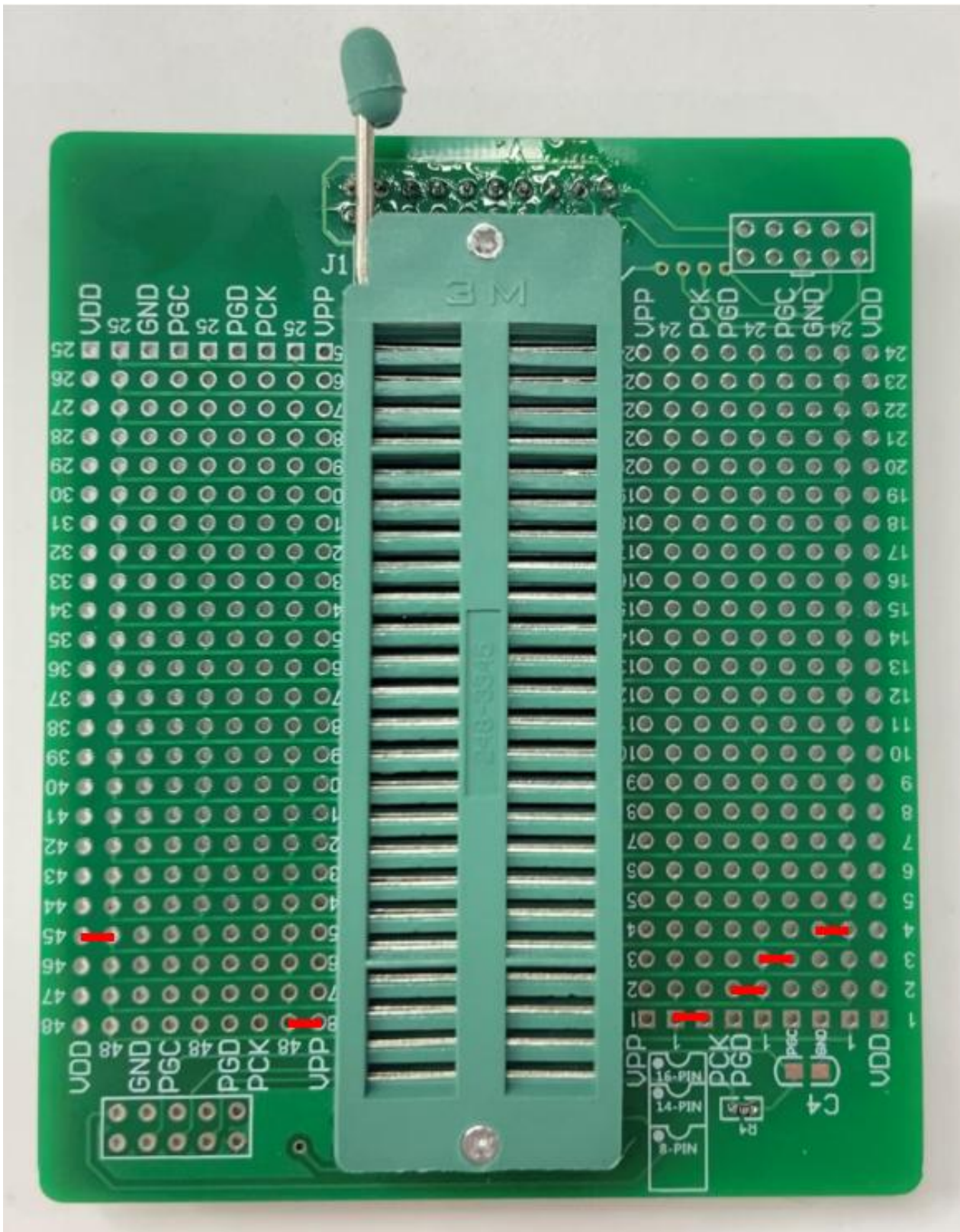
HC18P015A0 烧录需使用版本号为 V2.2 转接板(8PIN 芯片不可接线至靠近锁定杆一侧)

注: OPTION 下拉框中, 灰色选项不可选择

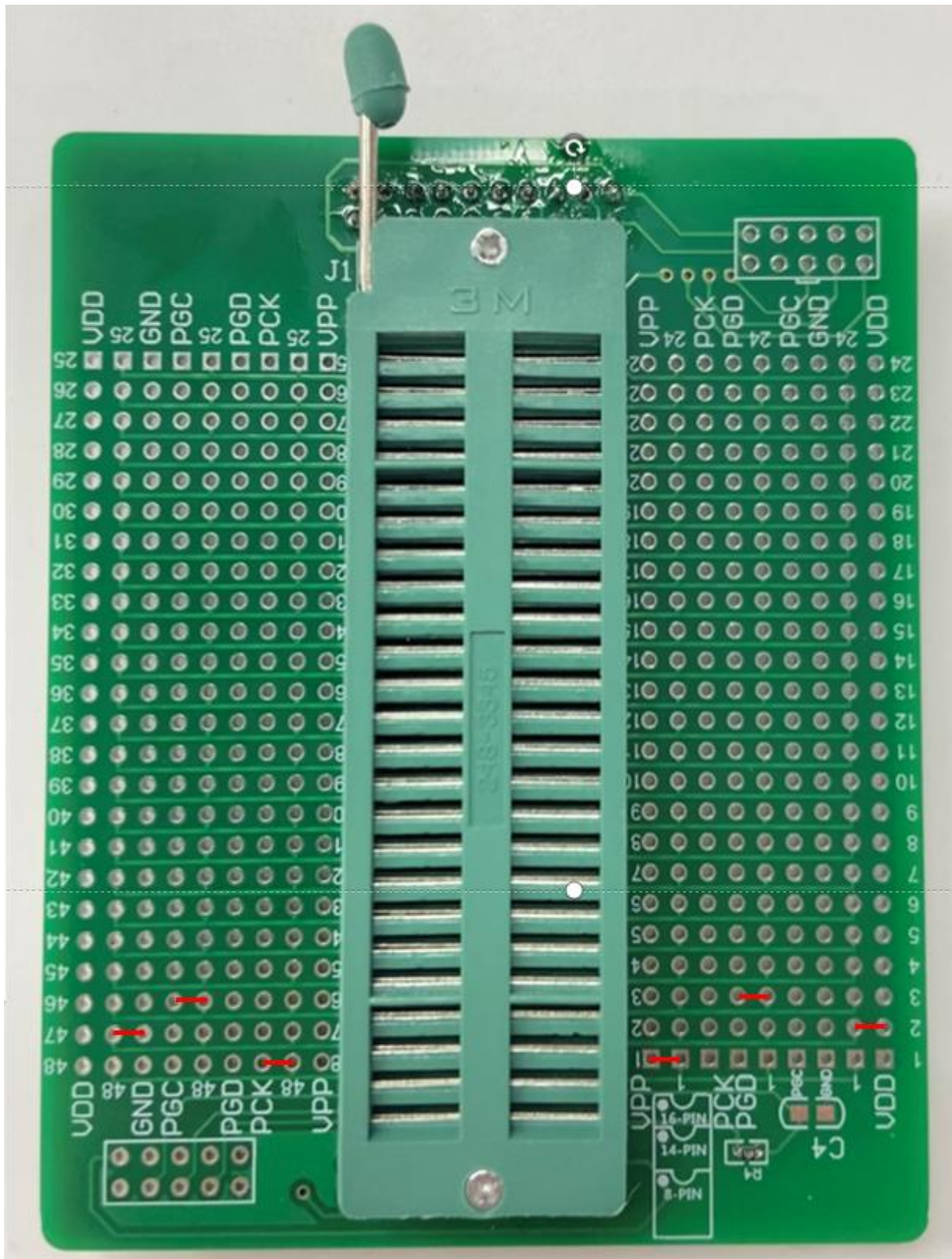


6. 62 HC15P013A0-8PIN

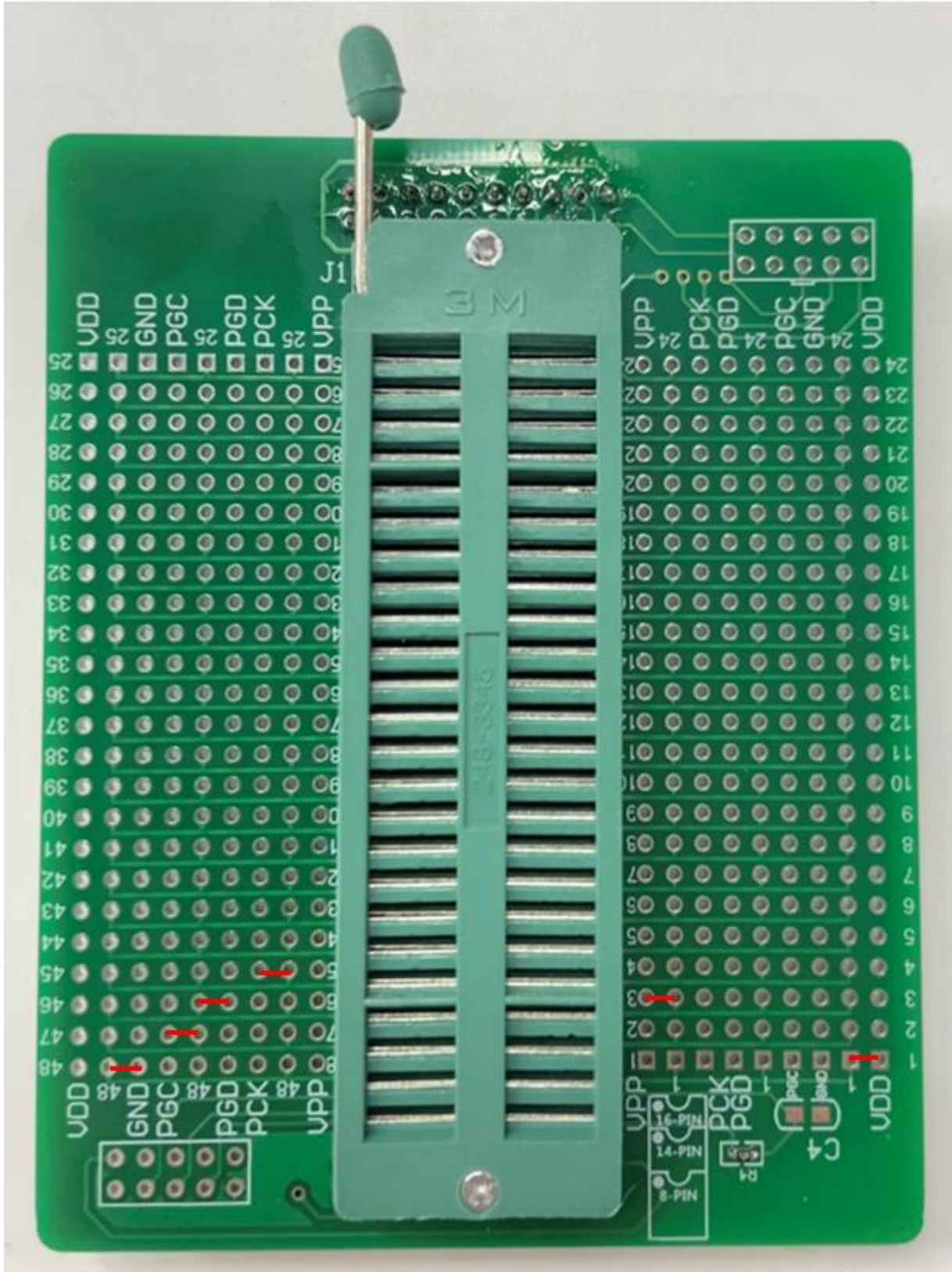
HC15P013A0 烧录需使用版本号为 V2.2 转接板



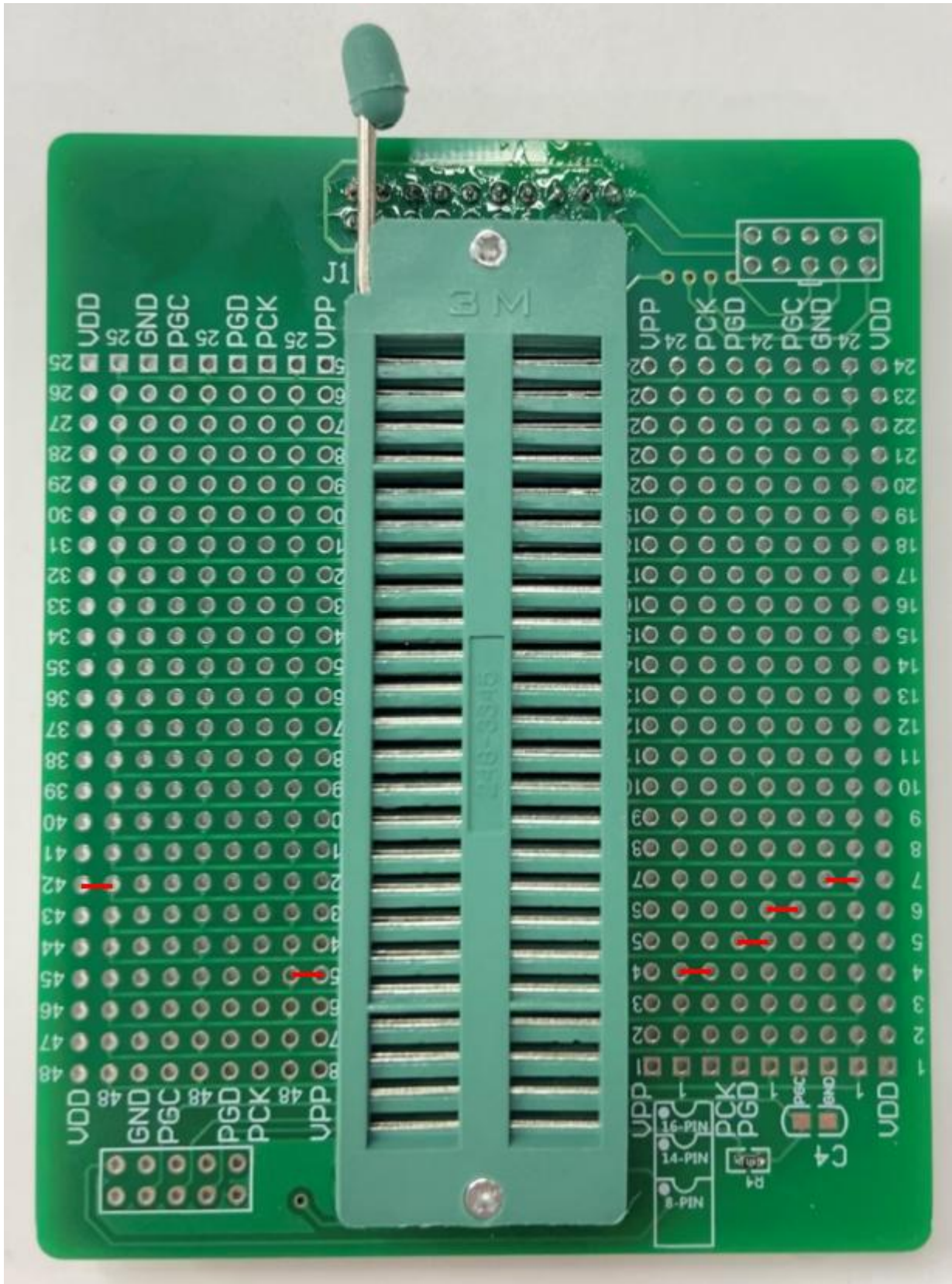
6. 63 HC15P013A0-6PIN



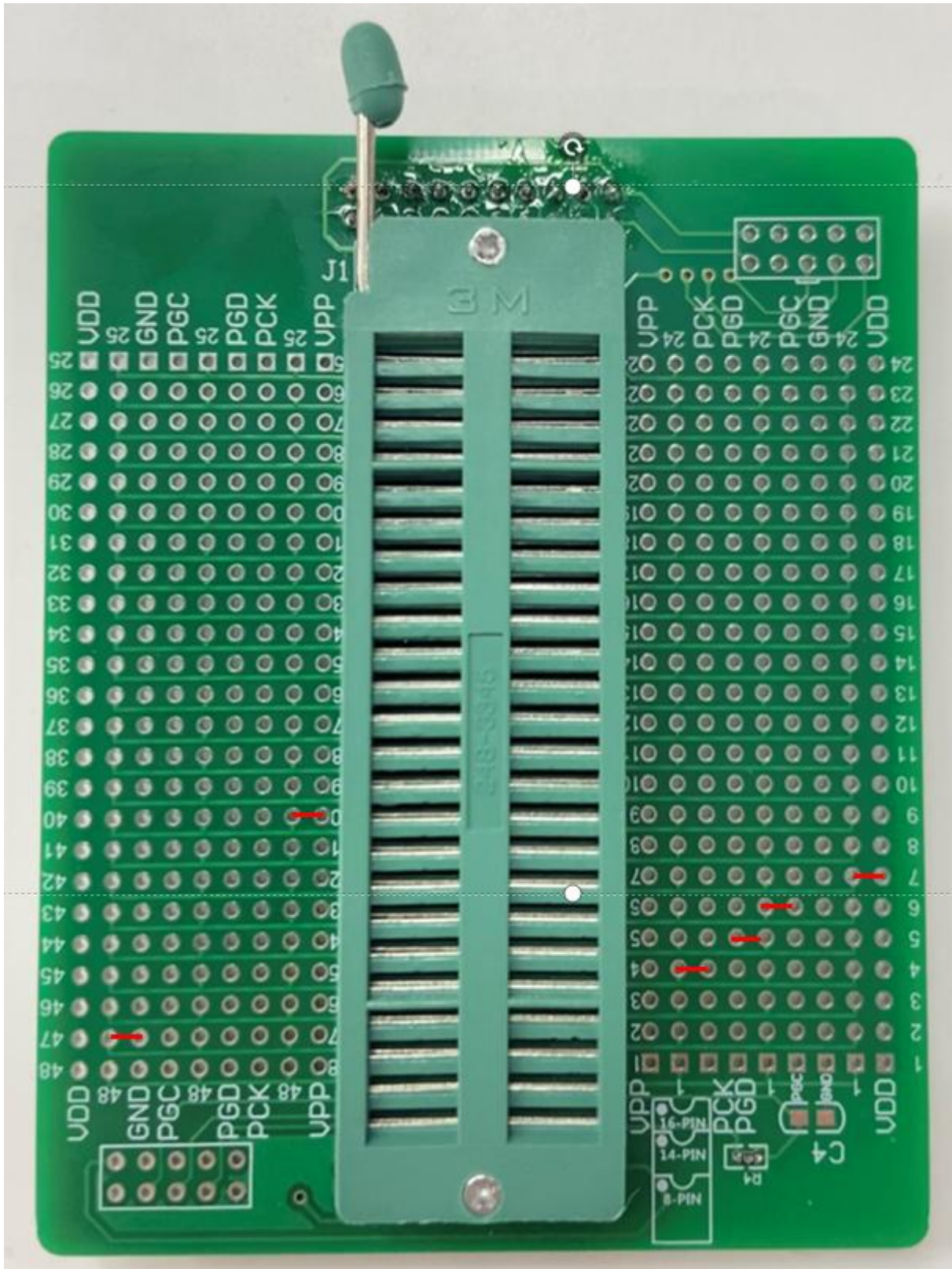
6.64 HC15P121B1-8PIN



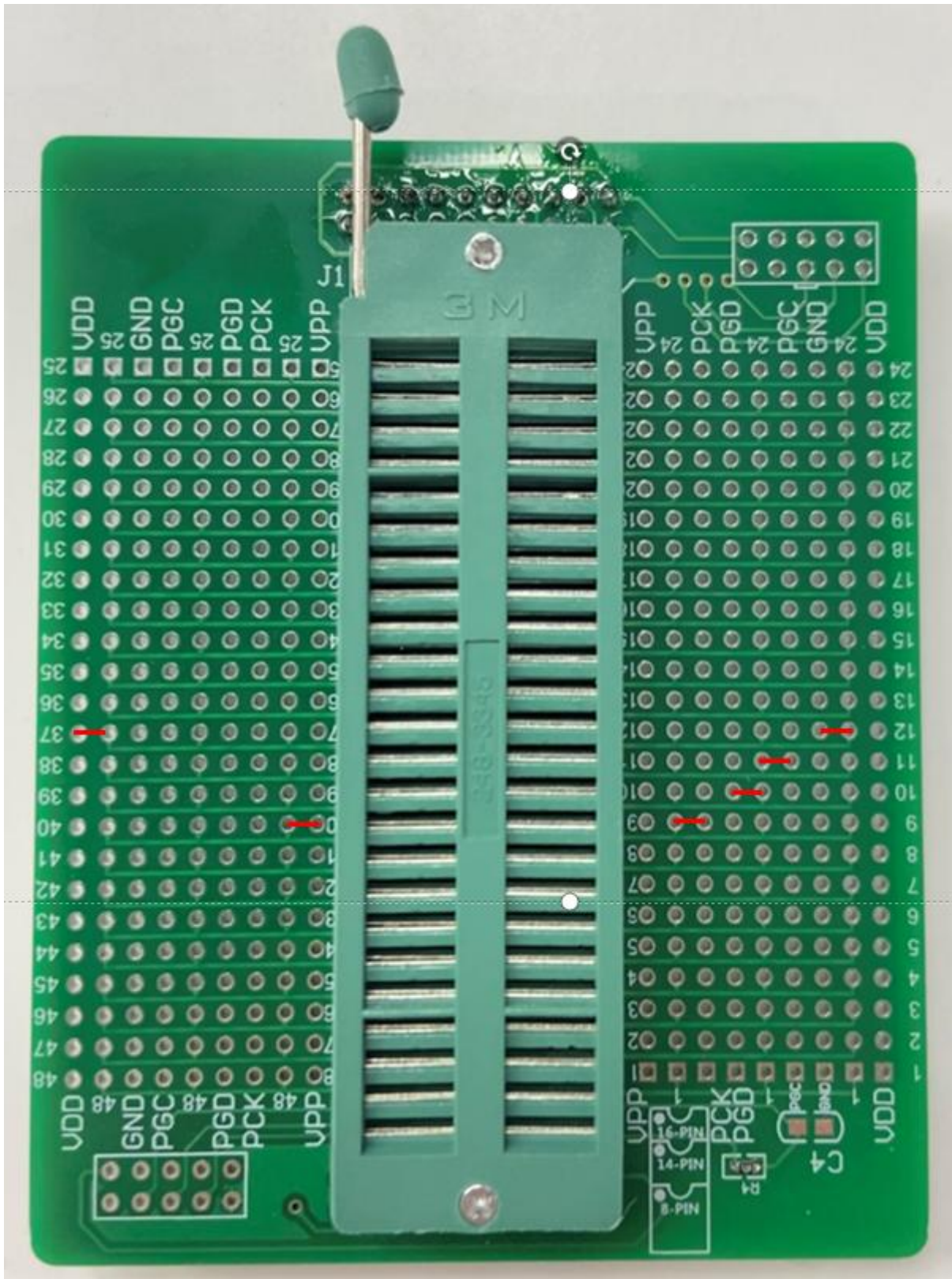
6.65 HC15P121B1-14PIN



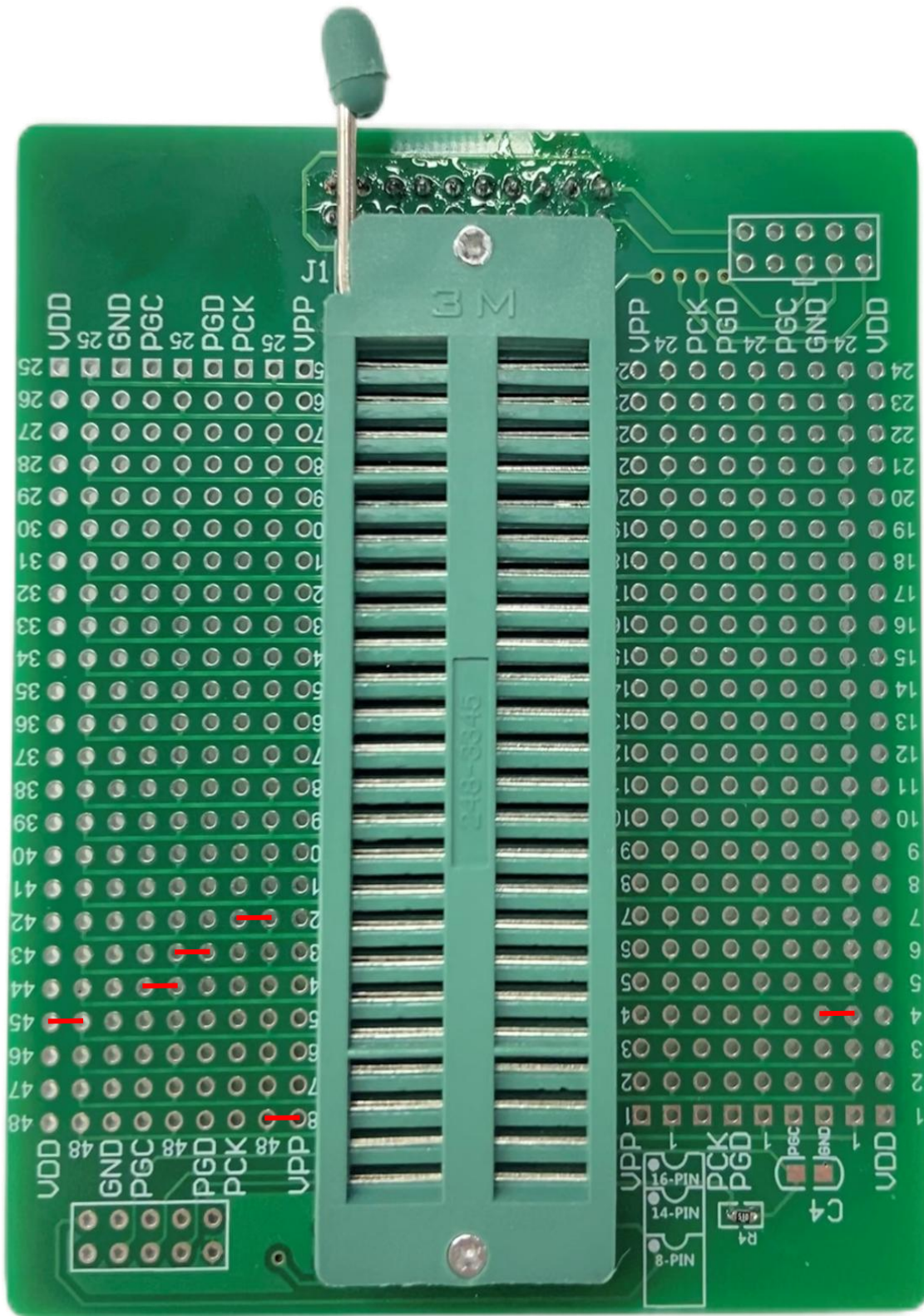
6.66 HC15P121B1-16PIN



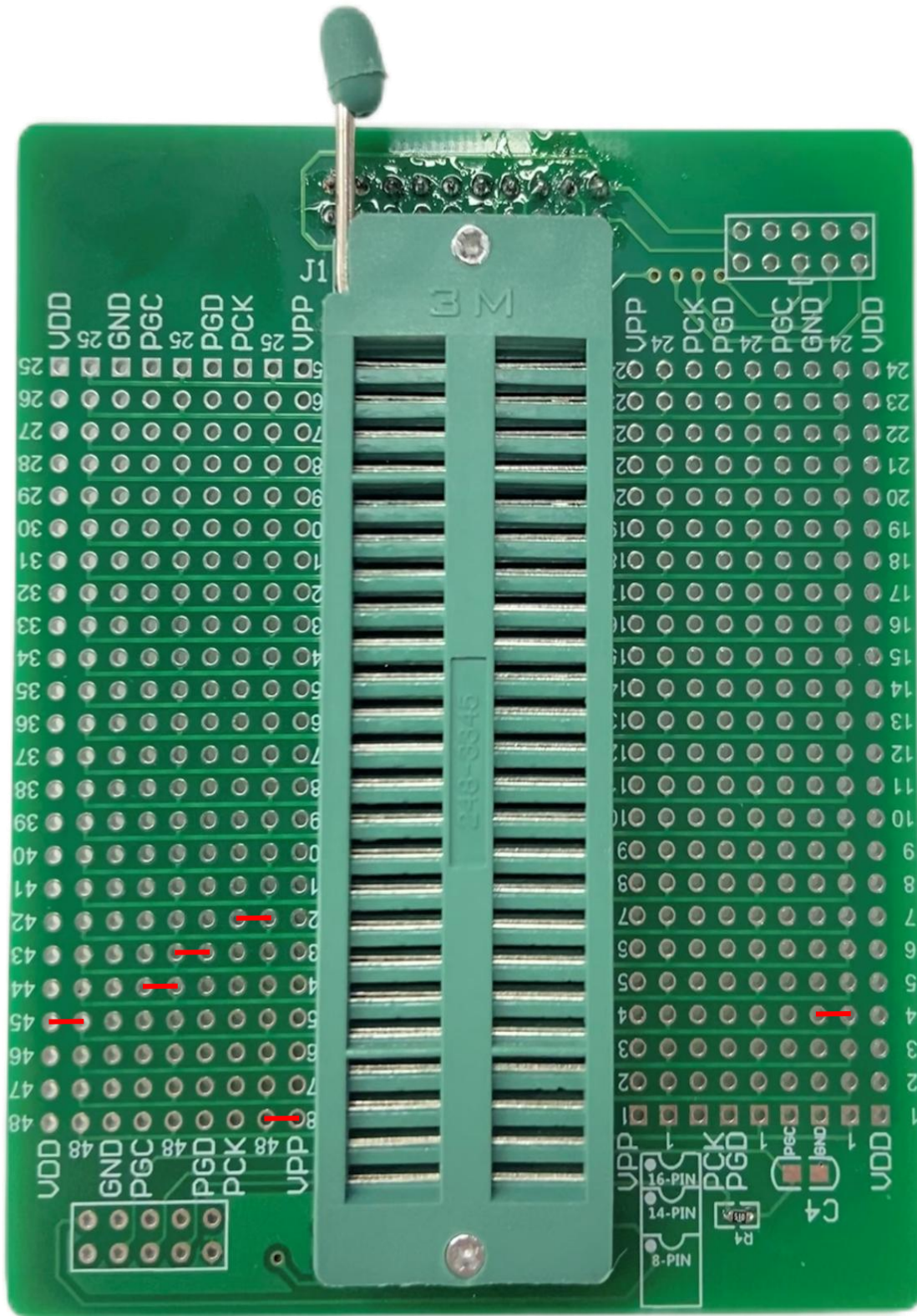
6.67 HC15P121B1-S16B



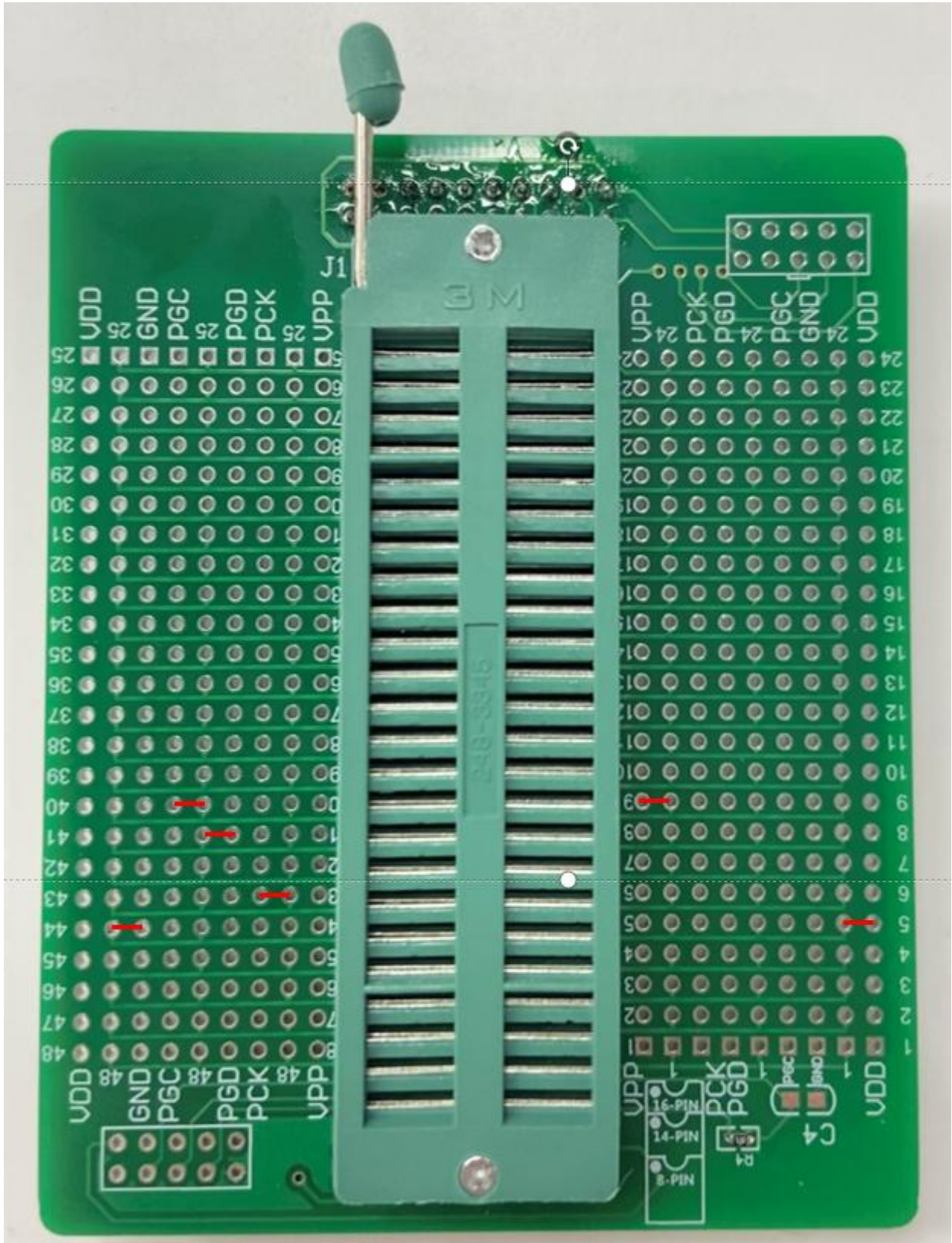
6.68 HC18P115B0-SOP14



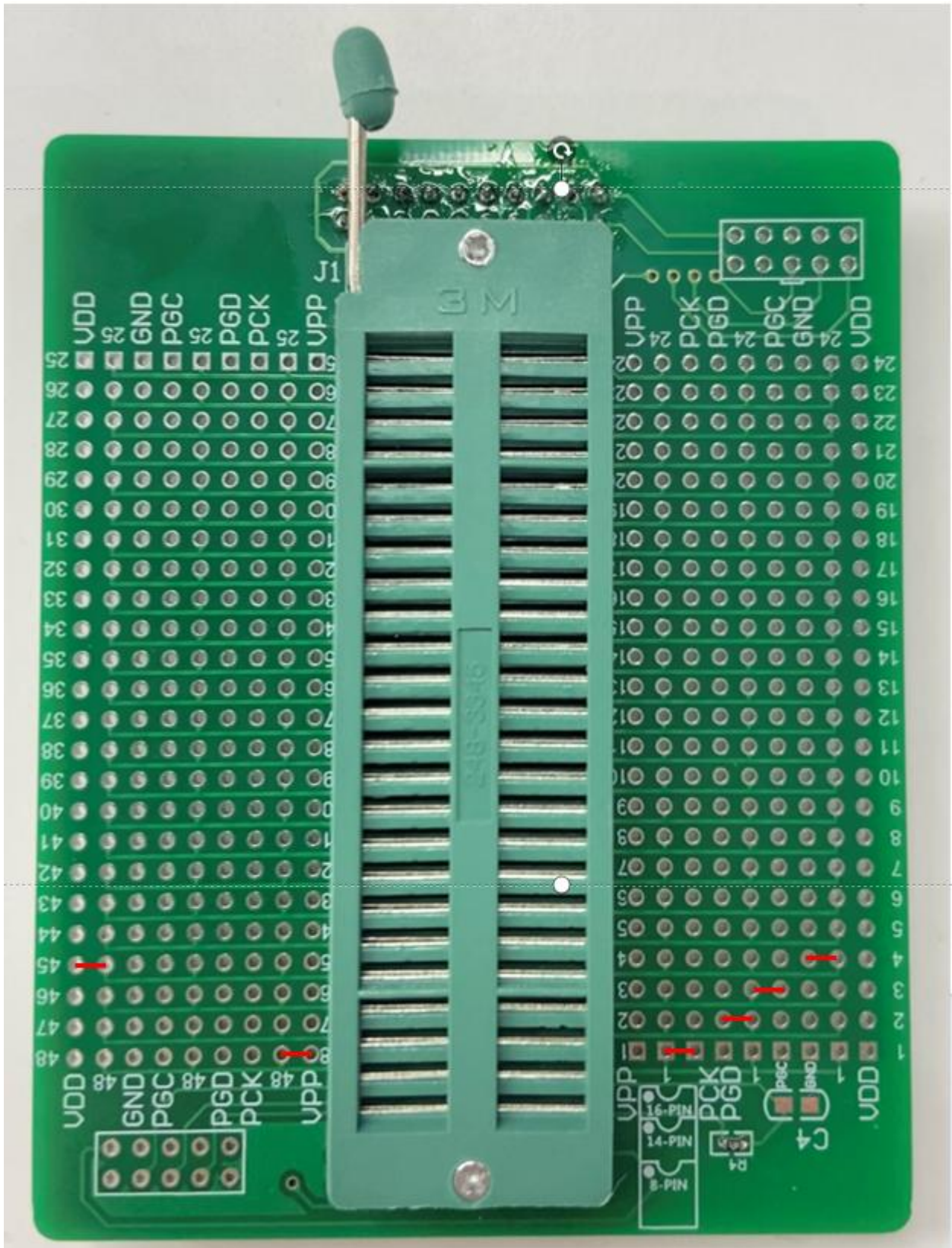
6.69 HC18P115B0-SOP16



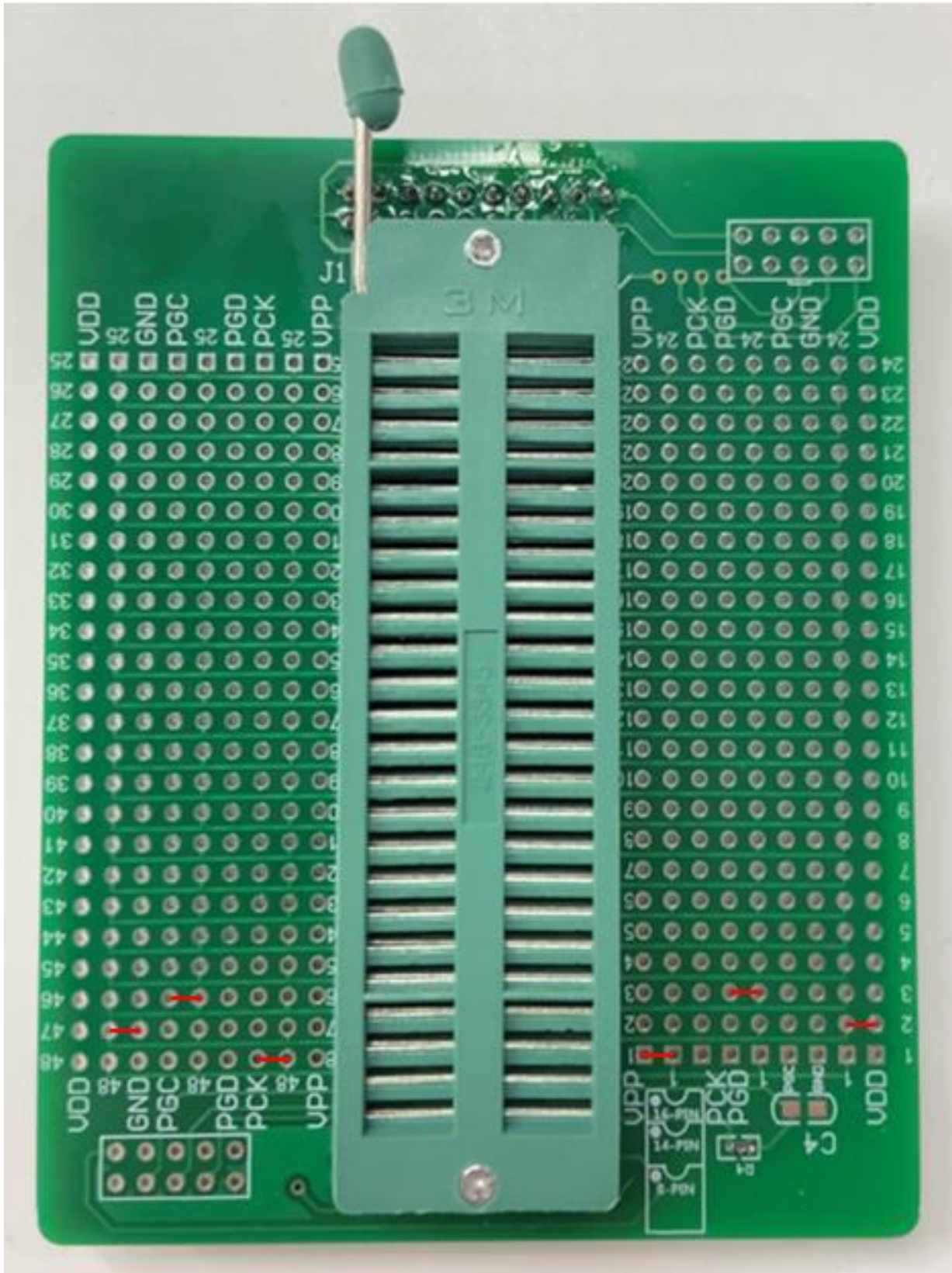
6.70 HC15P121E2-SOP14



6.71 HC15P013A1-8PIN



6.72 HC15P013A1-6PIN



7 版本说明

版本	日期	描述
Ver1.00	2020/11/6	初版
Ver1.02	2022/03/17	修改接线图 HC16P100B1、HC18P110A0-8PIN、HC18P110A0-10PIN、HC18P110B0-14PIN、HC18P110B0-16PIN、HC18P121L-8PIN、HC18P123L-20PIN、HC18P133L-20PIN、HC18P133L-24PIN、HC18P133L-QPF N20、HC18P134L-28PIN；增加接线图 HC18P110A0-10PIN、HC18P018A0-6PIN、HC18P018A0-8PIN；删除接线图 HC18P122L-QFN16、HC18P233L-20PIN、HC16P015B0-14PIN。增加错误提示 CheckLVDBoard 和 P CK Not Below（只用于 LVD 校准错误）。
Ver1.03	2022/06/15	HC18P110L-14PIN、HC18P110L-8PIN 接线图修改
Ver1.04	2022/08/10	HC16P122A1-8PIN 修改、HC16P122B1-16PIN、HC16P122B1-S16B 接线图增加、HC16P122B1-14PIN 接线图增加、HC18P015B0-8PIN-14PIN-16PIN 接线图增加。
Ver1.05	2022/11/10	SQL5810-10PIN 接线图增加、SQL5811-10PIN 接线图增加、SQL5820-10PIN 接线图增加、SQL5822-20PIN 接线图增加。
Ver1.06	2023/5/26	修改 HC18P110A0-8PIN,HC18P110A0-10PIN,HC18P110B0-14PIN,HC18P110B0-16PIN,HC18P111L-16PIN,HC18P121L-8PIN,HC18P122L-16PIN,HC18P123L-20PIN,HC18P132L-16PIN,HC18P133L-20PIN,HC18P133L-QFN20,HC18P133L-24PIN,HC18P134L-28PIN,HC18P232L-16PIN,HC18P233L-24PIN,HC18P234L-28PIN,HC16P015A0-8PIN,HC16P015B0-16PIN,HC18P018A0-6PIN,HC18P018A0-8PIN,SQ511B-6PIN,SQL5810-10PIN,SQL5811-10PIN 接线图,HC18P015A0-6PIN、HC18P015A0-8PIN、HC15P013A0-8PIN 接线图增加
Ver1.07	2023/12/20	增加 HC15P121B1 接线图，OPTION 增加注意事项
Ver1.08	2024/01/19	增加 HC18P115B0 接线图
Ver1.09	2024/03/14	增加 HC15P121E2、HC15P013A1 接线图
Ver1.10	2024/05/30	增加 HC15P013A0-6PIN、HC15P013A1-6PIN、HC16P015B0-14PIN 接线图
Ver1.11	2024/06/07	更新 HC15P121B1-8PIN 接线图
Ver1.12	2024/09/09	更新 checksum 模式说明，更新 HC18P232L-16PIN 接线图

HOLYCHIP公司保留对以下所有产品在可靠性、功能和设计方面的改进作进一步说明的权利。HOLYCHIP不承担由本手册所涉及的产品或电路的运用和使用所引起的任何责任，HOLYCHIP的产品不是专门设计来应用于外科植入、生命维持和任何HOLYCHIP产品产生的故障会对个体造成伤害甚至死亡的领域。如果将HOLYCHIP的产品用于上述领域，即使这些是由HOLYCHIP在产品设计和制造上的疏忽引起的，用户应赔偿所有费用、损失、合理的人身伤害或死亡所直接或间接所产生的律师费用，并且用户保证HOLYCHIP及其雇员、子公司、分支机构和销售商与上述事宜无关。

芯圣电子